

S-5843A系列是以 $\pm 2.5^{\circ}\text{C}$ 为温度精度进行温度检测的温度开关IC (恒温器IC)。当达到检测温度时输出会反转，温度会降低到解除温度，从而使输出恢复为原始状态。

由于是CMOS构成，因此可从1.65 V的低电源电压开始工作，且消耗电流仅为4.5 μA (典型值)。

在同一芯片中集成了带有负温度系数的温度传感器、基准电压发生电路、比较器和延迟电路，且将它们收容在SOT-23-5以及SNT-6A封装中。

■ 特点

- 检测温度： $T_{\text{DET}} = +40^{\circ}\text{C} \sim +120^{\circ}\text{C}$ 、进阶单位为 $+1^{\circ}\text{C}$ 、检测精度 $\pm 2.5^{\circ}\text{C}$
- 低电压工作： $V_{\text{DD}} = 1.65 \text{ V}$ (最小值)
- 低消耗电流： $I_{\text{DD}} = 4.5 \mu\text{A}$ (典型值) ($T_{\text{a}} = +25^{\circ}\text{C}$)
- 滞后温度：可切换为 2°C , 4°C , 10°C 和 20°C
- 可选择动态 "H" 或动态 "L" 的输出逻辑
- 可选择CMOS输出或N沟道开路漏极输出的输出方式
- 备有防止误检测工作、误解除工作的功能
- 工作温度范围： $T_{\text{a}} = -40^{\circ}\text{C} \sim +125^{\circ}\text{C}$
- 无铅、Sn 100%、无卤素^{*1}

*1. 详情请参阅 "■ 产品型号的构成"。

■ 用途

- 风机控制
- 空调系统
- 携带电话
- 游戏机
- 各种电子设备

■ 封装

- SOT-23-5
- SNT-6A

■ 框图

1. CMOS输出产品

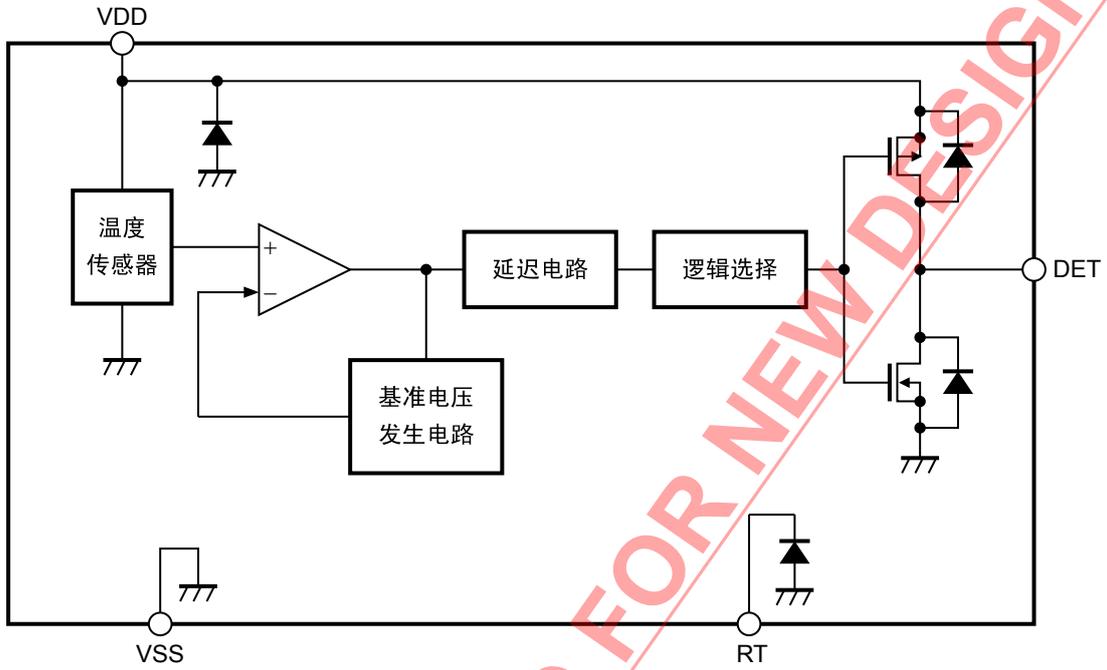


图1

2. N沟道开路漏极输出产品

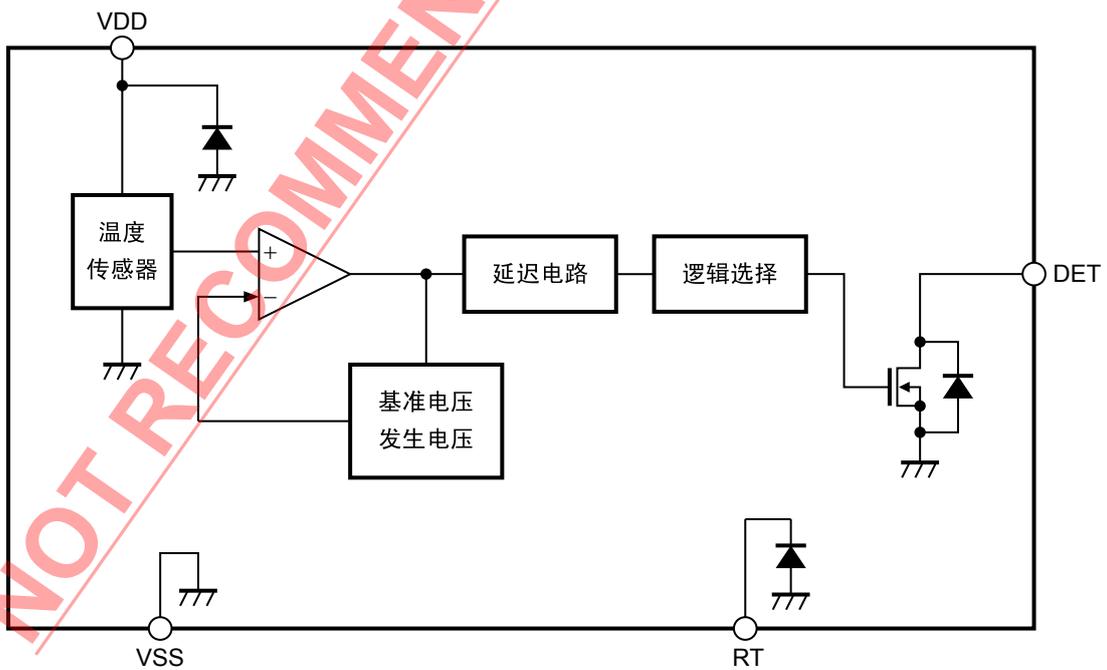


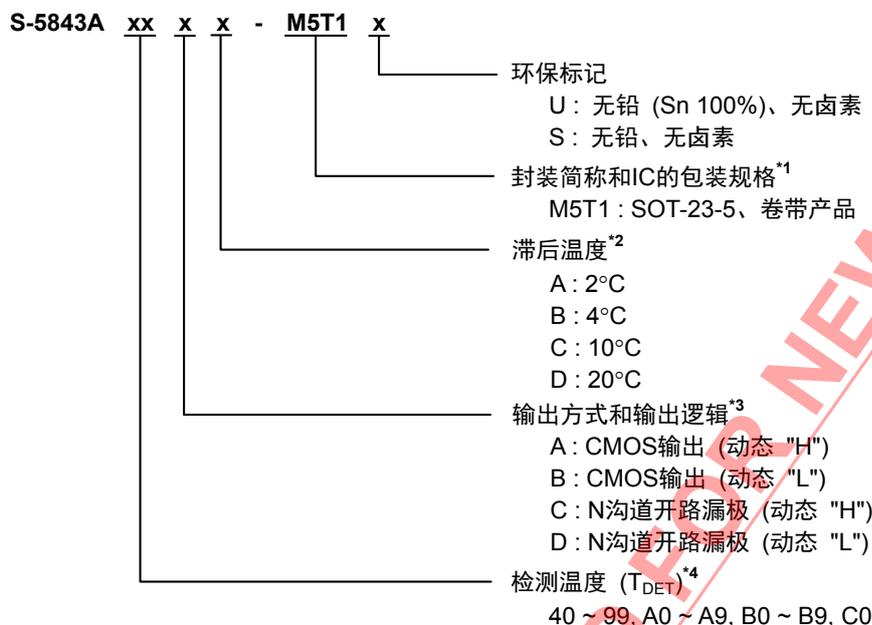
图2

■ 产品型号的构成

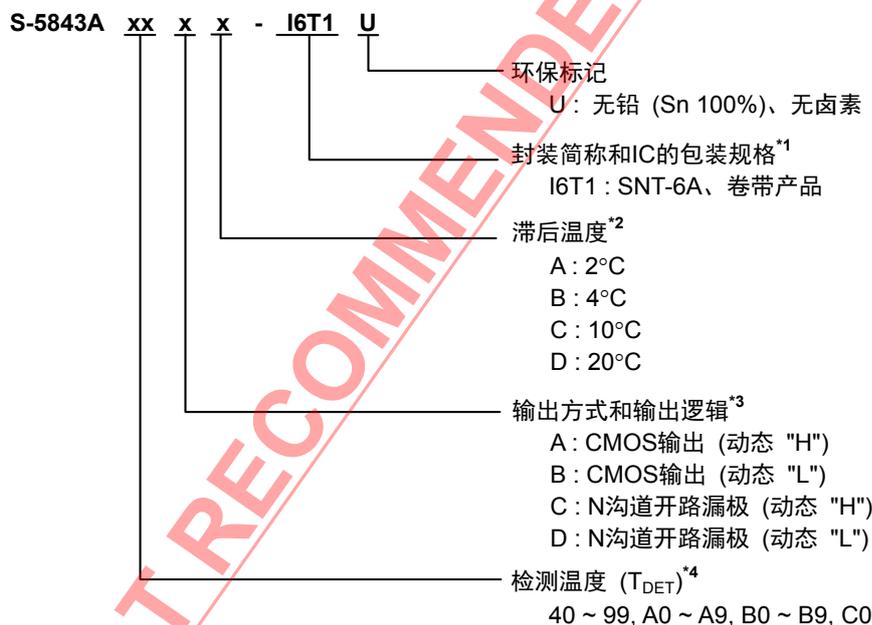
关于S-5843A系列产品，可根据用户的用途来选择指定产品的检测温度、输出方式和输出逻辑、滞后温度、封装类型。

1. 产品名

1.1 SOT-23-5



1.2 SNT-6A



*1. 请参阅卷带图。

*2. 可在2°C、4°C、10°C和20°C当中选择滞后温度。

但是，当检测温度为+40°C ~ +49°C时，滞后温度只能在2°C、4°C、10°C当中选择。

*3. DET端子输出可以选择动态 "H" 或动态 "L" 的输出逻辑。

DET端子输出可以选择CMOS输出或N沟道开路漏极输出的输出方式。

*4. 检测温度 (T_{DET}) 可在+40°C ~ +120°C的范围内，以1°C为进阶单位来进行设定。

当检测温度为+40°C ~ +99°C时，用40 ~ 99来表示。

当检测温度为+100°C ~ +109°C时，用A0 ~ A9来表示。

当检测温度为+110°C ~ +119°C时，用B0 ~ B9来表示。

当检测温度为+120°C时，用C0来表示。

2. 封装

表1 封装图纸号码

封装名	外形尺寸图	卷带图	带卷图	焊盘图
SOT-23-5	MP005-A-P-SD	MP005-A-C-SD	MP005-A-R-SD	
SNT-6A	PG006-A-P-SD	PG006-A-C-SD	PG006-A-R-SD	PG006-A-L-SD

3. 产品名目录

3.1 SOT-23-5

表2

产品名	检测温度 (T _{DET})	DET端子输出方式	DET端子输出逻辑	滞后温度 (T _{HYS})
S-5843AC0DC-M5T1y	+120°C	N沟道开路漏极	动态 "L"	10°C

备注 1. 需要上述以外的产品时, 请向本公司营业部咨询。

2. y: S或U

3. 用户需要Sn 100%、无卤素产品时, 请选择环保标记为 "U" 的产品。

3.2 SNT-6A

表3

产品名	检测温度 (T _{DET})	DET端子输出方式	DET端子输出逻辑	滞后温度 (T _{HYS})
S-5843A80CC-I6T1U	+80°C	N沟道开路漏极	动态 "H"	10°C
S-5843A90CC-I6T1U	+90°C	N沟道开路漏极	动态 "H"	10°C

备注 需要上述以外的产品时, 请向本公司营业部咨询。

NOT RECOMMENDED FOR NEW DESIGN

■ 引脚排列图

1. SOT-23-5

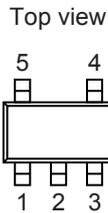


图3

表4

引脚号	符号	描述
1	NC ^{*1}	无连接
2	VSS	GND端子
3	RT ^{*2}	测试端子
4	VDD	电源端子
5	DET	输出端子

*1. NC表示处于电气开路状态。

所以，可以与VDD端子或VSS端子连接。

*2. 请将RT端子设置为开路状态，再予以使用。

2. SNT-6A

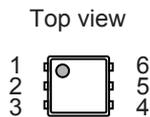


图4

表5

引脚号	符号	描述
1	RT ^{*1}	测试端子
2	VSS	GND端子
3	NC ^{*2}	无连接
4	DET	输出端子
5	NC ^{*2}	无连接
6	VDD	电源端子

*1. 请将RT端子设置为开路状态，再予以使用。

*2. NC表示处于电气开路状态。

所以，可以与VDD端子或VSS端子连接。

■ 绝对最大额定值

表6

(除特殊注明外：Ta = +25°C)

项目	符号	绝对最大额定值	单位
电源电压(V _{SS} = 0 V)	V _{DD}	V _{SS} + 7.0	V
端子电压	V _{RT}	V _{SS} - 0.3 ~ V _{DD} + 0.3	V
输出电压	CMOS输出产品	V _{DET}	V _{SS} - 0.3 ~ V _{DD} + 0.3
	N沟道开路漏极输出产品	V _{DET}	V _{SS} - 0.3 ~ V _{SS} + 7.0
输出端子电流	I _{DETH}	23.0	mA
	I _{DETL}	9.5	mA
容许功耗	SOT-23-5	P _D	600 ^{*1}
	SNT-6A	P _D	400 ^{*1}
工作环境温度	T _{opr}	-40 ~ +125	°C
保存温度	T _{stg}	-55 ~ +150	°C

*1. 基板安装时

[安装基板]

- (1) 基板尺寸： 114.3 mm × 76.2 mm × t1.6 mm
- (2) 名称： JEDEC STANDARD51-7

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

NOT RECOMMENDED FOR NEW DESIGN

■ DC电气特性

1. CMOS输出产品

表7

(除特殊注明外: Ta = +25°C)

项目	符号	条件	最小值	典型值	最大值	单位	测定电路
电源电压	V _{DD}	-	1.65	-	5.5	V	1
检测温度 ^{*1}	+T _D	-	T _{DET} - 2.5	T _{DET}	T _{DET} + 2.5	°C	1
滞后温度 ^{*2}	T _{HYS}	-	-	2, 4, 10, 20	-	°C	1
输出电流	I _{DETH}	输出晶体管Pch V _{DET} = 2.2 V, V _{DD} = 3.0 V	2	9.4	-	mA	2
	I _{DETL}	输出晶体管Nch V _{DET} = 0.4 V, V _{DD} = 3.0 V	0.5	2.3	-	mA	2
工作时消耗电流	I _{DD}	V _{DD} = 3.0 V	-	4.5	7.0	μA	1

*1. T_{DET}: 检测温度设定值

*2. 可在2°C, 4°C, 10°C和20°C当中选择滞后温度。

但是, 当检测温度为+40°C ~ +49°C时, 滞后温度只能在2°C, 4°C, 10°C当中选择。

2. N沟道开路漏极输出产品

表8

(除特殊注明外: Ta = +25°C)

项目	符号	条件	最小值	典型值	最大值	单位	测定电路
电源电压	V _{DD}	-	1.65	-	5.5	V	1
检测温度 ^{*1}	+T _D	-	T _{DET} - 2.5	T _{DET}	T _{DET} + 2.5	°C	1
滞后温度 ^{*2}	T _{HYS}	-	-	2, 4, 10, 20	-	°C	1
输出电流	I _{DETL}	输出晶体管Nch V _{DET} = 0.4 V, V _{DD} = 3.0 V	0.5	2.3	-	mA	2
泄漏电流	I _{LEAK}	输出晶体管Nch V _{DET} = 5.5 V, V _{DD} = 3.0 V	-	-	100	nA	2
工作时消耗电流	I _{DD}	V _{DD} = 3.0 V	-	4.5	7.0	μA	1

*1. T_{DET}: 检测温度设定值

*2. 可在2°C, 4°C, 10°C和20°C当中选择滞后温度。

但是, 当检测温度为+40°C ~ +49°C时, 滞后温度只能在2°C, 4°C, 10°C当中选择。

【华氏温度与摄氏温度的转换公式】

°C = (°F - 32) × 5 / 9

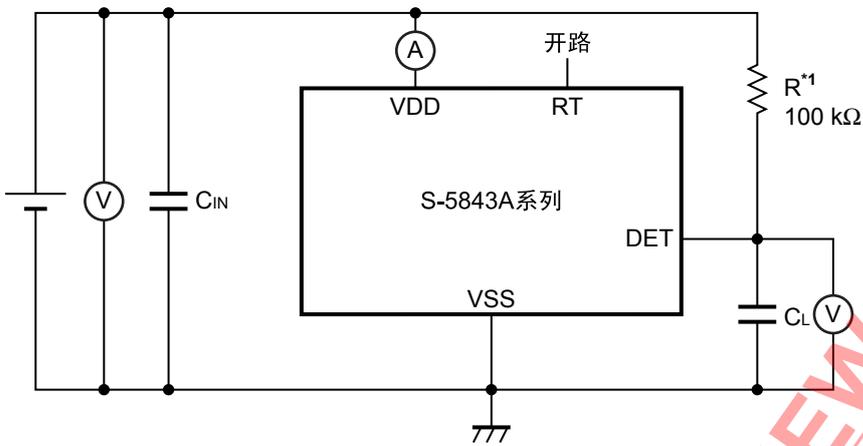
°F = 32 + °C × 9 / 5

■ AC电气特性

表9

项目	符号	条件	最小值	典型值	最大值	单位	测定电路
噪音抑制时间	t _{delay}	V _{DD} = 3.0 V, Ta = 检测温度	-	700	-	μs	-

■ 测定电路



*1. CMOS输出的产品不需要电阻 (R)。

图5 测定电路1

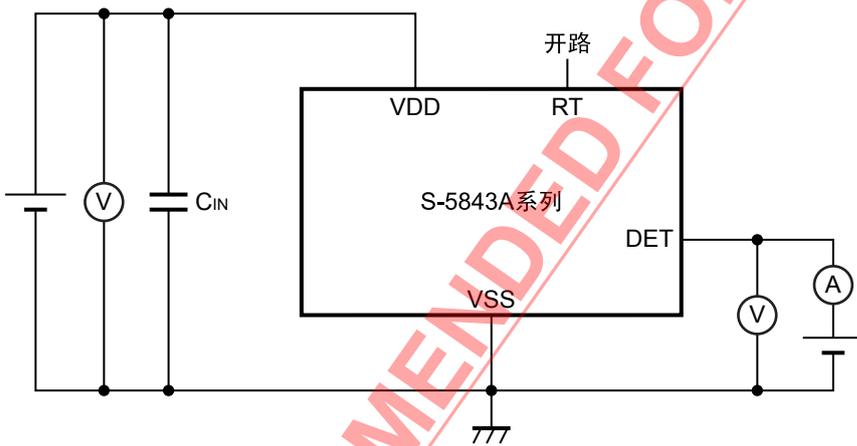


图6 测定电路2

NOT RECOMMENDED FOR NEW DESIGN

■ 工作说明

1. 基本工作

S-5843A系列是进行温度检测，并向外部输出信号的温度开关IC (恒温器IC)。可以对检测温度、输出方式、输出逻辑、滞后温度的组合进行选择。

下面说明DET端子输出逻辑为动态 "H" 时的工作状况。

在电源投入后开始温度检测，当温度在检测温度 ($+T_D$) 以下时，DET端子会保持为 "L"。此后，随着温度的上升，当温度超过检测温度时，DET端子转变为 "H"。

在检测温度后，温度会下降，当温度达到解除温度 ($+T_D - T_{HYS}$) 时，DET端子恢复为 "L"。时序图如图7所示。

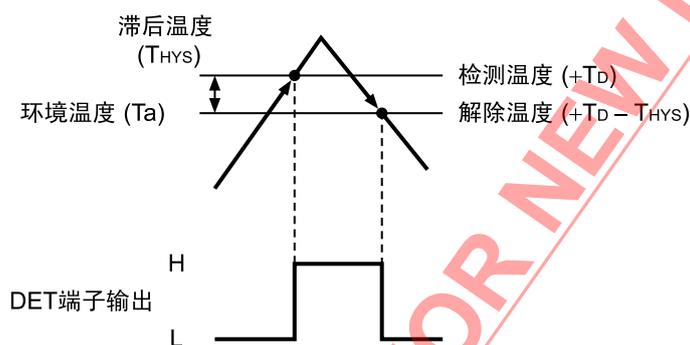


图7 DET端子输出逻辑为动态 "H" 时的工作状况

2. 备有防止误检测工作、误解除工作的功能

S-5843A系列可利用控制起动时序和延迟电路来设置噪音抑制时间 (t_{delay})。以此防止电源起动时及电源变动时所导致的误检测工作、误解除工作。

下面说明DET端子输出逻辑为动态 "H" 时的工作状况。

2.1 起动电源时的工作

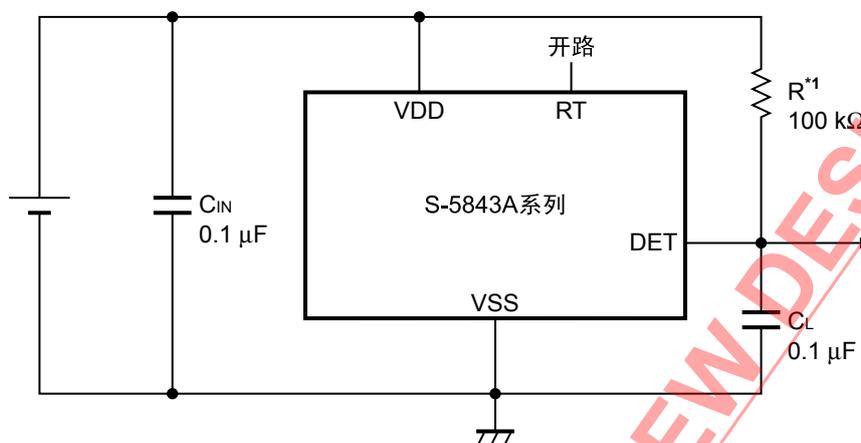
通过控制起动时序，在起动电源后到内部电路稳定工作为止的期间，将DET端子输出固定为 "L"。此后，开始温度检测工作。

当环境温度 (T_a) 在检测温度 ($+T_D$) 以下时，DET端子输出保持为 "L"。此后，环境温度升高并超过检测温度，当这种状态持续时间超过噪音抑制时间时，DET端子输出变为 "H"。

2.2 电源变动时的工作

当环境温度在检测温度以下时，DET端子输出保持为 "L"。此时，由于电源的变动，即使内部电路工作不稳定，只要这种状态持续时间未超过噪音抑制时间，则DET端子输出就不会变为 "H"。因此，可以防止由于电源变动所导致的误检测工作。解除工作与此相同。

■ 标准电路



*1. CMOS输出的产品时不需要电阻 (R)。

图8

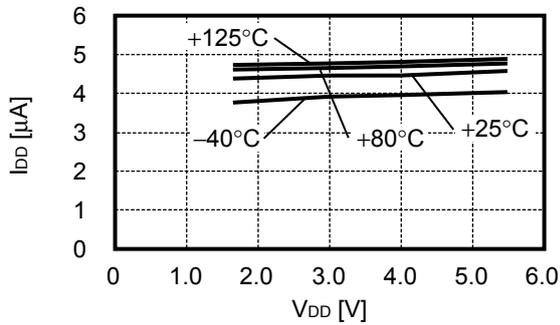
注意 上述连接图以及参数仅供参考，并不作为保证工作的依据。请在进行充分的评价基础上设定实际的应用电路的参数。

■ 注意事项

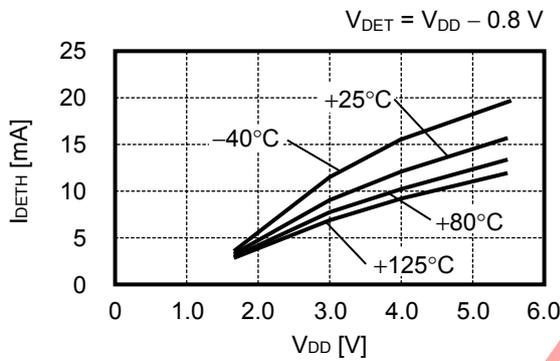
- 如果将电源设置为高阻抗状态，有可能因击穿电流等而导致电源电压的下降，从而引发S-5843A系列的误工作。因此，为降低阻抗，要充分注意接线方式。
- 虽然S-5843A系列中设置有用于防止误检测工作、误解除工作的噪音抑制时间，但在经常出现电源噪音的环境下，仍然有可能出现误检测工作、误解除工作，因此请在十分稳定的电源下使用。
- 为了使电路稳定工作，推荐在VDD端子 - VSS端子之间连接0.1 μF以上的电容器 (C_{IN})。
- 为了防止电源投入时的噪声所引起的误工作，推荐在DET端子处连接0.1 μF左右的电容器 (C_L)。
- 在RT端子处增加电容时，有可能会产生振荡。请将RT端子设置为开路状态，再予以使用。
- 本IC虽内置防静电保护电路，但请不要对IC施加超过保护电路性能的过大静电。
- 使用本公司的IC生产产品时，如在其产品中对该IC的使用方法或产品的规格，或因与所进口国对包括本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

■ 各种特性数据 (典型数据)

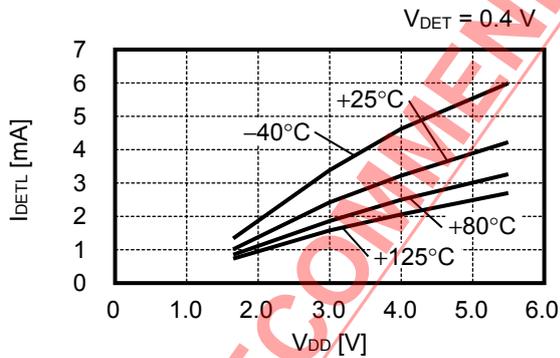
1. 消耗电流 – 电源电压特性



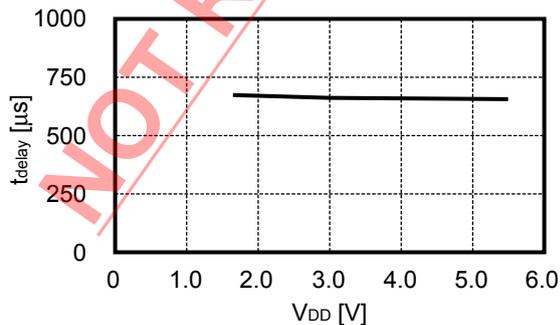
2. DET端子电流 "H" – 电源电压特性 (仅限CMOS输出产品)



3. DET端子电流 "L" – 电源电压特性



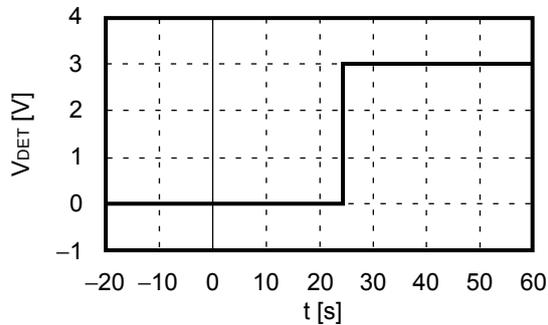
4. 噪音抑制时间 – 电源电压特性



5. 热敏响应性 (输出电压 - 时间)

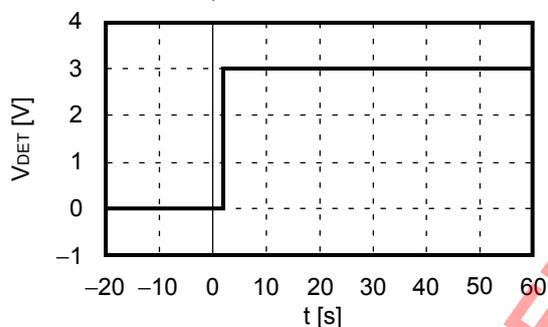
5.1 在 $t = 0$ s 的条件下, 将封装从 $+25^{\circ}\text{C}$ 空气中转移到 $+100^{\circ}\text{C}$ 空气中时

$V_{DD} = 3.0\text{ V}$, $C_L = 0\ \mu\text{F}$, 检测温度 = $+80^{\circ}\text{C}$, 动态 "H"



5.2 在 $t = 0$ s 的条件下, 将封装从 $+25^{\circ}\text{C}$ 空气中转移到 $+100^{\circ}\text{C}$ 液体中时

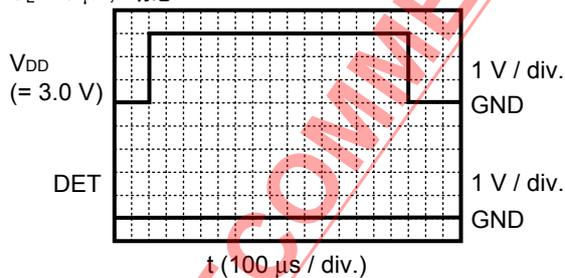
$V_{DD} = 3.0\text{ V}$, $C_L = 0\ \mu\text{F}$, 检测温度 = $+80^{\circ}\text{C}$, 动态 "H"



6. 启动响应

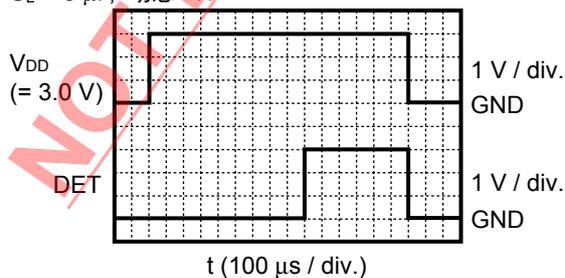
6.1 在检测温度以下时 ($T_a \leq +T_D$)

$C_L = 0\ \mu\text{F}$, 动态 "H"



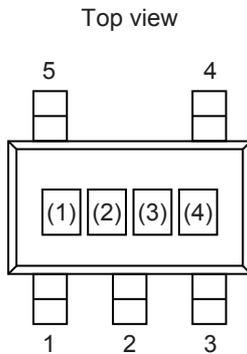
6.2 高于检测温度时 ($T_a > +T_D$)

$C_L = 0\ \mu\text{F}$, 动态 "H"



■ 标记规格

1. SOT-23-5



(1) ~ (3): 产品简称 (请参阅产品名和产品简称的对照表)
(4): 批号

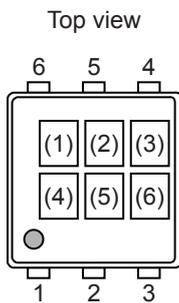
产品名和产品简称的对照表

产品名	产品简称		
	(1)	(2)	(3)
S-5843AC0DC-M5T1y	V	X	R

备注 1. y: S或U

2. 用户需要Sn 100%、无卤素产品时, 请选择环保标记为 "U" 的产品。

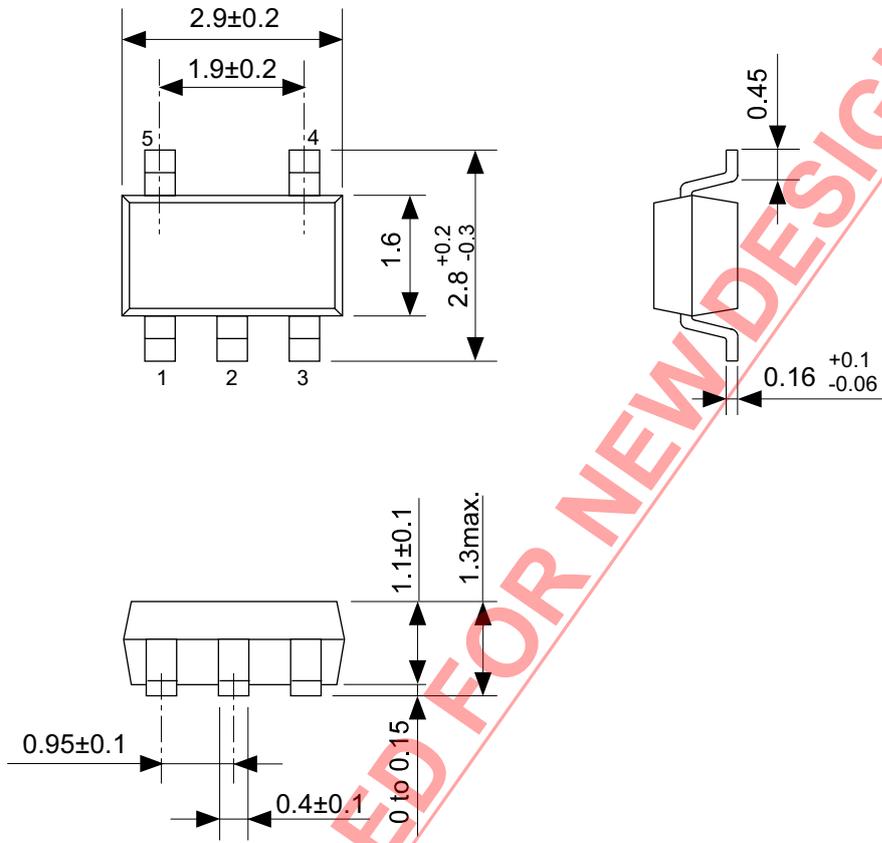
2. SNT-6A



(1) ~ (3): 产品简称 (请参阅产品名和产品简称的对照表)
(4) ~ (6): 批号

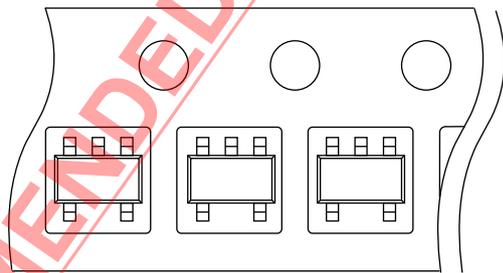
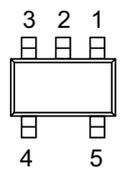
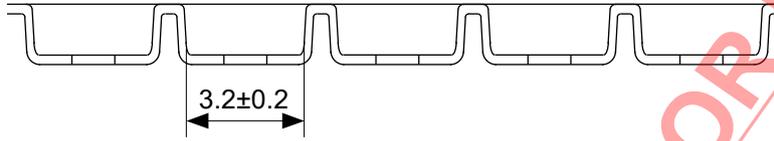
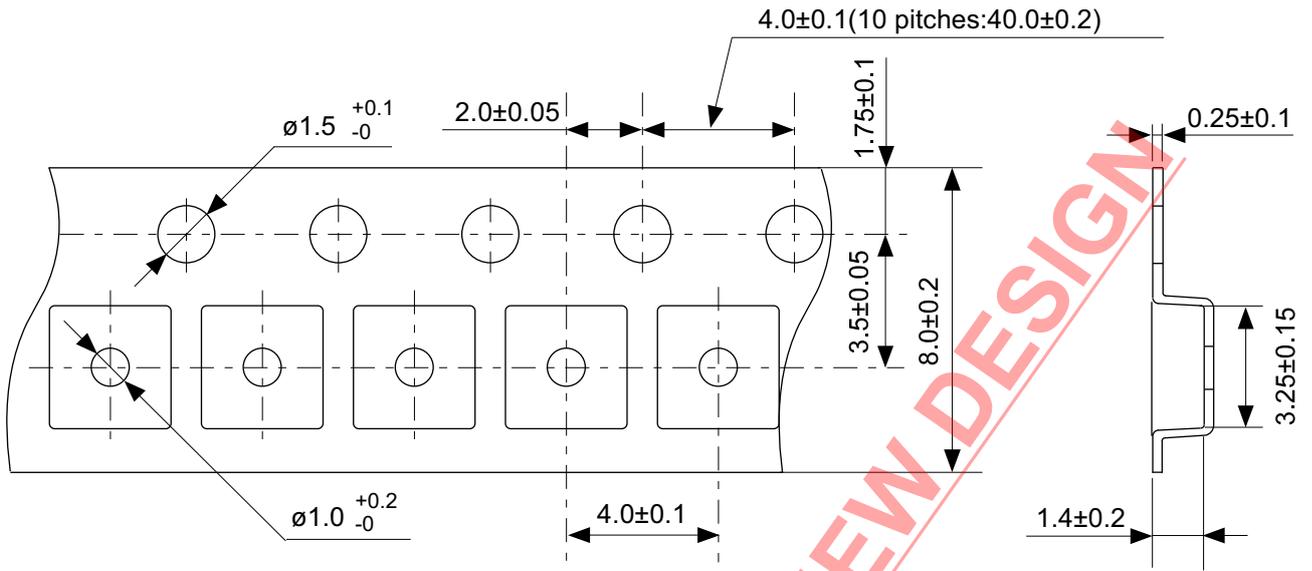
产品名和产品简称的对照表

产品名	产品简称		
	(1)	(2)	(3)
S-5843A80CC-I6T1U	V	X	A
S-5843A90CC-I6T1U	V	X	B



No. MP005-A-P-SD-1.3

TITLE	SOT235-A-PKG Dimensions
No.	MP005-A-P-SD-1.3
ANGLE	
UNIT	mm
ABLIC Inc.	



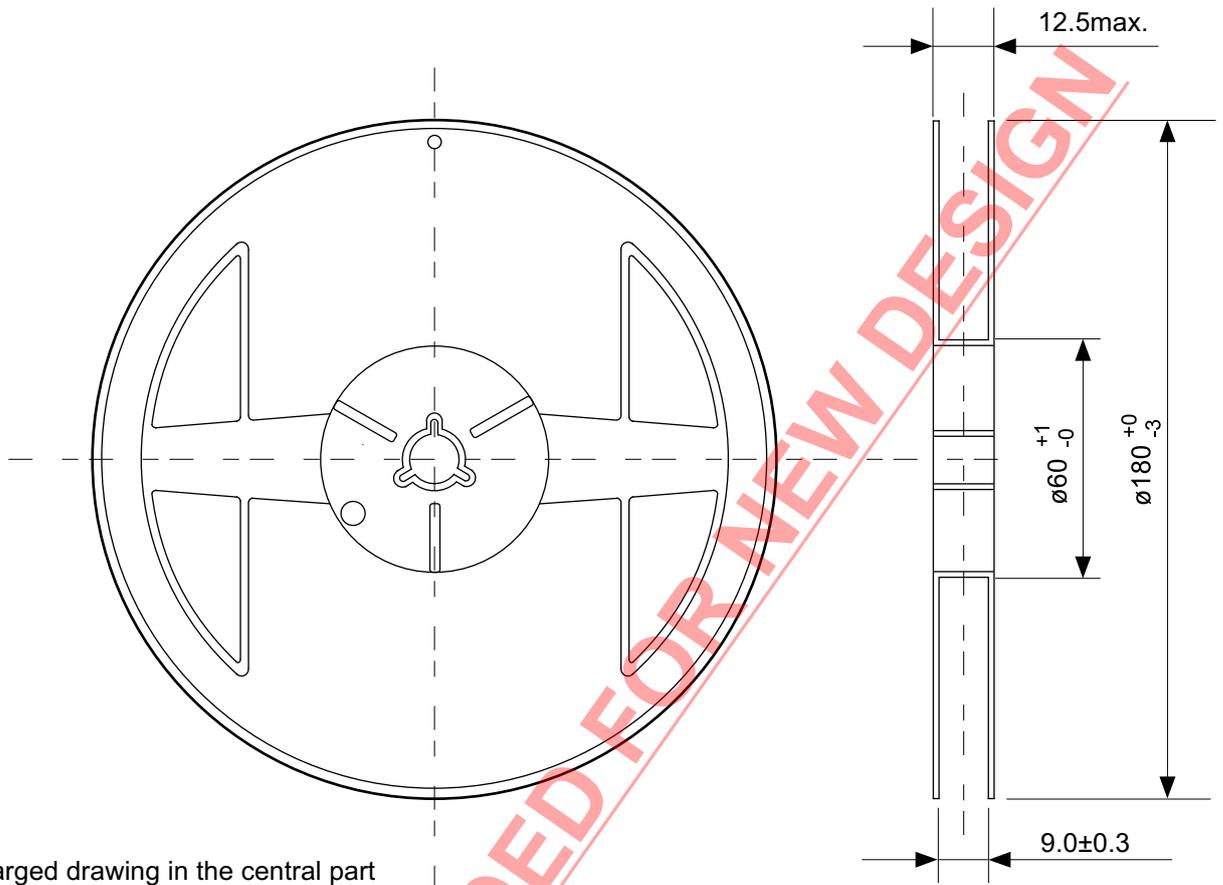
→ Feed direction

NOT RECOMMENDED FOR NEW DESIGN

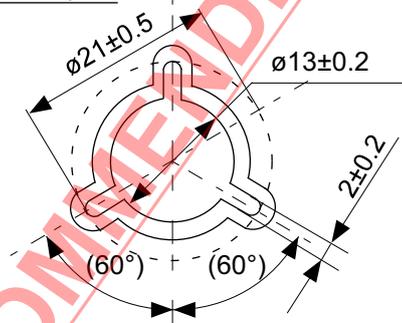
No. MP005-A-C-SD-2.1

TITLE	SOT235-A-Carrier Tape
No.	MP005-A-C-SD-2.1
ANGLE	
UNIT	mm

ABLIC Inc.



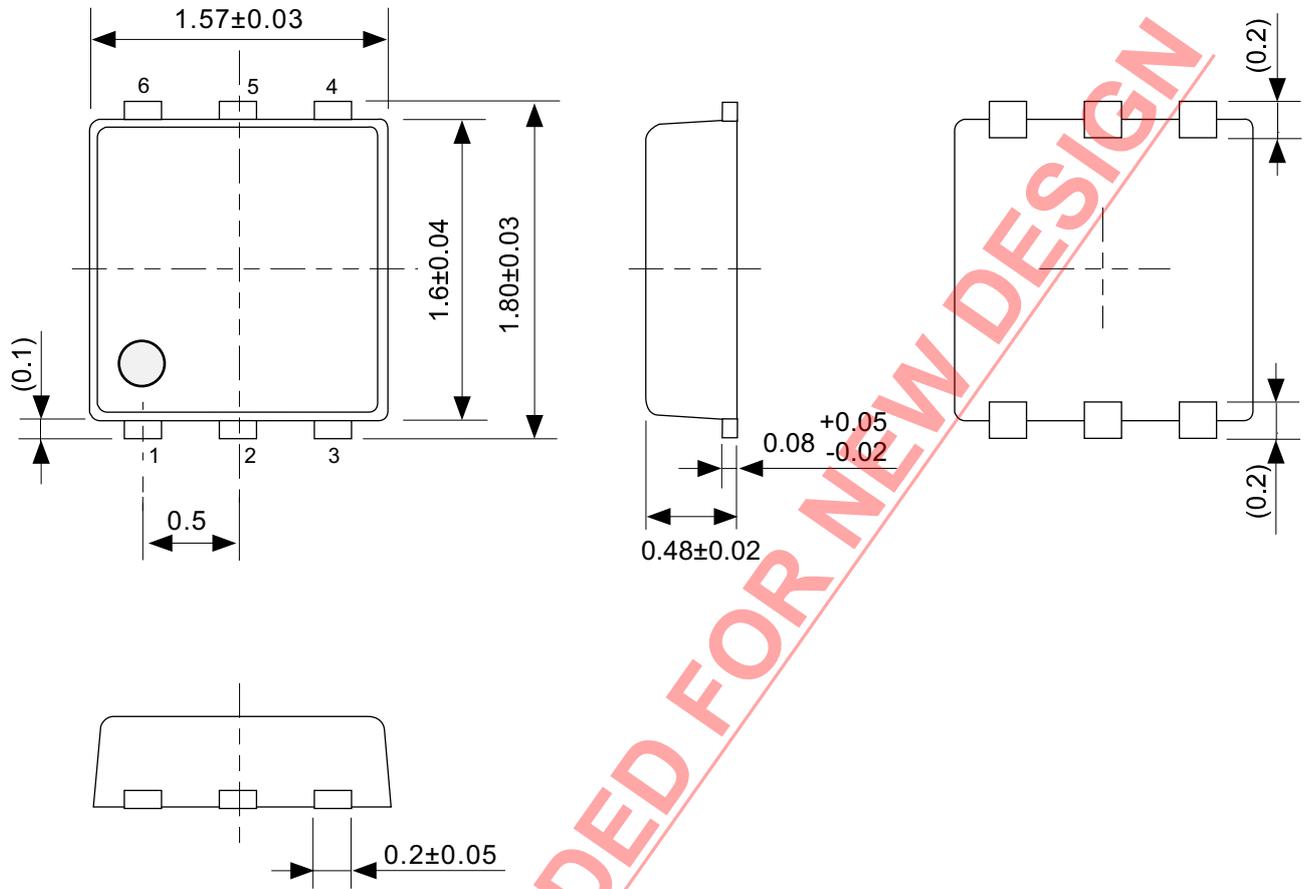
Enlarged drawing in the central part



No. MP005-A-R-SD-1.1

TITLE	SOT235-A-Reel		
No.	MP005-A-R-SD-1.1		
ANGLE		QTY.	3,000
UNIT	mm		
ABLIC Inc.			

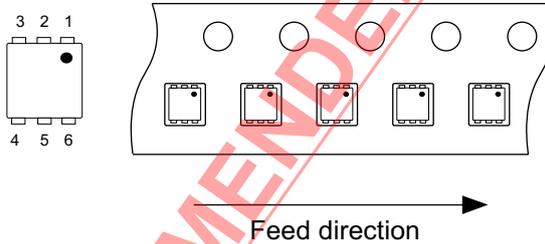
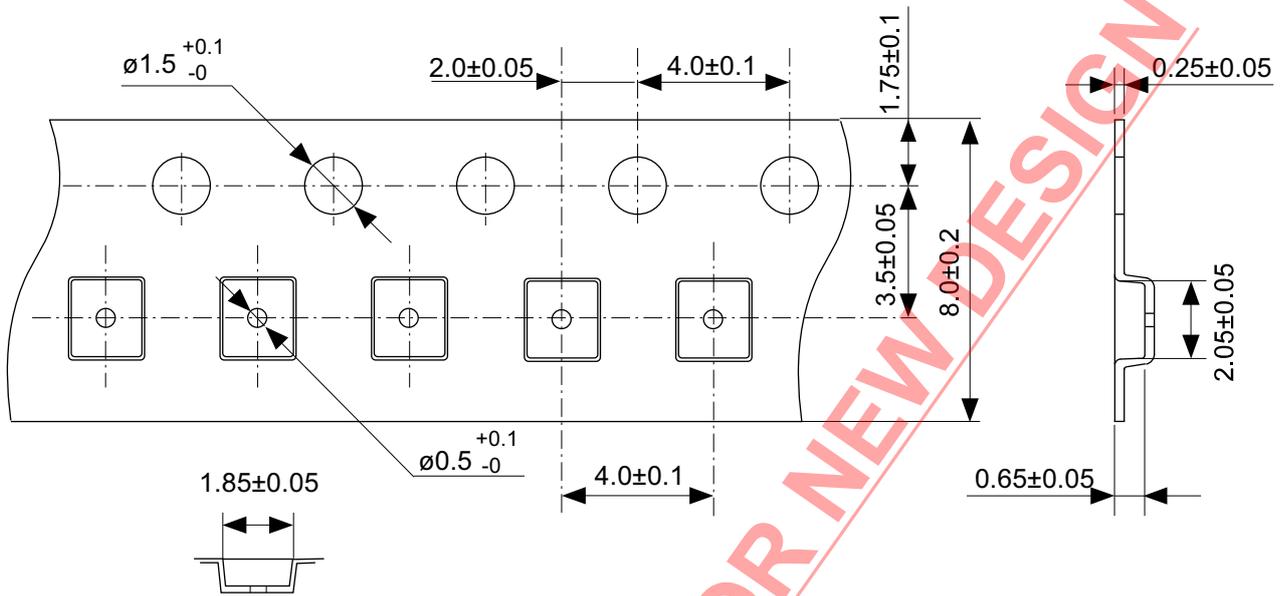
NOT RECOMMENDED FOR NEW DESIGN



NOT RECOMMENDED FOR NEW DESIGN

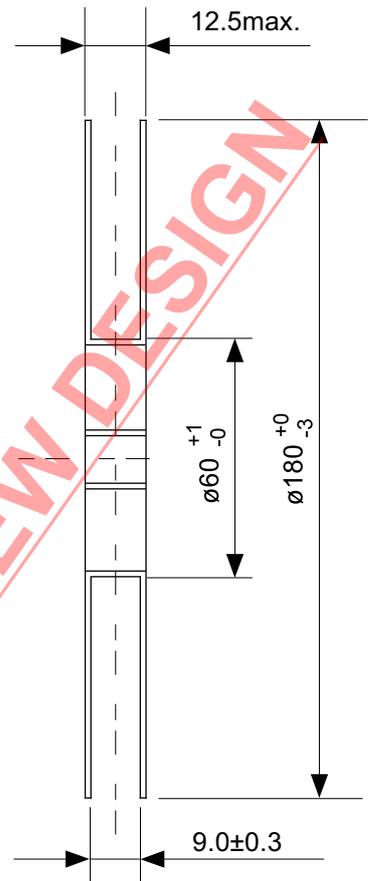
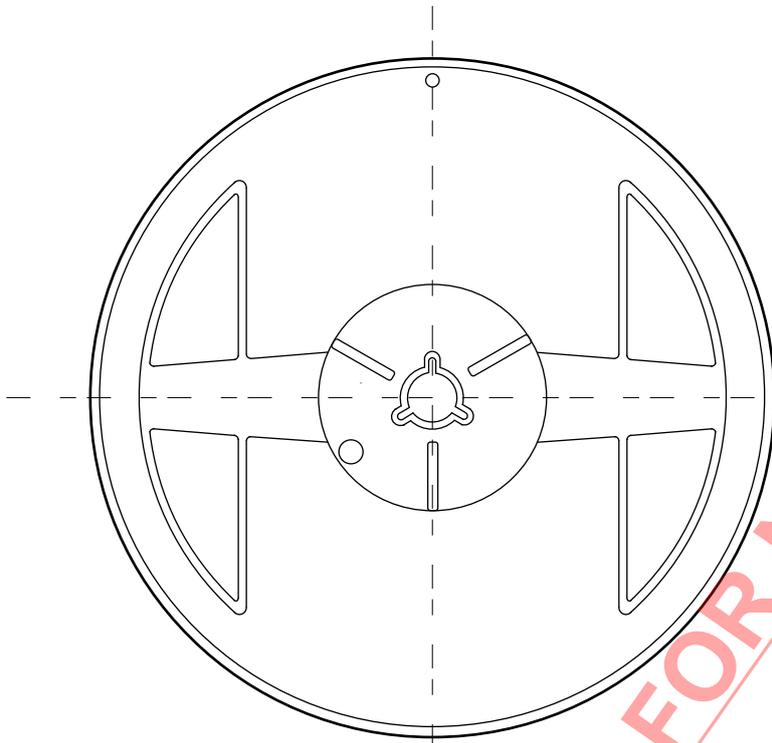
No. PG006-A-P-SD-2.1

TITLE	SNT-6A-A-PKG Dimensions
No.	PG006-A-P-SD-2.1
ANGLE	
UNIT	mm
ABLIC Inc.	

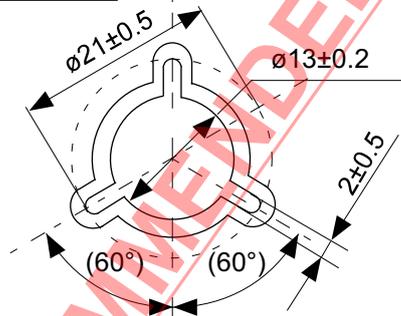


No. PG006-A-C-SD-2.0

TITLE	SNT-6A-A-Carrier Tape
No.	PG006-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



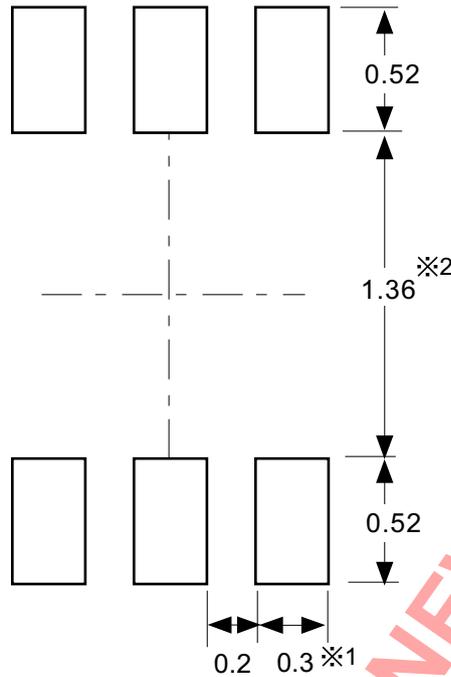
Enlarged drawing in the central part



No. PG006-A-R-SD-1.0

NOT RECOMMENDED FOR NEW DESIGN

TITLE	SNT-6A-A-Reel		
No.	PG006-A-R-SD-1.0		
ANGLE		QTY.	5,000
UNIT	mm		
ABLIC Inc.			



※1. ランドパターンの幅に注意してください (0.25 mm min. / 0.30 mm typ.).
 ※2. パッケージ中央にランドパターンを広げないでください (1.30 mm ~ 1.40 mm)。

- 注意
1. パッケージのモールド樹脂下にシルク印刷やハンダ印刷などしないでください。
 2. パッケージ下の配線上のソルダーレジストなどの厚みをランドパターン表面から0.03 mm以下にしてください。
 3. マスク開口サイズと開口位置はランドパターンと合わせてください。
 4. 詳細は“SNTパッケージ活用の手引き”を参照してください。

※1. Pay attention to the land pattern width (0.25 mm min. / 0.30 mm typ.).
 ※2. Do not widen the land pattern to the center of the package (1.30 mm ~ 1.40 mm).

- Caution**
1. Do not do silkscreen printing and solder printing under the mold resin of the package.
 2. The thickness of the solder resist on the wire pattern under the package should be 0.03 mm or less from the land pattern surface.
 3. Match the mask aperture size and aperture position with the land pattern.
 4. Refer to "SNT Package User's Guide" for details.

※1. 请注意焊盘模式的宽度 (0.25 mm min. / 0.30 mm typ.).
 ※2. 请勿向封装中间扩展焊盘模式 (1.30 mm ~ 1.40 mm)。

- 注意
1. 请勿在树脂型封装的下面印刷丝网、焊锡。
 2. 在封装下、布线上的阻焊膜厚度 (从焊盘模式表面起) 请控制在 0.03 mm 以下。
 3. 钢网的开口尺寸和开口位置请与焊盘模式对齐。
 4. 详细内容请参阅 "SNT 封装的应用指南"。

No. PG006-A-L-SD-4.1

TITLE	SNT-6A-A -Land Recommendation
No.	PG006-A-L-SD-4.1
ANGLE	
UNIT	mm
ABLIC Inc.	

免责声明 (使用注意事项)

1. 本资料记载的所有信息 (产品数据、规格、图、表、程序、算法、应用电路示例等) 是本资料公开时的最新信息, 有可能未经预告而更改。
2. 本资料记载的电路示例、使用方法仅供参考, 并非保证批量生产的设计。
使用本资料的信息后, 发生并非因本资料记载的产品 (以下称本产品) 而造成的损害, 或是发生对第三方知识产权等权利侵犯情况, 本公司对此概不承担任何责任。
3. 因本资料记载的内容有说明错误而导致的损害, 本公司对此概不承担任何责任。
4. 请注意在本资料记载的条件范围内使用产品, 特别请注意绝对最大额定值、工作电压范围和电气特性等。
因在本资料记载的条件范围外使用产品而造成的故障和 (或) 事故等的损害, 本公司对此概不承担任何责任。
5. 在使用本产品时, 请确认使用国家、地区以及用途的法律、法规, 测试产品用途的满足能力和安全性能。
6. 本产品出口海外时, 请遵守外汇交易及外国贸易法等出口法令, 办理必要的相关手续。
7. 严禁将本产品用于以及提供 (出口) 于开发大规模杀伤性武器或军事用途。对于如提供 (出口) 给开发、制造、使用或储藏核武器、生物武器、化学武器及导弹, 或有其他军事目的者的情况, 本公司对此概不承担任何责任。
8. 本产品并非是设计用于可能对人体、生命及财产造成损失的设备或装置的部件 (医疗设备、防灾设备、安全防范设备、燃料控制设备、基础设施控制设备、车辆设备、交通设备、车载设备、航空设备、太空设备及核能设备等)。本公司指定的车载用途例外。上述用途未经本公司的书面许可不得使用。本资料所记载的产品不能用于生命维持装置、植入人体使用的设备等直接影响人体生命的设备。考虑使用于上述用途时, 请务必事先与本公司营业部门商谈。
本公司指定用途以外使用本资料记载的产品而导致的损害, 本公司对此概不承担任何责任。
9. 半导体产品可能有一定的概率发生故障或误工作。
为了防止因本产品的故障或误工作而导致的人身事故、火灾事故、社会性损害等, 请客户自行负责进行冗长设计、防止火势蔓延措施、防止误工作等安全设计。并请对整个系统进行充分的评价, 客户自行判断适用的可否。
10. 本产品非耐放射线设计产品。请客户根据用途, 在产品设计的过程中采取放射线防护措施。
11. 本产品在一般的使用条件下, 不会影响人体健康, 但因含有化学物质和重金属, 所以请不要将其放入口中。另外, 晶元和芯片的破裂面可能比较尖锐, 徒手接触时请注意防护, 以免受伤等。
12. 废弃本产品时, 请遵守使用国家和地区的法令, 合理地处理。
13. 本资料中也包含了与本公司的著作权和专有知识有关的内容。
本资料记载的内容并非是对本公司或第三方的知识产权、其它权利的实施及使用的承诺或保证。严禁在未经本公司许可的情况下转载、复制或向第三方公开本资料的一部分或全部。
14. 有关本资料的详细内容, 请向本公司营业部门咨询。

2.0-2018.01



ABLIC

艾普凌科有限公司
www.ablicinc.com