

本IC是采用高耐压CMOS工艺技术开发的高耐压、低消耗电流、高精度输出电压的正电压电压稳压器。最大工作电压高达66 V，支持12 V、24 V、48 V电池系统的任何一款，可在消耗电流为2.0 μ A typ.的低消耗电流下工作。另外，内置了用于限制输出晶体管过电流的过电流保护电路、用于限制发热热关闭电路、用于抑制输出电压过电压的开环保护电路。

■ 特点

- 输出电压 (内部设定) : 1.8 V, 3.0 V, 3.3 V, 5.0 V
- 输出电压 (外部设定) : 在1.8 V ~ 15.0 V*1的范围内，可通过外部电阻设定
- 输入电压 : 6.0 V ~ 66.0 V
- 输出电压精度 : $\pm 1.5\%$ ($T_a = +25^\circ\text{C}$)
- 消耗电流 : 工作时 : 2.0 μ A typ.、5.0 μ A max. ($T_a = +25^\circ\text{C}$)
休眠时 : 0.1 μ A typ.、2.0 μ A max. ($T_a = +25^\circ\text{C}$)
- 输出电流 : 可输出100 mA ($V_{IN} \geq V_{OUT(S)} + 3.0$ V时)*2
- 输入电容器 : 可以使用陶瓷电容器 (大于或等于0.1 μ F)
- 输出电容器 : 可以使用陶瓷电容器 (大于或等于1.0 μ F)
- 内置过载电流保护电路 : 限制输出晶体管的过载电流
- 内置热敏关闭电路 : 检测温度170°C typ.
- 内置开环保护电路 (仅限输出电压外部设定产品) : 抑制VADJ端子开路、短路时 V_{OUT} 的过电压
- 内置ON / OFF控制电路 : 能够延长电池的使用寿命
- 工作温度范围 : $T_a = -40^\circ\text{C} \sim +105^\circ\text{C}$
- 无铅 (Sn 100%)、无卤素

*1. 超过15.0 V使用时，请向代理商咨询。

*2. 请注意在输出大电流时不要超过IC的容许功耗。

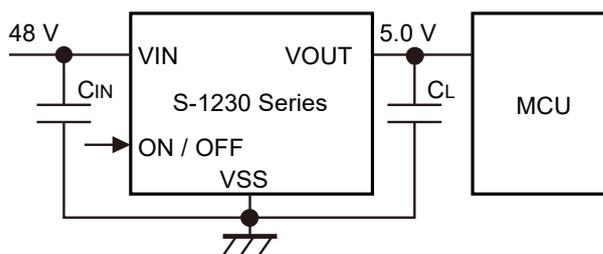
■ 用途

- 产业器械的稳压电源
- 家电产品的稳压电源

■ 封装

- TO-252-5S(A)
- HSOP-8A
- HTMSOP-8

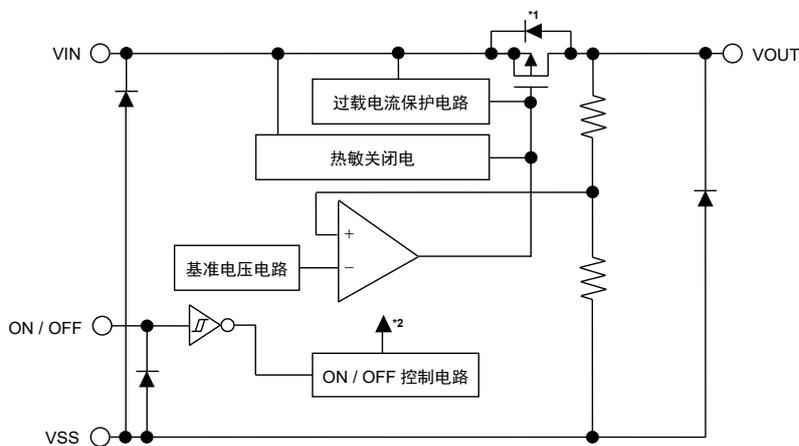
■ 基本应用电路



■ 框图

1. 输出电压内部设定产品

1.1 S-1230系列D型



功能	状态
ON / OFF逻辑	动态 "H"

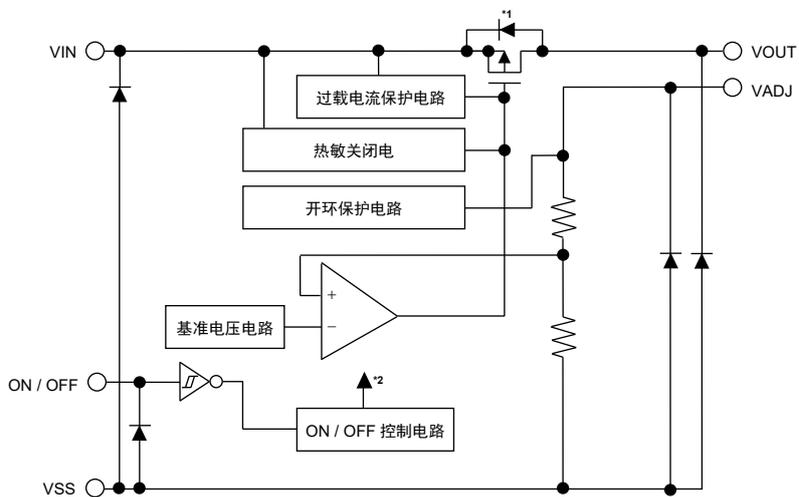
*1. 寄生二极管

*2. ON / OFF控制电路对内部电路和输出晶体管进行控制。

图1

2. 输出电压外部设定产品

2.1 S-1230系列D型



功能	状态
ON / OFF逻辑	动态 "H"

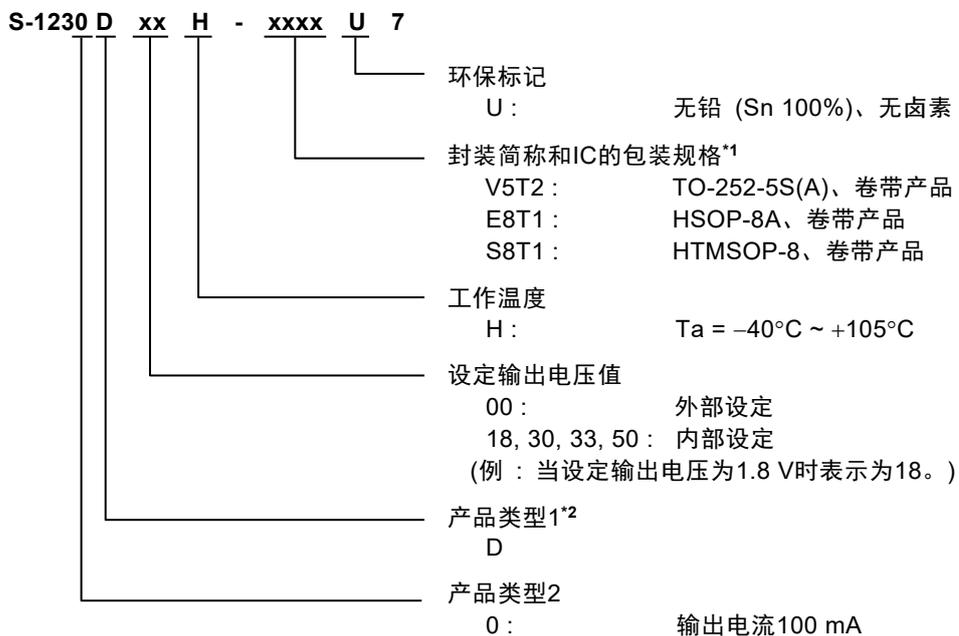
*1. 寄生二极管

*2. ON / OFF控制电路对内部电路和输出晶体管进行控制。

图2

■ 产品型号的构成

1. 产品名



*1. 请参阅卷带图。

*2. 请参阅 "2. 各产品类型的功能一览"。

2. 各产品类型的功能一览

表1

产品类型	ON / OFF 逻辑
D	动态 "H"

3. 封装

表2 封装图纸号码

封装名	外形尺寸图	卷带图	带卷图	焊盘图
TO-252-5S(A)	VA005-A-P-SD	VA005-A-C-SD	VA005-A-R-SD	VA005-A-L-SD
HSOP-8A	FH008-A-P-SD	FH008-A-C-SD	FH008-A-R-SD	FH008-A-L-SD
HTMSOP-8	FP008-A-P-SD	FP008-A-C-SD	FP008-A-R-SD	FP008-A-L-SD

4. 产品名目录

4.1 S-1230系列D型

表3

输出电压	TO-252-5S(A)	HSOP-8A	HTMSOP-8A
外部设定	S-1230D00H-V5T2U7	S-1230D00H-E8T1U7	S-1230D00H-S8T1U7
1.8 V ± 1.5%	S-1230D18H-V5T2U7	S-1230D18H-E8T1U7	S-1230D18H-S8T1U7
3.0 V ± 1.5%	S-1230D30H-V5T2U7	S-1230D30H-E8T1U7	S-1230D30H-S8T1U7
3.3 V ± 1.5%	S-1230D33H-V5T2U7	S-1230D33H-E8T1U7	S-1230D33H-S8T1U7
5.0 V ± 1.5%	S-1230D50H-V5T2U7	S-1230D50H-E8T1U7	S-1230D50H-S8T1U7

备注 如果需要上述以外的产品时，请向代理商咨询。

■ 引脚排列图

1. TO-252-5S(A)

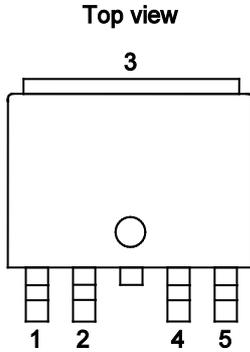


图3

表4 输出电压内部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	ON / OFF	ON / OFF端子
3	VSS	接地 (GND) 端子
4	NC*1	无连接
5	VOUT	电压输出端子

表5 输出电压外部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	ON / OFF	ON / OFF端子
3	VSS	接地 (GND) 端子
4	VADJ	输出电压调整端子
5	VOUT	电压输出端子

*1. NC表示处于电气开路状态。所以，可以与VIN端子或VSS端子连接。

2. HSOP-8A

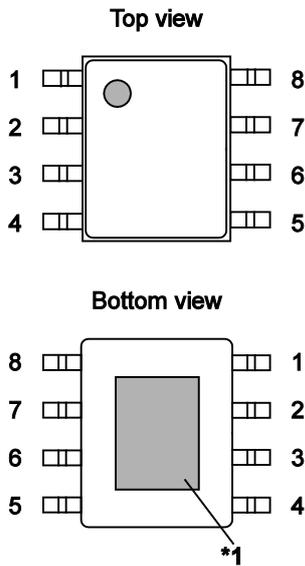


图4

表6 输出电压内部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	NC*2	无连接
3	NC*2	无连接
4	ON / OFF	ON / OFF端子
5	VSS	接地 (GND) 端子
6	NC*2	无连接
7	NC*2	无连接
8	VOUT	电压输出端子

表7 输出电压外部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	NC*2	无连接
3	NC*2	无连接
4	ON / OFF	ON / OFF端子
5	VSS	接地 (GND) 端子
6	NC*2	无连接
7	VADJ	输出电压调整端子
8	VOUT	电压输出端子

*1. 请将阴影部分的底面散热板与基板连接，并将电位设置为GND。但请不要作为电极使用。

*2. NC表示处于电气开路状态。所以，可以与VIN端子或VSS端子连接。

3. HTMSOP-8

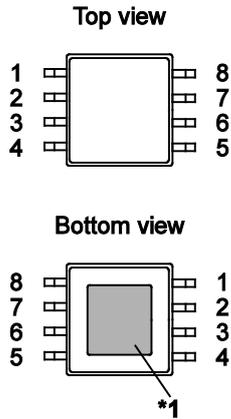


表8 输出电压内部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	NC*2	无连接
3	NC*2	无连接
4	ON / OFF	ON / OFF端子
5	VSS	接地 (GND) 端子
6	NC*2	无连接
7	NC*2	无连接
8	VOUT	电压输出端子

表9 输出电压外部设定产品

引脚号	符号	描述
1	VIN	电压输入端子
2	NC*2	无连接
3	NC*2	无连接
4	ON / OFF	ON / OFF端子
5	VSS	接地 (GND) 端子
6	NC*2	无连接
7	VADJ	输出电压调整端子
8	VOUT	电压输出端子

*1. 请将阴影部分的底面散热板与基板连接，并将电位设置为GND。但请不要作为电极使用。

*2. NC表示处于电气开路状态。所以，可以与VIN端子或VSS端子连接。

■ 绝对最大额定值

表10

(除特殊注明以外 : Ta = +25°C)

项目	符号	绝对最大额定值	单位
输入电压	V _{IN}	V _{SS} - 0.3 ~ V _{SS} + 80	V
	V _{ON / OFF}	V _{SS} - 0.3 ~ V _{SS} + 80	V
	V _{VADJ}	V _{SS} - 0.3 ~ V _{SS} + 45	V
输出电压	V _{OUT}	V _{SS} - 0.3 ~ V _{IN} + 0.3 ≤ V _{SS} + 45	V
输出电流	I _{OUT}	130	mA
结点温度	T _j	-40 ~ +150	°C
工作环境温度	T _{opr}	-40 ~ +105	°C
保存温度	T _{stg}	-40 ~ +150	°C

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

■ 热敏电阻

表11

项目	符号	条件	Min.	Typ.	Max.	单位	
结至环境热阻*1,*2	θ _{JA}	TO-252-5S(A)	Board A	-	86	-	°C/W
			Board B	-	60	-	°C/W
			Board C	-	38	-	°C/W
			Board D	-	31	-	°C/W
			Board E	-	28	-	°C/W
		HSOP-8A	Board A	-	104	-	°C/W
			Board B	-	74	-	°C/W
			Board C	-	39	-	°C/W
			Board D	-	37	-	°C/W
			Board E	-	31	-	°C/W
		HTMSOP-8	Board A	-	159	-	°C/W
			Board B	-	113	-	°C/W
			Board C	-	39	-	°C/W
			Board D	-	40	-	°C/W
			Board E	-	30	-	°C/W

*1. 测定环境：遵循JEDEC STANDARD JESD51-2A标准

*2. 将本产品安装在各Board上测定的数值

备注 关于详情，请参阅"■ Power Dissipation"和"Test Board"。

■ 推荐工作条件

表12

项目	符号	Min.	Typ.	Max.	单位
V _{IN} 端子电压	V _{IN}	6.0	-	66.0	V
V _{IN} 端子电压 (I _{OUT} ≤ 10 mA)	V _{IN}	3.0	-	66.0	V
输入电容	C _{IN}	0.1	-	-	μF
输出电容	C _L	1.0	-	-	μF
等效串联电阻	R _{ESR}	-	-	30	Ω

■ 电气特性

1. 输出电压内部设定产品

表13 (1 / 2)

(除特殊注明以外：Ta = +25°C)

项目	符号	条件		Min.	Typ.	Max.	单位	测定电路
输出电压*1	V _{OUT(E)}	6.0 V ≤ V _{IN} ≤ 64.0 V, 0.1 mA ≤ I _{OUT} ≤ 30 mA	V _{OUT(S)} = 1.8 V	V _{OUT(S)} × 0.985	V _{OUT(S)}	V _{OUT(S)} × 1.015	V	1
		V _{OUT(S)} + 3.0 V ≤ V _{IN} ≤ 64.0 V, 0.1 mA ≤ I _{OUT} ≤ 30 mA	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	V _{OUT(S)} × 0.985	V _{OUT(S)}	V _{OUT(S)} × 1.015	V	1
输出电流*2	I _{OUT}	V _{IN} ≥ 6.0 V	V _{OUT(S)} = 1.8 V	100*7	-	-	mA	3
		V _{IN} ≥ V _{OUT(S)} + 3.0 V	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	100*7	-	-	mA	3
输入输出电压差*3	V _{drop}	I _{OUT} = 100 mA	V _{OUT(S)} = 1.8 V	-	*8	-	V	1
			V _{OUT(S)} = 3.0 V	-	*8	-	V	1
			V _{OUT(S)} = 3.3 V	-	*8	-	V	1
			V _{OUT(S)} = 5.0 V	-	*8	-	V	1
输入稳定度*4	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	6.0 V ≤ V _{IN} ≤ 66.0 V, I _{OUT} = 0.1 mA	V _{OUT(S)} = 1.8 V	-	0.01	0.03	%/V	1
		V _{OUT(S)} + 3.0 V ≤ V _{IN} ≤ 66.0 V, I _{OUT} = 0.1 mA	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	-	0.01	0.03	%/V	1
负载稳定度*5	ΔV _{OUT2}	V _{IN} = 6.0 V, 0.1 mA ≤ I _{OUT} ≤ 100 mA	V _{OUT(S)} = 1.8 V	-	20.0	40.0	mV	1
		V _{IN} = V _{OUT(S)} + 3.0 V, 0.1 mA ≤ I _{OUT} ≤ 100 mA	V _{OUT(S)} = 3.0 V, 3.3 V	-	20.0	40.0	mV	1
		V _{IN} = V _{OUT(S)} + 3.0 V, 0.1 mA ≤ I _{OUT} ≤ 100 mA	V _{OUT(S)} = 5.0 V	-	20.0	50.0	mV	1
工作时消耗电流	I _{SS1}	V _{IN} = 48.0 V, ON / OFF端子为ON, 无负载		-	2.0	5.0	μA	2
休眠时消耗电流	I _{SS2}	V _{IN} = 48.0 V, ON / OFF端子为OFF, 无负载		-	0.1	2.0	μA	2
输入电压	V _{IN}	-		6.0	-	66.0	V	-
ON / OFF端子 输入电压 "H"	V _{SH}	V _{IN} = 48.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断		2.0	-	-	V	4
ON / OFF端子 输入电压 "L"	V _{SL}	V _{IN} = 48.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断		-	-	0.8	V	4
ON / OFF端子 输入电流 "H"	I _{SH}	V _{IN} = 48.0 V, V _{ON / OFF} = V _{IN}		-0.1	-	0.1	μA	4
ON / OFF端子 输入电流 "L"	I _{SL}	V _{IN} = 48.0 V, V _{ON / OFF} = 0 V		-0.1	-	0.1	μA	4
纹波抑制率	RR	V _{IN} = 6.0 V, f = 100 Hz, V _{rip} = 1.0 V _{p-p} , I _{OUT} = 10 mA	V _{OUT(S)} = 1.8 V	-	60	-	dB	5
		V _{IN} = V _{OUT(S)} + 3.0 V, f = 100 Hz, V _{rip} = 1.0 V _{p-p} , I _{OUT} = 10 mA	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	-	60	-	dB	5

表13 (2 / 2)

(除特殊注明以外 : Ta = +25°C)

项目	符号	条件	Min.	Typ.	Max.	单位	测定电路	
限制电流*6	I _{LIM}	V _{IN} = 6.0 V, ON / OFF端子为ON, V _{OUT} = V _{OUT(S)} × 0.9	V _{OUT(S)} = 1.8 V	130	200	300	mA	3
		V _{IN} = V _{OUT(S)} + 3.0 V, ON / OFF端子为ON, V _{OUT} = V _{OUT(S)} × 0.9	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	130	200	300	mA	3
短路电流	I _{short}	V _{IN} = 6.0 V, ON / OFF端子为ON, V _{OUT} = 0 V	V _{OUT(S)} = 1.8 V	25	50	130	mA	3
		V _{IN} = V _{OUT(S)} + 3.0 V, ON / OFF端子为ON, V _{OUT} = 0 V	V _{OUT(S)} = 3.0 V, 3.3 V, 5.0 V	25	50	130	mA	3
热敏关闭检测温度	T _{SD}	结点温度	-	170	-	°C	-	
热敏关闭解除温度	T _{SR}	结点温度	-	135	-	°C	-	

*1. 当输入电压、输出电流、温度符合上述记载条件时，可以保证精度。

V_{OUT(S)}: 设定输出电压值

V_{OUT(E)}: 实际输出电压值

*2. 缓慢增加输出电流，当输出电压为V_{OUT(E)}的95%时的输出电流值

*3. 缓慢降低输入电压 (V_{IN})，当输出电压降低到V_{OUT3}的98%时，输入电压 (V_{IN1}) 与输出电压的电压差。

V_{drop}: V_{IN1} - (V_{OUT3} × 0.98)

V_{OUT3}: V_{IN} = V_{OUT(S)} + 3.0 V, I_{OUT} = 100 mA时的输出电压值

*4. 输出电压对输入电压的依赖性。表示当输出电流一定时，输出电压随输入电压的变化而产生的变化量。

*5. 输出电压对输出电流的依赖性。表示当输入电压一定时，输出电压随输出电流的变化而产生的变化量。

*6. 过载电流保护电路所限制的电流值

*7. 由于容许功耗的限制，也有不能满足此值的情况。请注意在输出大电流时的容许功耗。此规格为设计保证。

*8. 通过输入电压值 (Min.) 和设定输出电压值的差来限制输入输出电压差。

V_{OUT(S)} = 1.8 V时 : 6.0 V - V_{OUT(S)} = V_{drop}

2. 输出电压外部设定产品

表14

(除特殊注明以外 : Ta = +25°C, V_{OUT} = V_{VADJ})

项目	符号	条件	Min.	Typ.	Max.	单位	测定电路
调整端子输出电压*1	V _{VADJ}	6.0 V ≤ V _{IN} ≤ 64.0 V, 0.1 mA ≤ I _{OUT} ≤ 30 mA	1.773	1.8	1.827	V	6
输出电压范围	V _{ROUT}	-	1.8	-	15.0*9	V	11
调整端子输入电流	I _{VADJ}	V _{ADJ} = 1.8 V	-	0.074	-	μA	-
输出电流*2	I _{OUT}	V _{IN} ≥ 6.0 V	100*7	-	-	mA	8
输入输出电压差*3	V _{drop}	I _{OUT} = 100 mA	-	*8	-	V	6
输入稳定度*4	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	6.0 V ≤ V _{IN} ≤ 66.0 V, I _{OUT} = 0.1 mA	-	0.01	0.03	%/V	6
负载稳定度*5	ΔV _{OUT2}	V _{IN} = 6.0 V, 1 mA ≤ I _{OUT} ≤ 100 mA	-	20	40	mV	6
工作时消耗电流	I _{SS1}	V _{IN} = 48.0 V, ON / OFF端子为ON, 无负载	-	2.0	5.0	μA	7
休眠时消耗电流	I _{SS2}	V _{IN} = 48.0 V, ON / OFF端子为OFF, 无负载	-	0.1	2.0	μA	7
输入电压	V _{IN}	-	6.0	-	66.0	V	-
ON / OFF端子 输入电压 "H"	V _{SH}	V _{IN} = 48.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断	2.0	-	-	V	9
ON / OFF端子 输入电压 "L"	V _{SL}	V _{IN} = 48.0 V, R _L = 1.0 kΩ, 通过V _{OUT} 输出电位来判断	-	-	0.8	V	9
ON / OFF端子 输入电流 "H"	I _{SH}	V _{IN} = 48.0 V, V _{ON / OFF} = V _{IN}	-0.1	-	0.1	μA	9
ON / OFF端子 输入电流 "L"	I _{SL}	V _{IN} = 48.0 V, V _{ON / OFF} = 0 V	-0.1	-	0.1	μA	9
纹波抑制率	RR	V _{IN} = 6.0 V, f = 100 Hz, V _{rip} = 1.0 V _{p-p} , I _{OUT} = 10 mA	-	60	-	dB	10
限制电流*6	I _{LIM}	V _{IN} = 6.0 V, ON / OFF端子为ON, V _{OUT} = V _{OUT(S)} × 0.9	130	200	300	mA	8
短路电流	I _{short}	V _{IN} = 6.0 V, ON / OFF端子为ON, V _{OUT} = 0 V	25	50	130	mA	8
热敏关闭检测温度	T _{SD}	结点温度	-	170	-	°C	-
热敏关闭解除温度	T _{SR}	结点温度	-	135	-	°C	-

*1. 当输入电压、输出电流、温度符合上述记载条件时，可以保证精度。

V_{OUT(S)}: 设定输出电压值 = 1.8 V

*2. 缓慢增加输出电流，当输出电压为V_{OUT(E)}的95%时的输出电流值

*3. 缓慢降低输入电压 (V_{IN})，当输出电压降低到V_{OUT3}的98%时，输入电压 (V_{IN1}) 与输出电压的电压差。

V_{drop}: V_{IN1} - (V_{OUT3} × 0.98)

V_{OUT3}: V_{IN} = V_{OUT(S)} + 3.0 V、I_{OUT} = 100 mA时的输出电压值

*4. 输出电压对输入电压的依赖性。表示当输出电流一定时，输出电压随输入电压的变化而产生的变化量。

*5. 输出电压对输出电流的依赖性。表示当输入电压一定时，输出电压随输出电流的变化而产生的变化量。

*6. 过载电流保护电路所限制的电流值

*7. 由于容许功耗的限制，也有不能满足此值的情况。请注意在输出大电流时的容许功耗。此规格为设计保证。

*8. 通过输入电压值 (Min.) 和设定输出电压值的差来限制输入输出电压差。

V_{OUT(S)} = 1.8 V时 : 6.0 V - V_{OUT(S)} = V_{drop}

*9. 如果需要使用V_{OUT(S)} > 15.0 V时，请向代理商咨询。

■ 测定电路

1. 输出电压内部设定产品

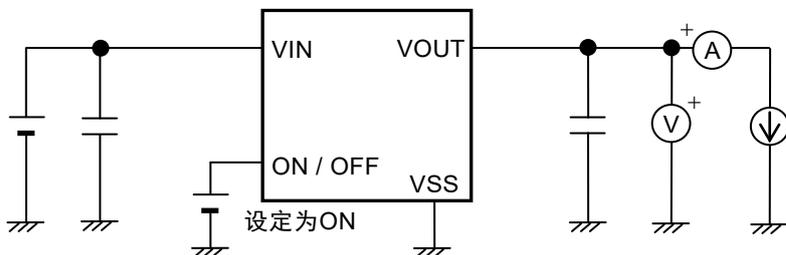


图6 测定电路1

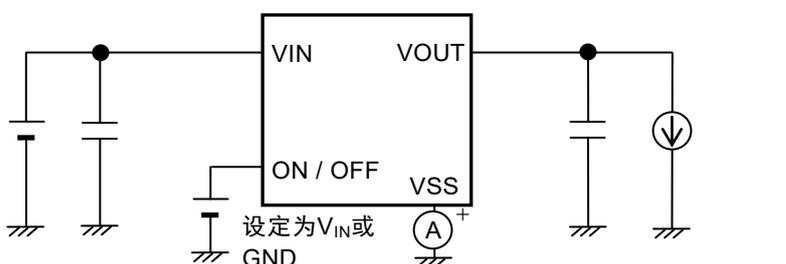


图7 测定电路2

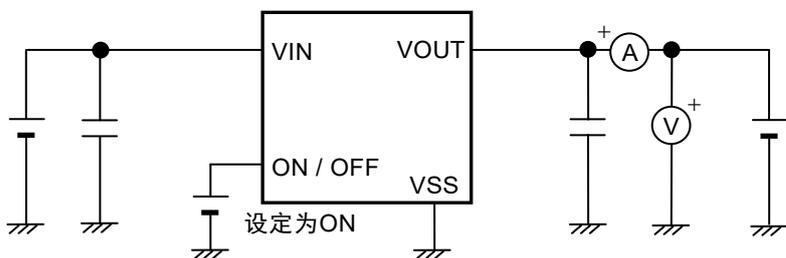


图8 测定电路3

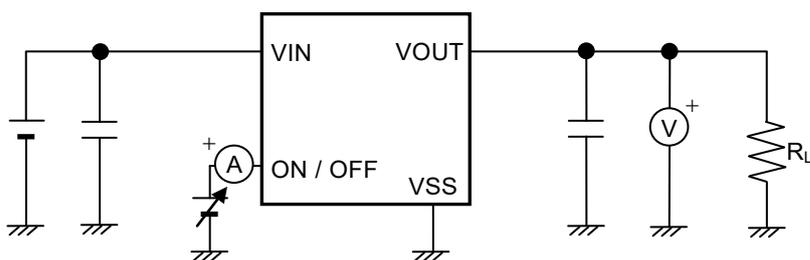


图9 测定电路4

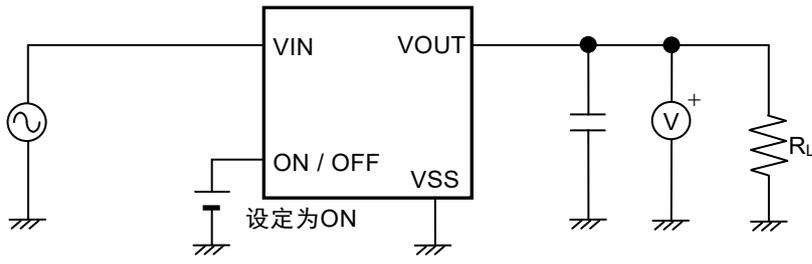


图10 测定电路5

2. 输出电压外部设定产品

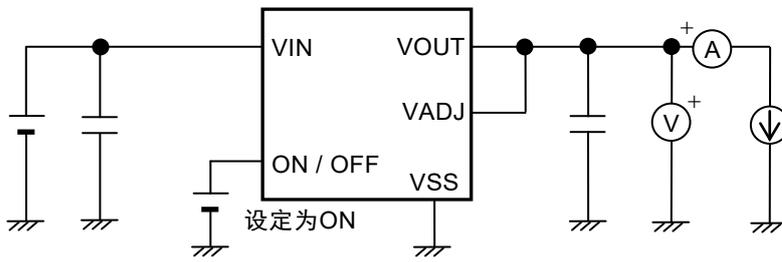


图11 测定电路6

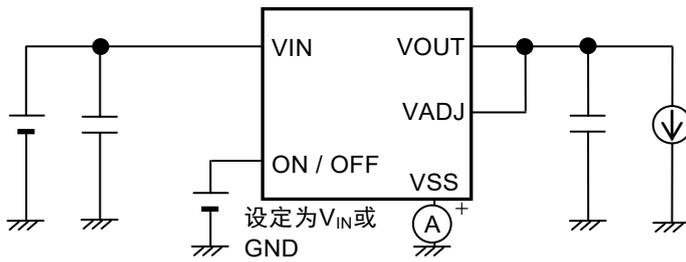


图12 测定电路7

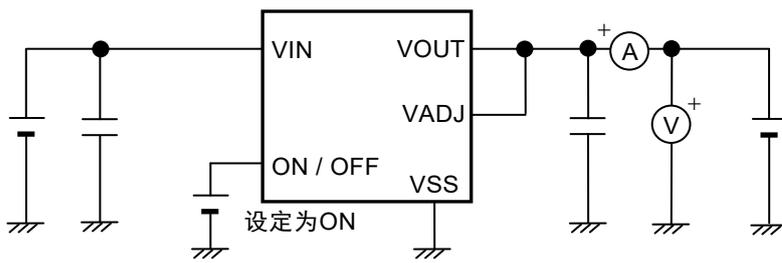


图13 测定电路8

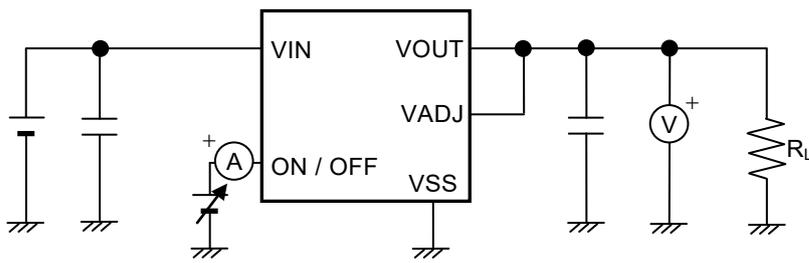


图14 测定电路9

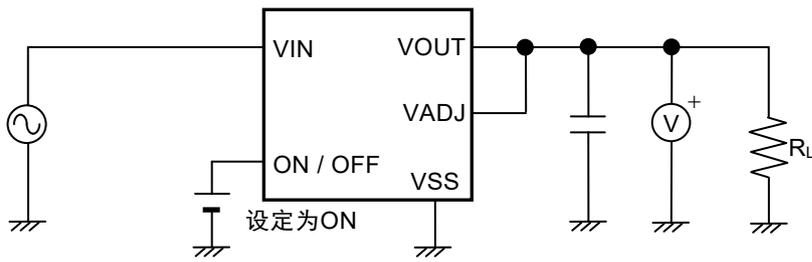


图15 测定电路10

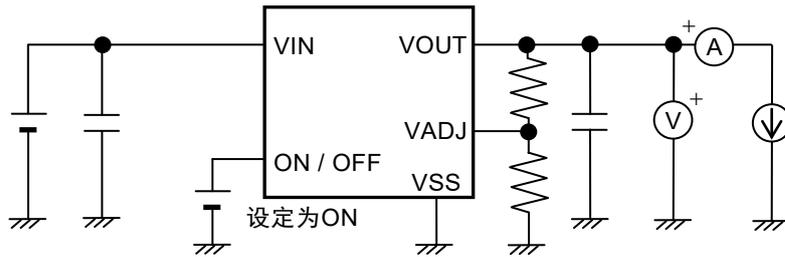
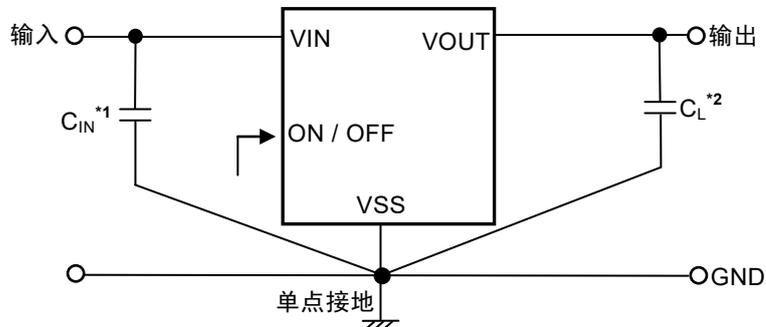


图16 测定电路11

■ 标准电路

1. 输出电压内部设定产品

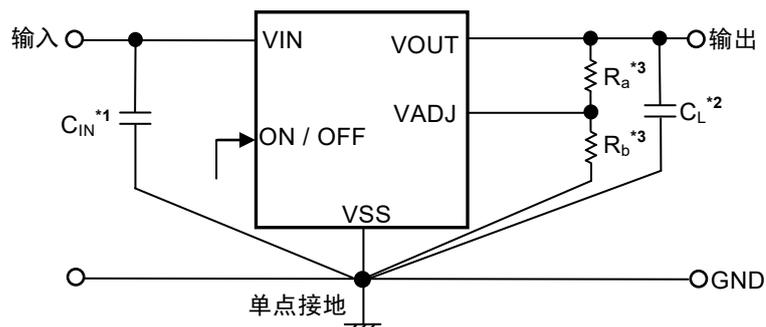


*1. C_{IN} 是用于稳定输入的电容器。

*2. C_L 是用于稳定输出的电容器。

图17

2. 输出电压外部设定产品



*1. C_{IN} 是用于稳定输入的电容器。

*2. C_L 是用于稳定输出的电容器。

*3. R_a 和 R_b 是用于输出电压外部设定的电阻。

图18

注意 上述连接图以及参数并不作为保证电路工作的依据。在实际的应用电路上，请对包括温度特性等进行充分的实测试证后再设定参数。

■ 使用条件

输入电容器 (C_{IN}) : 推荐使用大于或等于0.1 μF的陶瓷电容器
输出电容器 (C_L) : 推荐使用大于或等于1.0 μF的陶瓷电容器
输出电容器的ESR : 推荐使用小于或等于30 Ω的陶瓷电容器

注意 一般而言,电压稳压器有可能因所选择外接元器件的不同发生振荡。在使用上述电容器的实际的应用电路上,请对包括温度特性等进行充分的实测试验,确认不发生振荡。

■ 输入电容器 (C_{IN})、输出电容器 (C_L) 的选定

为了进行相位补偿,本IC需要在V_{OUT}端子 - V_{SS}端子之间设置C_L。使用大于或等于1.0 μF的陶瓷电容器即可稳定工作。此外,在使用OS电容器、钽电容器和铝电解电容器时,需要使用电容大于或等于1.0 μF的电容器。但有可能因等效串联电阻 (ESR) 而发生振荡。

此外,为了稳定工作,本IC需要在V_{IN}端子 - V_{SS}端子之间设置大于或等于0.1 μF的C_{IN}。

一般而言,若在电源的阻抗高的条件下使用电压稳压器,有可能发生振荡。

此外,根据C_{IN}、C_L的电容以及ESR值,输出电压的过渡特性会有不同,务请注意。

注意 在实际的应用电路上,请对包括温度特性等进行充分的实测试验后再选定C_{IN}、C_L。

■ 输出电压外部设定用电阻 (R_a和R_b) 的选定

本IC备有可通过外部电阻设定输出电压的输出电压外部设定型产品。可通过在V_{OUT}端子 - V_{ADJ}端子间连接电阻 (R_a)、在V_{ADJ}端子 - V_{SS}端子间连接电阻 (R_b) 来设定输出电压。

请根据所需的输出电压在表15的范围内选择R_a和R_b。

注意 因V_{ADJ}端子的阻抗较高,容易受噪音的影响,务请充分注意布线方式。

表15

V _{OUT(S)}	R _a	R _b
1.8 V	与V _{OUT} 端子连接	不需要
1.85 V ~ 15.0 V ^{*1}	0.25 kΩ ~ 2.55 MΩ	10 kΩ ~ 200 kΩ

*1. 如果需要使用V_{OUT(S)} > 15.0 V时, 请向代理商咨询。

■ 用语的说明

1. 输出电压 (V_{OUT})

输入电压、输出电流、温度在某一固定的条件*1下时，精度为±1.5%的输出电压。

*1. 因产品的不同而有所差异。

注意 若不能满足某一固定的条件，则输出电压的精度有可能为±1.5%的范围以外。详情请参阅 "■ 电气特性"、
"■ 各种特性数据 (典型数据)"。

2. 输入稳定度 $\left(\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}\right)$

表示输出电压对输入电压的依赖性。即，当输出电流一定时，输出电压随输入电压的变化而产生的变化量。

3. 负载稳定度 (ΔV_{OUT2})

表示输出电压对输出电流的依赖性。即，当输入电压一定时，输出电压随输出电流的变化而产生的变化量。

■ 工作说明

1. 输出电压外部设定产品

本IC准备了可通过外部电阻来设定输出电压的输出电压外部设定产品。通过在VOUT端子 - VADJ端子间连接电阻 (R_a)、在VADJ端子 - VSS端子间连接电阻 (R_b) 来设定输出电压。

输出电压可根据以下公式计算。

$$V_{OUT} = 1.8 + R_a \times I_a \dots\dots\dots (1)$$

将 $I_a = I_{VADJ} + 1.8 / R_b$ 导入上述公式 (1) 中,

$$V_{OUT} = 1.8 + R_a \times (I_{VADJ} + 1.8 / R_b) = 1.8 \times (1.0 + R_a / R_b) + R_a \times I_{VADJ} \dots\dots\dots (2)$$

在上述公式 (2) 中, R_a × I_{VADJ}为导致输出电压发生误差的原因。

如果R_a × I_{VADJ}比1.8 × (1.0 + R_a / R_b) 足够小, 就可以判断误差很小。

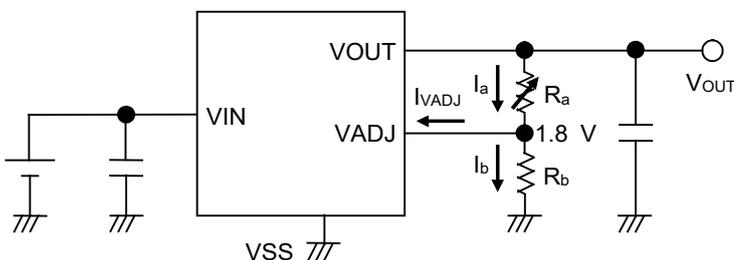


图19

输出电压设定为V_{OUT} = 12.0 V时的计算示例如下式所示：

R_b = 10 kΩ时, 将I_{VADJ} = 0.074 μA typ.代入 (2) 式中,
则电阻R_a = (12.0 - 1.8) / (I_{VADJ} + 1.8 / 10 k) ≈ 56.6 kΩ

注意 上述连接图参数并不作为保证电路工作的依据。实际的应用电路请在进行充分的实测基础上设定参数。

2. VADJ开环保护电路 (输出电压外部设定产品)

本IC内置开环保护电路，在VOUT端子与VADJ端子之间的连接发生异常，电路变为开环时，用来控制输出电压变为过电压。

当VADJ端子处于开路状态，短路状态或电阻 R_a 为开路状态时，开环保护电路控制内部电路以抑制输出电压。

如图20所示，当VADJ端子为开路状态时，开环保护电路通过控制内部电路，使输出电压控制在0.0 V typ.。

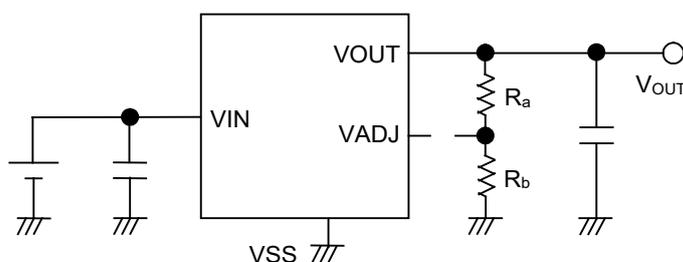


图20 VADJ端子为开路状态时

如图21所示，当VADJ端子短路到 V_{SS} 状态时，开环保护电路通过控制内部电路，使输出电压控制在1.6 V typ.。

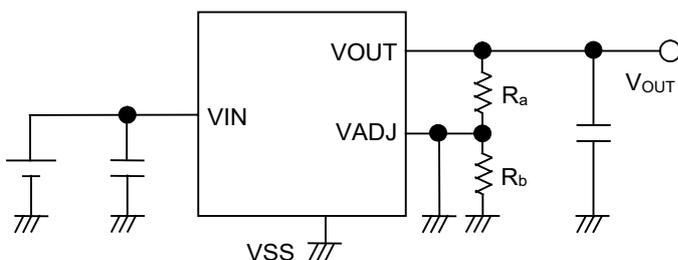


图21 VADJ端子短路到 V_{SS} 状态时

如图22所示，当VADJ端子通过电阻 R_b 仅连接在 V_{SS} 侧时，开环保护电路通过控制内部电路，使输出电压控制在1.6 V typ.。

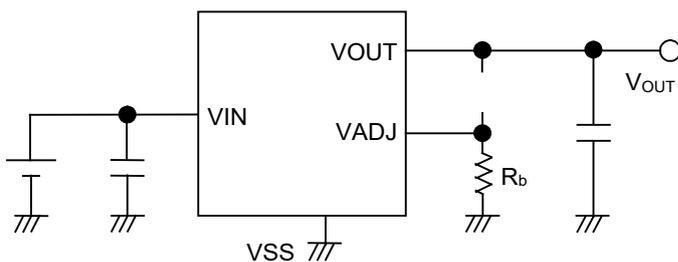


图22 电阻 R_a 为开路状态时

电阻 R_b 选择200 k Ω 时，输出电压可能会在0 V ~ 在6 V的范围内发生振铃。

VADJ端子的开路状态，短路状态、或是电阻 R_a 的开路状态等连接异常解除后，设定输出电压再次输出到VOUT端子。

3. 基本工作

图23所示框图说明了本IC的基本工作。

输出电压 (V_{OUT}) 经反馈电阻 (R_s 和 R_f) 分压，产生反馈电压 (V_{fb})，并和基准电压 (V_{ref}) 经误差放大器作比较。通过误差放大器控制输出晶体管，可以不受输入电压 (V_{IN}) 的影响，保持 V_{OUT} 稳定工作，即稳压工作。

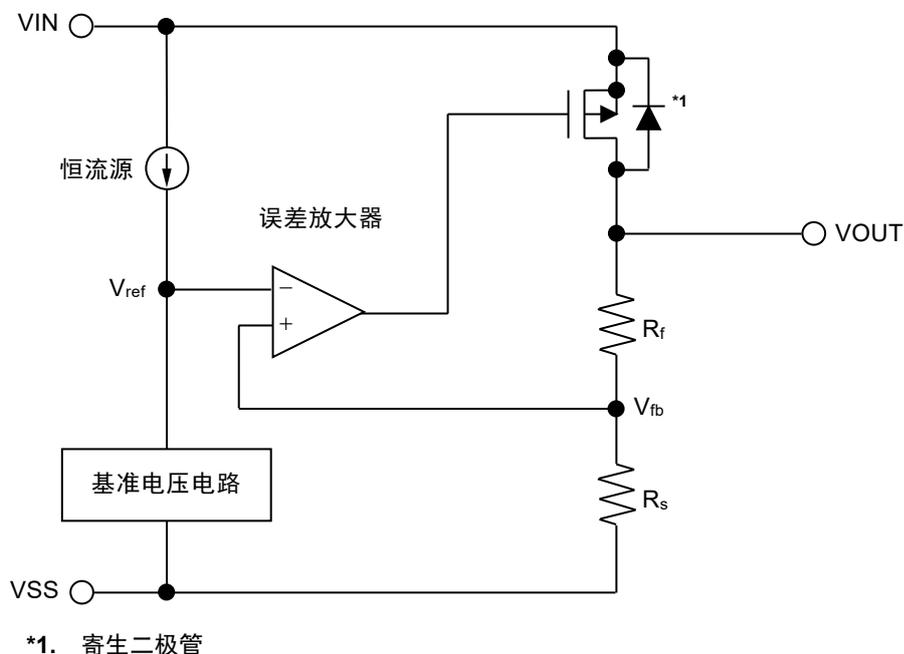


图23

4. 输出晶体管

本IC的 V_{IN} 端子 - V_{OUT} 端子间的输出晶体管，采用了低通态电阻的P沟道MOS FET。为了保持 V_{OUT} 稳定，输出晶体管的通态电阻会根据输出电流 (I_{OUT}) 而适当地发生变化。

注意 在晶体管的构造上，因在 V_{IN} 端子 - V_{OUT} 端子间存在有寄生二极管，当 V_{OUT} 的电位高于 V_{IN} 时，有可能因反向电流而导致IC被毁坏。因此，请注意 V_{OUT} 不要超过 $V_{IN} + 0.3 V$ 。

5. ON / OFF端子

ON / OFF端子通过控制内部电路以及输出晶体管来启动以及停止稳压器的作用。将ON / OFF端子设定为OFF电位后，会停止内部电路的工作，关闭VIN端子 - VOUT端子之间的输出晶体管，从而大幅度控制消耗电流。

对ON / OFF端子施加 $0.8\text{ V} \sim V_{\text{IN}} - 0.3\text{ V}$ 的电压时，会增加消耗电流，务请注意。

ON / OFF端子的结构如图24所示。

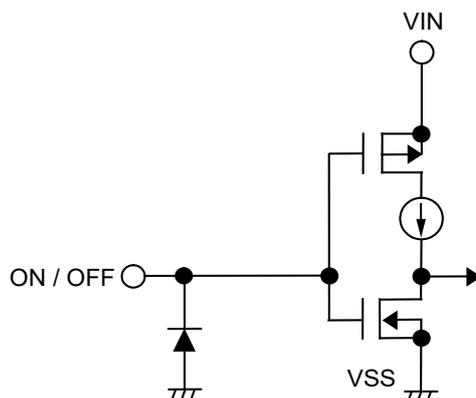


图24

6. 过载电流保护电路

本IC为了限制输出晶体管的过载电流，内置了过载电流保护电路。当VOUT端子与VSS端子短路时，即输出短路时，可通过过载电流保护电路的工作将输出电流限制为50 mA typ.。当输出晶体管被解除了过载电流状态后，重新开始进行稳压工作。

注意 过载电流保护电路并非兼备过热保护电路。例如，若因输出短路等原因而导致输出晶体管长时间持续保持过载电流状态时，请注意输入电压、负载电流的条件，不要超过容许功耗。

7. 热敏关闭电路

本IC为了防止因发热而引起的对产品的破坏，内置了热敏关闭电路。当结点温度上升到170°C typ.时，热敏关闭电路变为检测状态，稳压器被停止工作。当结点温度下降到135°C typ.时，热敏关闭电路变为解除状态，稳压器重新开始工作。由于IC的自身发热而导致热敏关闭电路变为检测状态时，稳压器被停止工作， V_{OUT} 也随之下降。因此，IC的自身发热被限制，温度也随之降低。当IC的温度降低后，热敏关闭电路变为解除状态，稳压器重新开始工作，随后，IC再一次发生自身发热的现象。这种工作现象反复发生后，会使 V_{OUT} 的波形变为脉冲状。要阻止这种现象，只有通过降低 V_{IN} 或 I_{OUT} 的任意一方或双方，促使IC内部的消耗电力变小，或者通过降低周围环境温度来实现。如果持续发生这种现象，则有可能导致产品性能恶化等的物理性损伤，务请注意。

注意 在热敏关闭电路从检测状态变为解除状态，稳压器重新开始工作的过程中，若流入较大的负载电流，则有可能因自身发热而导致热敏关闭电路再次变为检测状态，影响稳压器重新开始工作。例如，对电容较大的 C_L 进行充电时，会产生较大的负载电流。

请在实际的应用电路上对包括温度特性等进行充分的实试验证后再选定 C_L 。

表16

热敏关闭电路	V_{OUT} 端子电压
解除 : 135°C typ.*1	一定值*2
检测 : 170°C typ.*1	下拉到 V_{SS} *3

*1. 结点温度

*2. 根据设定输出电压值进行稳压工作时输出的一定值。

*3. 根据反馈电阻 (R_s 和 R_f) 和负载的条件而被下拉到 V_{SS} 。

■ 注意事項

- 一般而言，电压稳压器在负载电流低的（小于或等于0.1 mA）条件下使用时，有可能会因输出晶体管的泄漏电流而导致输出电压上升。
- 一般而言，电压稳压器在高温条件下使用时，有可能会因输出晶体管的泄漏电流而导致输出电压上升。
- 一般而言，电压稳压器的ON/OFF端子在OFF电位的条件下使用时，有可能会因输出晶体管的泄漏电流而导致输出电压上升。
- 一般而言，电压稳压器在电源的阻抗较高的条件下使用时，有可能发生振荡。请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定C_{IN}。
- 一般而言，电压稳压器有可能因所选择外接元器件的不同发生振荡。本IC推荐以下条件，请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定C_{IN}、C_L。

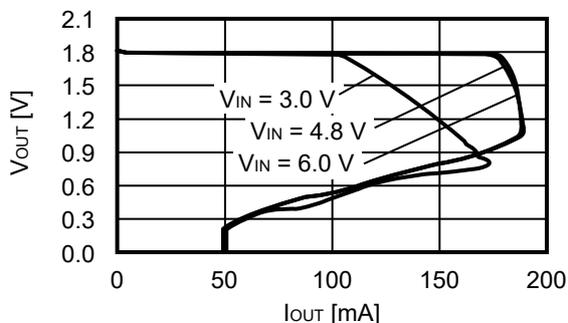
输入电容器 (C_{IN}) : 推荐使用大于或等于0.1 μF的陶瓷电容器
输出电容器 (C_L) : 推荐使用大于或等于1.0 μF的陶瓷电容器

- 一般而言，电压稳压器是因输入电压的启动、输入电压的变动、负载的变动等变动因素以及C_{IN}、C_L的电容、等效串联电阻 (ESR) 值的不同，使输出电压的过冲、下冲的程度有变动，并有可能影响到稳定工作。请在实际的应用电路上对包括温度特性等进行充分的实测试验证后再选定C_{IN}、C_L。
- 一般而言，电压稳压器若在输入电压启动时、输入电压变动时等输入电压发生急剧变化的情况下，输出电压有可能会产生瞬间的过冲，因此请在实际的应用电路上对包括温度特性等进行充分的实测试验证，确认没有发生问题。
- 一般而言，电压稳压器在V_{OUT}端子被急剧短路到GND时，应用电路上的电感与包括C_L在内的静电电容会发生共振现象，此种现象有可能使V_{OUT}端子发生超过绝对最大额定值的负电压。通过在共振路径上插入串联电阻，可期待缓和共振现象，通过在V_{OUT}端子 - V_{SS}端子间插入保护二极管，可期待获得限制负电压的效果。
- 若在C_L的电容较大的条件下急剧地启动输入电压，由于流入C_L的充电电流使IC自身发热，因此有可能导致热敏关闭电路变为检测状态。
- 请确认输入输出电压、负载电流的条件，使内部功耗不超过容许功耗。
- 本IC虽内置了防静电保护电路，但请不要对IC施加超过保护电路性能的过大静电。
- 在探讨本IC可输出的输出电流值时，请确认 "■ 电气特性" 的表13、表14中输出电流值及栏外的注意事项*7。
- 在应用电路上进行与VIN端子、V_{OUT}端子和V_{SS}端子相关的布线时，请注意尽量使阻抗变低。此外，请将VIN端子 - V_{SS}端子间的C_{IN}和V_{OUT}端子 - V_{SS}端子间的C_L各自连接到本IC连接端子的附近。
- 利用外部电阻来设定输出电压时，请将V_{OUT}端子 - V_{ADJ}端子间的电阻 (R_a) 和V_{ADJ}端子 - V_{SS}端子间的电阻 (R_b) 连接到各自端子的附近。
- 对于备有底面散热板的封装，请牢固地安装底面散热板。散热性能因应用电路条件的不同而异，请在实际的应用电路上进行充分的实测试验证，确认没有发生问题。
- 使用本公司的IC生产产品时，如因其产品中对该IC的使用方法或产品的规格，或因进口国等原因，使包括本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

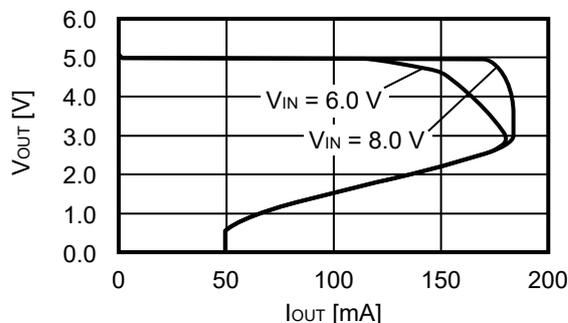
■ 各种特性数据 (典型数据)

1. 输出电压 - 输出电流 (负载电流增加时) ($T_a = +25^\circ\text{C}$)

1.1 $V_{OUT} = 1.8\text{ V}$



1.2 $V_{OUT} = 5.0\text{ V}$

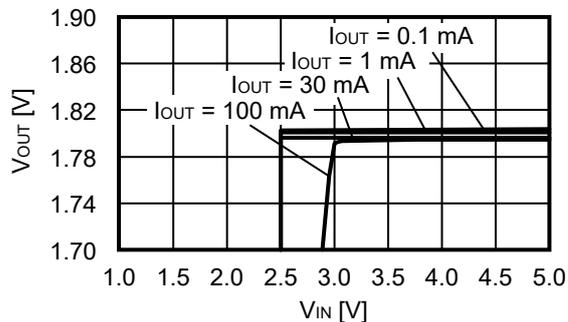
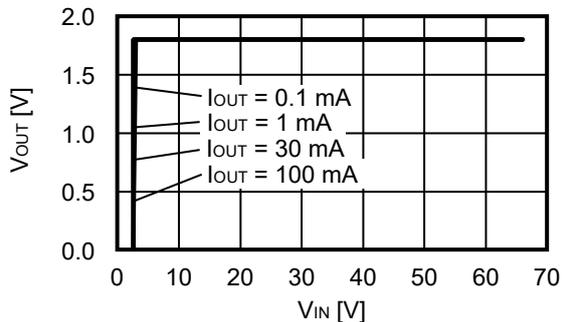


备注 设定所需的输出电流时, 请注意如下问题。

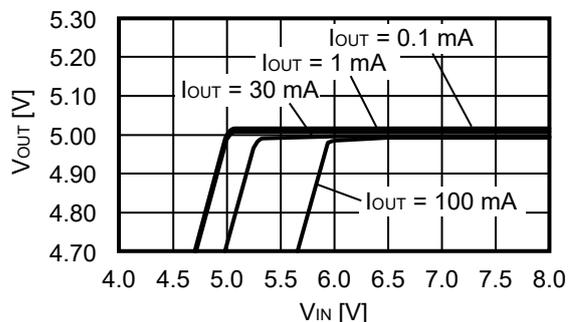
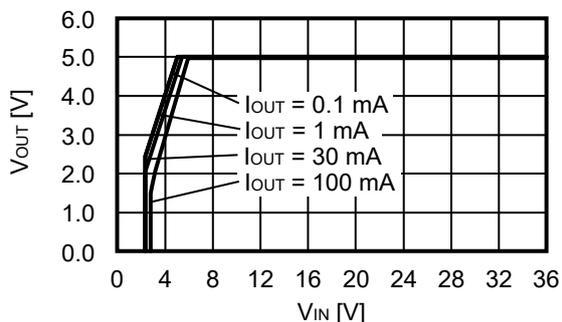
1. "■ 电气特性" 的表13、表14中输出电流最小值以及注意事项*7
2. 容许功耗

2. 输出电压 - 输入电压 ($T_a = +25^\circ\text{C}$)

2.1 $V_{OUT} = 1.8\text{ V}$

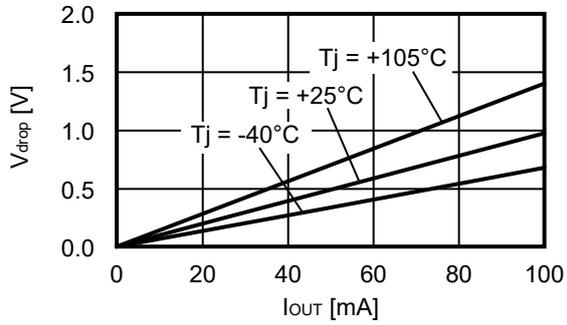


2.2 $V_{OUT} = 5.0\text{ V}$

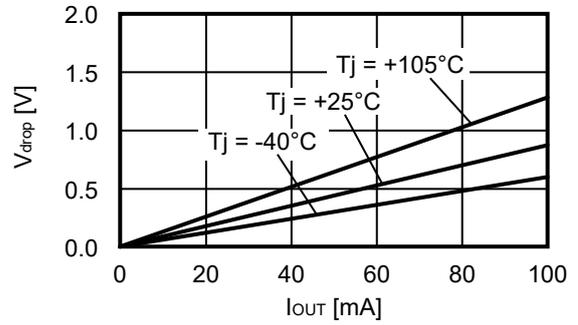


3. 输入输出电压差 - 输出电流

3.1 $V_{OUT} = 3.3\text{ V}$

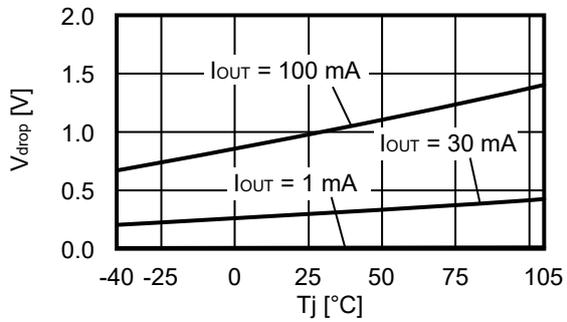


3.2 $V_{OUT} = 5.0\text{ V}$

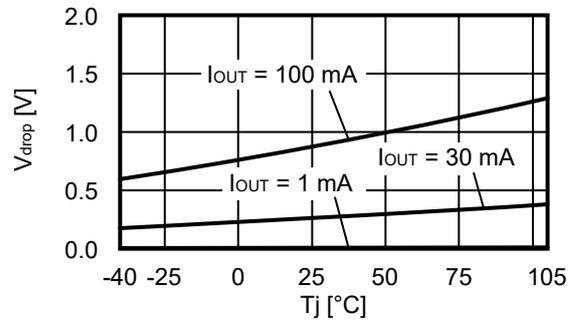


4. 输入输出电压差 - 结点温度

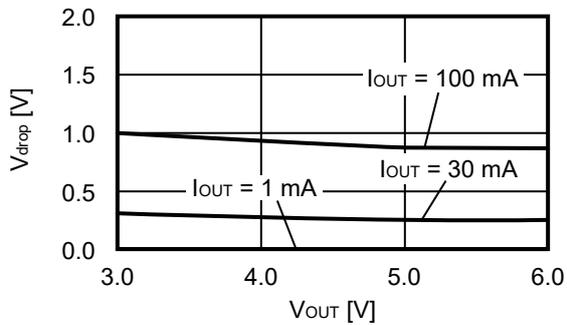
4.1 $V_{OUT} = 3.3\text{ V}$



4.2 $V_{OUT} = 5.0\text{ V}$

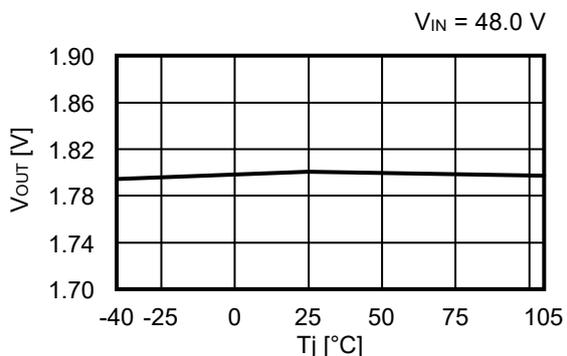


5. 输入输出电压差 - 设定输出电压 ($T_a = +25^\circ\text{C}$)

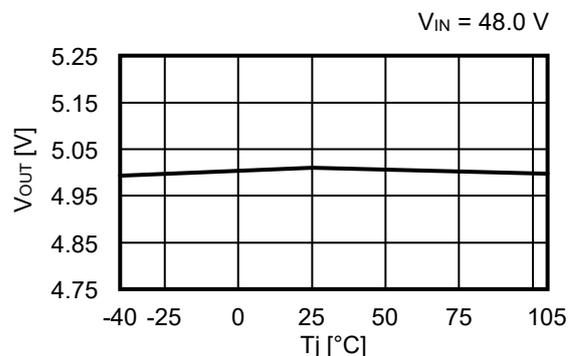


6. 输出电压 - 结点温度

6.1 $V_{OUT} = 1.8\text{ V}$

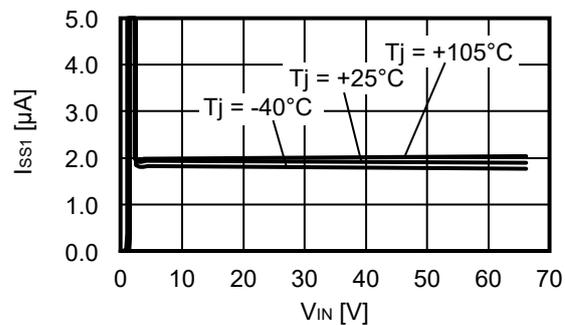
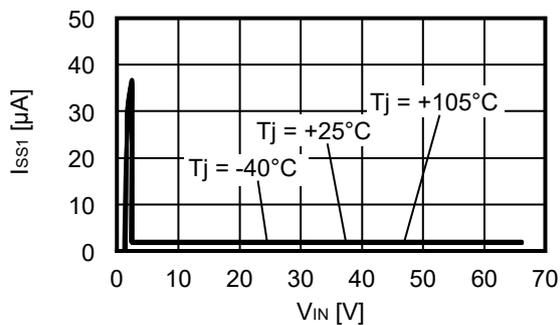


6.2 $V_{OUT} = 5.0\text{ V}$

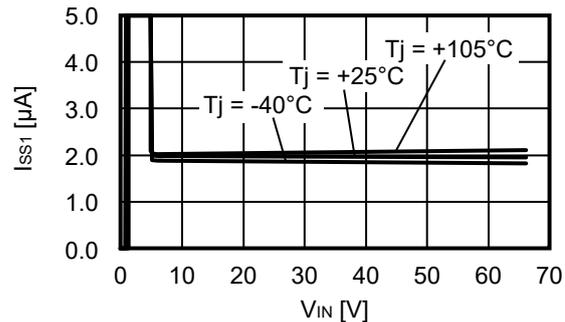
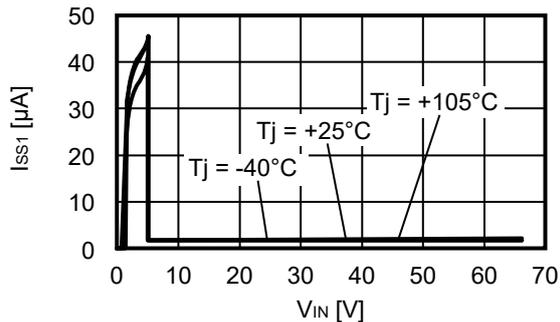


7. 工作时消耗电流 - 输入电压 (ON / OFF端子为ON, 无负载)

7.1 $V_{OUT} = 1.8\text{ V}$

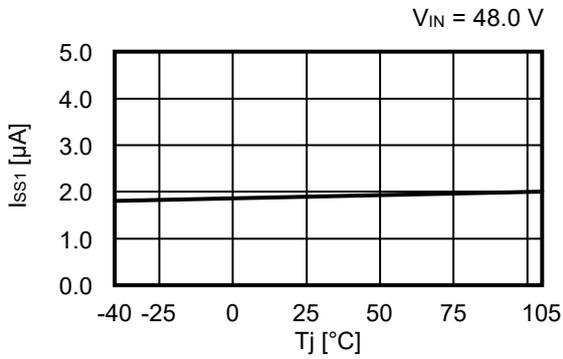


7.2 $V_{OUT} = 5.0\text{ V}$

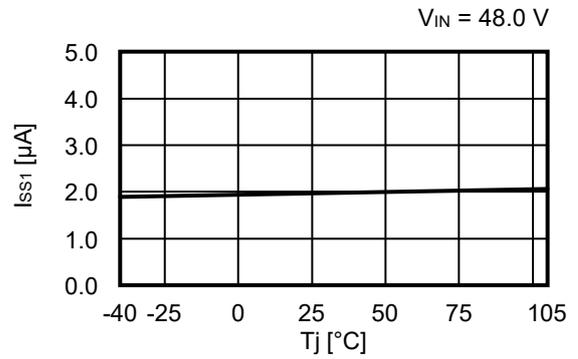


8. 工作时消耗电流 - 结点温度

8.1 $V_{OUT} = 1.8\text{ V}$

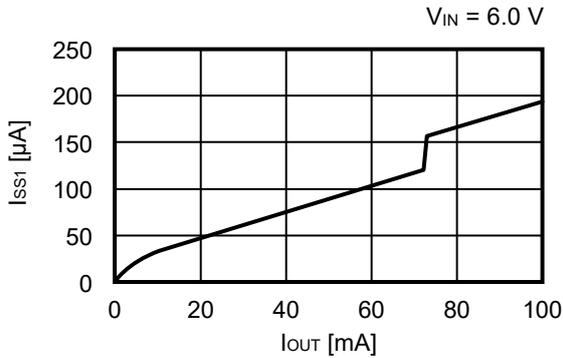


8.2 $V_{OUT} = 5.0\text{ V}$

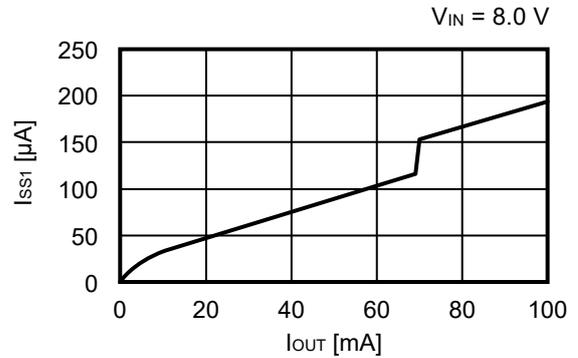


9. 工作时消耗电流 - 输出电流 ($T_a = +25^\circ\text{C}$)

9.1 $V_{OUT} = 1.8\text{ V}$

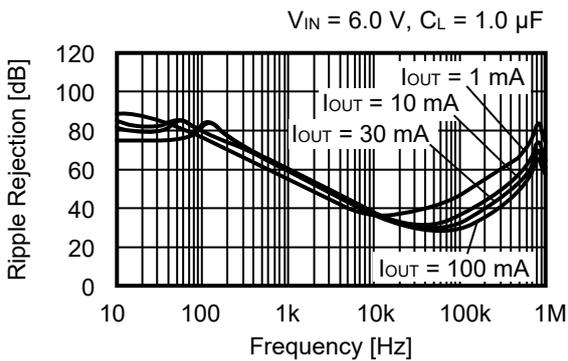


9.2 $V_{OUT} = 5.0\text{ V}$

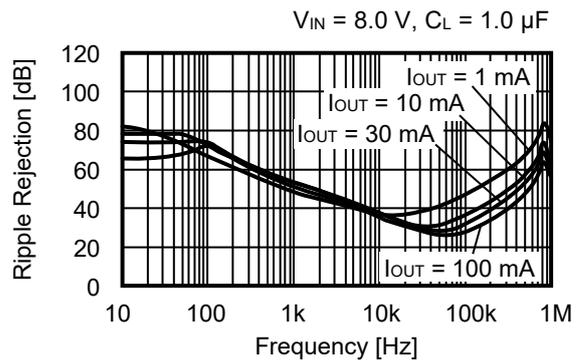


10. 纹波抑制率 ($T_a = +25^\circ\text{C}$)

10.1 $V_{OUT} = 1.8\text{ V}$



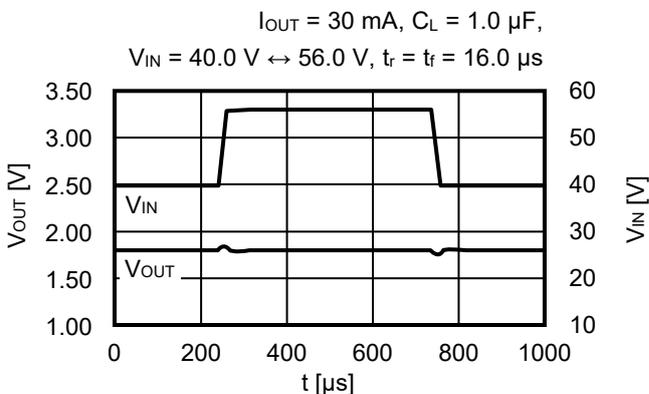
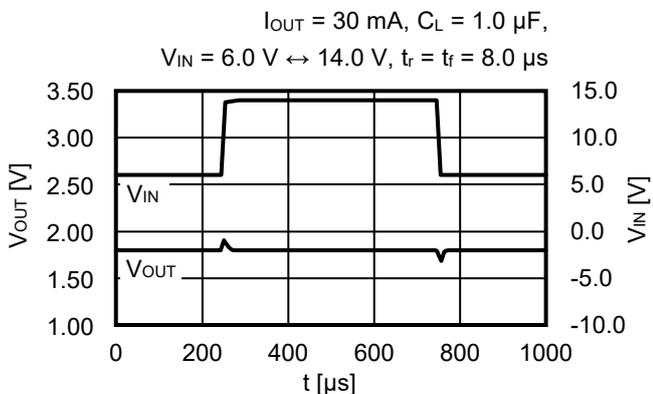
10.2 $V_{OUT} = 5.0\text{ V}$



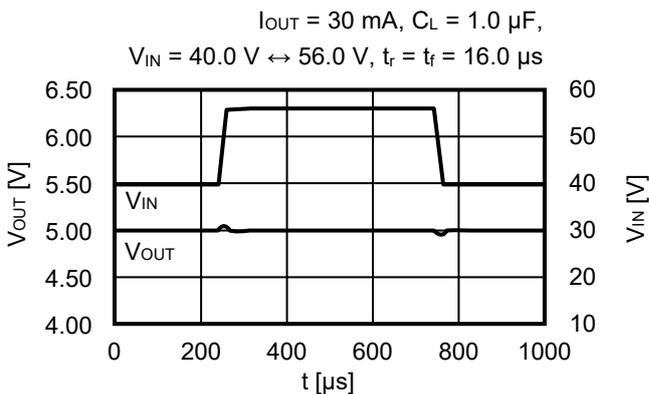
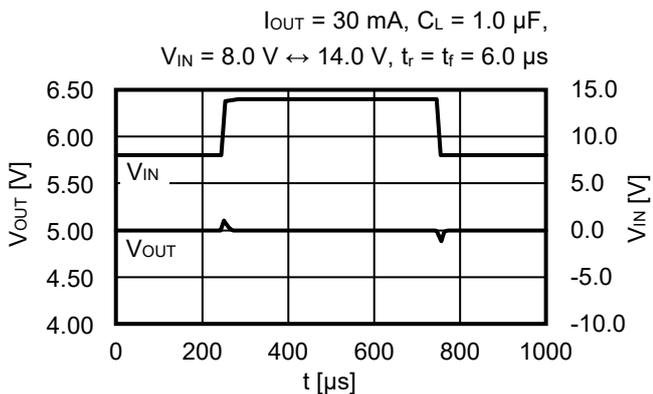
■ 参考数据

1. 输入过渡响应特性 (Ta = +25°C)

1.1 V_{OUT} = 1.8 V

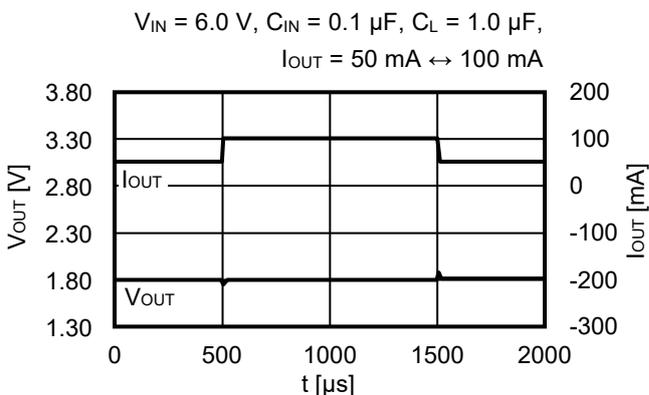
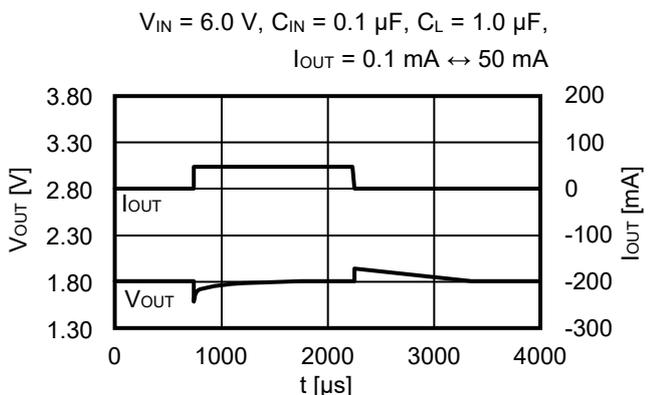


1.2 V_{OUT} = 5.0 V



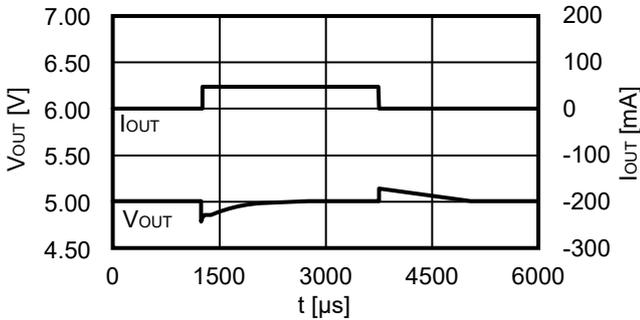
2. 负载过渡响应特性 (Ta = +25°C)

2.1 V_{OUT} = 1.8 V

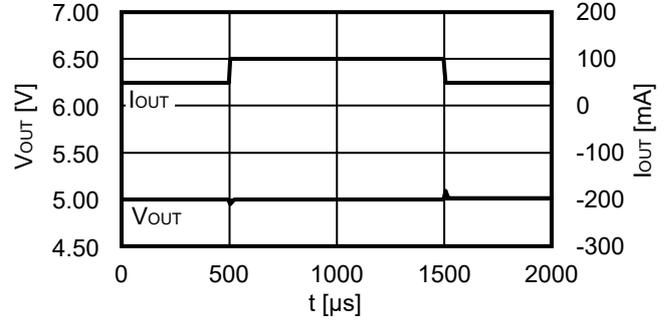


2.2 $V_{OUT} = 5.0\text{ V}$

$V_{IN} = 8.0\text{ V}$, $C_{IN} = 0.1\ \mu\text{F}$, $C_L = 1.0\ \mu\text{F}$,
 $I_{OUT} = 0.1\text{ mA} \leftrightarrow 50.0\text{ mA}$



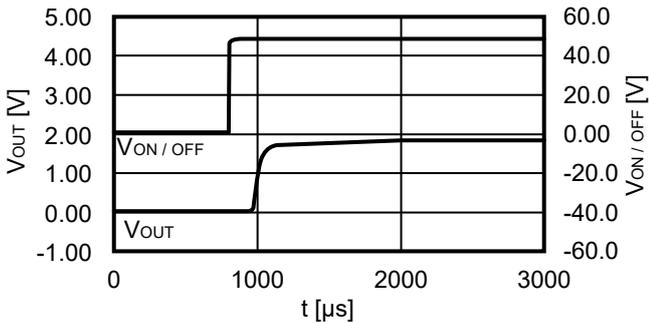
$V_{IN} = 8.0\text{ V}$, $C_{IN} = 0.1\ \mu\text{F}$, $C_L = 1.0\ \mu\text{F}$,
 $I_{OUT} = 50\text{ mA} \leftrightarrow 100\text{ mA}$



3. ON / OFF端子过渡响应特性 ($T_a = +25^\circ\text{C}$)

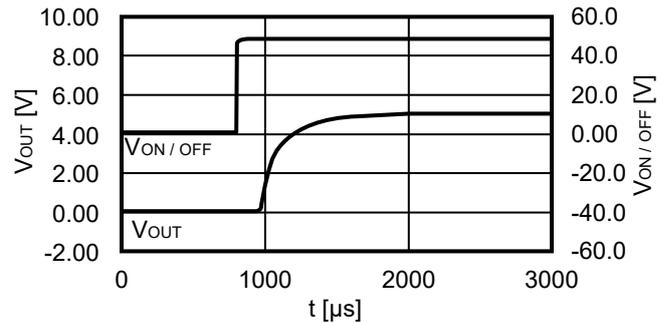
3.1 $V_{OUT} = 1.8\text{ V}$

$V_{IN} = 48.0\text{ V}$, $C_{IN} = 0.1\ \mu\text{F}$, $C_L = 1.0\ \mu\text{F}$,
 $I_{OUT} = 30\text{ mA}$, $V_{ON/OFF} = 0\text{ V} \rightarrow 48.0\text{ V}$



3.2 $V_{OUT} = 5.0\text{ V}$

$V_{IN} = 48.0\text{ V}$, $C_{IN} = 0.1\ \mu\text{F}$, $C_L = 1.0\ \mu\text{F}$,
 $I_{OUT} = 30\text{ mA}$, $V_{ON/OFF} = 0\text{ V} \rightarrow 48.0\text{ V}$



4. 等效串联电阻 - 输出电流特性例 ($T_a = -40^\circ\text{C} \sim +105^\circ\text{C}$)

$C_{IN} = 0.1\ \mu\text{F}$, $C_L = 1.0\ \mu\text{F}$

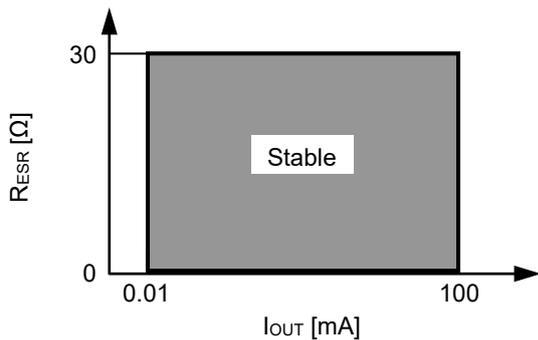
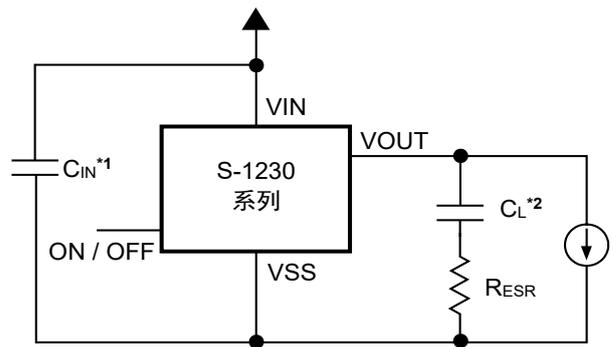


图25



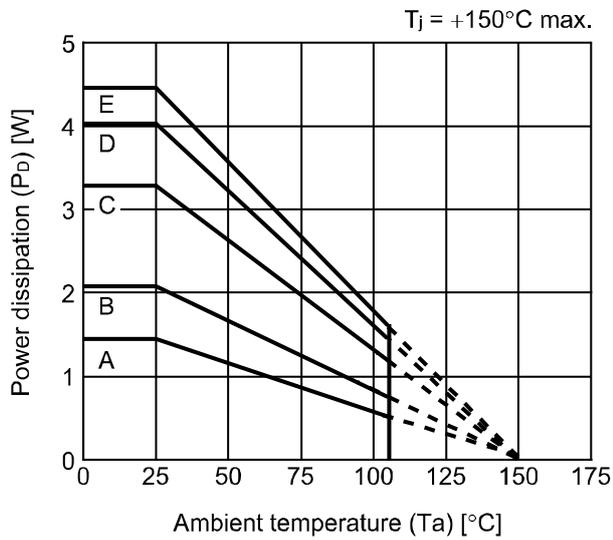
*1. C_{IN} : TDK Corporation CGA4J2X8R1H104K (0.1 μF)

*2. C_L : TDK Corporation CGA5L2X7R2A105K (1.0 μF)

图26

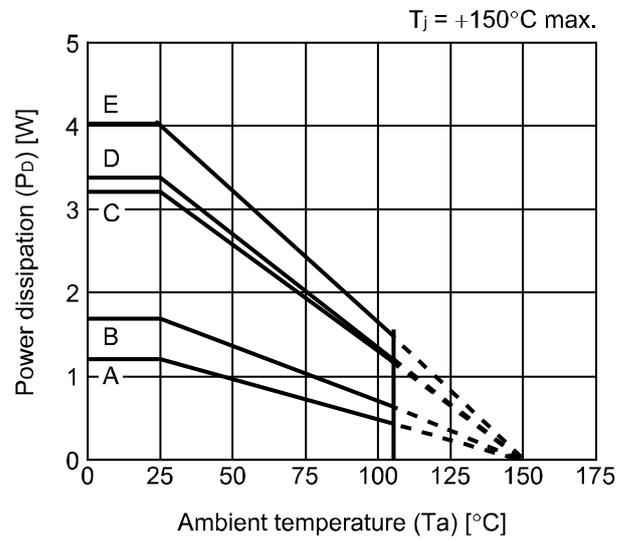
■ Power Dissipation

TO-252-5S(A)



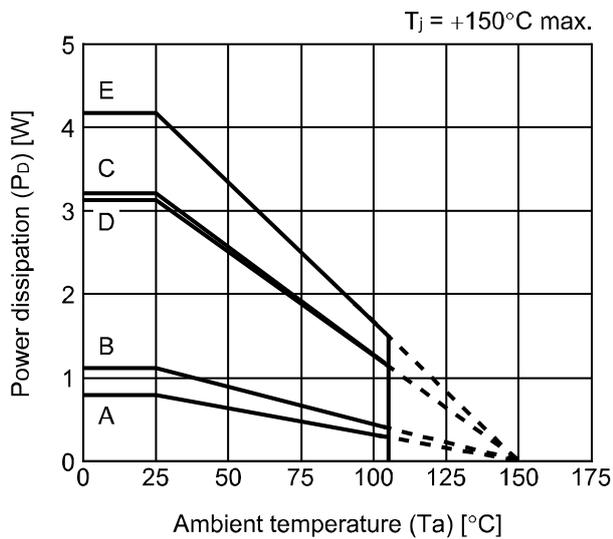
Board	Power Dissipation (P_D)
A	1.45 W
B	2.08 W
C	3.29 W
D	4.03 W
E	4.46 W

HSOP-8A



Board	Power Dissipation (P_D)
A	1.20 W
B	1.69 W
C	3.21 W
D	3.38 W
E	4.03 W

HTMSOP-8

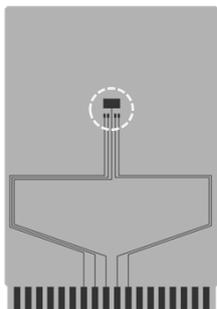


Board	Power Dissipation (P_D)
A	0.79 W
B	1.11 W
C	3.21 W
D	3.13 W
E	4.17 W

TO-252-5S Test Board

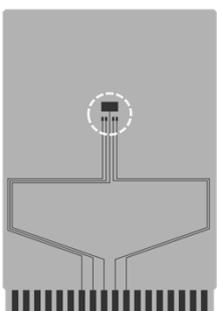
(1) Board A

 IC Mount Area



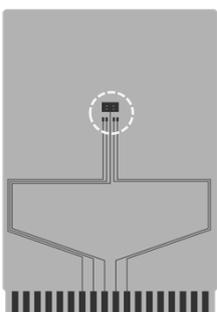
Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	2	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	-
	3	-
	4	74.2 x 74.2 x t0.070
Thermal via	-	

(2) Board B

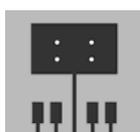


Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	-	

(3) Board C



Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	Number: 4 Diameter: 0.3 mm	



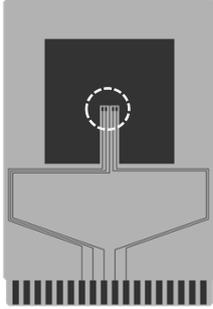
enlarged view

No. TO252-5S-A-Board-SD-1.0

TO-252-5S Test Board

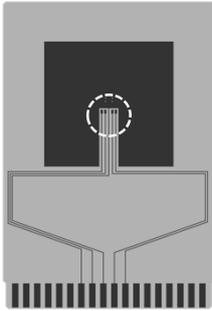
(4) Board D

 IC Mount Area



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		-

(5) Board E



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		Number: 4 Diameter: 0.3 mm



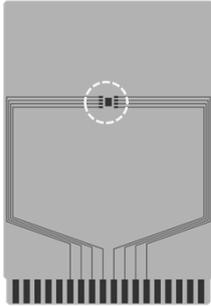
enlarged view

No. TO252-5S-A-Board-SD-1.0

HSOP-8A Test Board

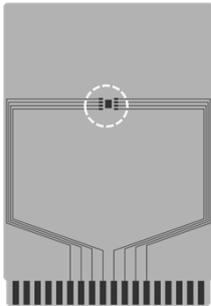
(1) Board A

 IC Mount Area



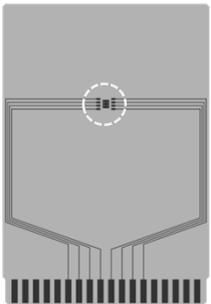
Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		2
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	-
	3	-
	4	74.2 x 74.2 x t0.070
Thermal via		-

(2) Board B

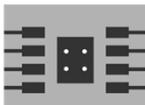


Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		-

(3) Board C



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		Number: 4 Diameter: 0.3 mm



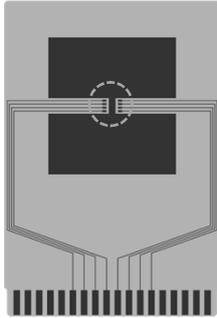
enlarged view

No. HSOP8A-A-Board-SD-1.0

HSOP-8A Test Board

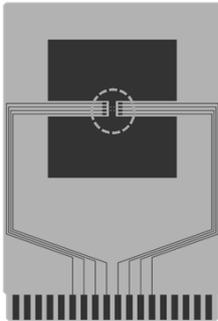
(4) Board D

 IC Mount Area



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		-

(5) Board E



Item		Specification
Size [mm]		114.3 x 76.2 x t1.6
Material		FR-4
Number of copper foil layer		4
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via		Number: 4 Diameter: 0.3 mm



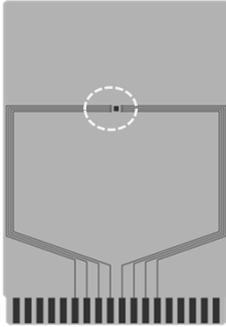
enlarged view

No. HSOP8A-A-Board-SD-1.0

HTMSOP-8 Test Board

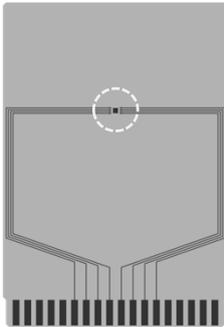
 IC Mount Area

(1) Board A



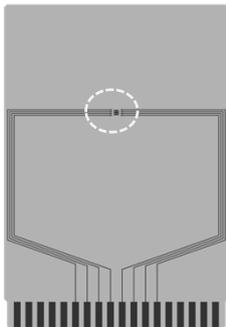
Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	2	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	-
	3	-
	4	74.2 x 74.2 x t0.070
Thermal via	-	

(2) Board B



Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	-	

(3) Board C



Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Land pattern and wiring for testing: t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	Number: 4 Diameter: 0.3 mm	



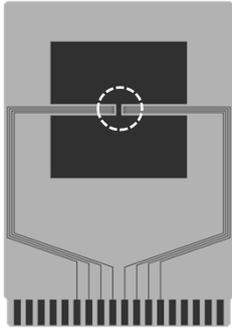
enlarged view

No. HTMSOP8-A-Board-SD-1.0

HTMSOP-8 Test Board

 IC Mount Area

(4) Board D

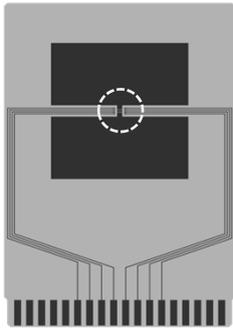


Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	-	



enlarged view

(5) Board E

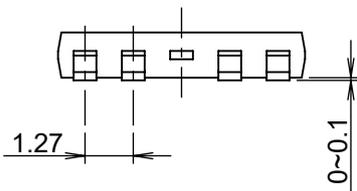
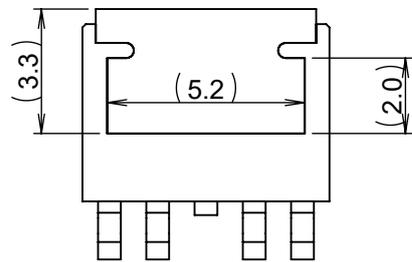
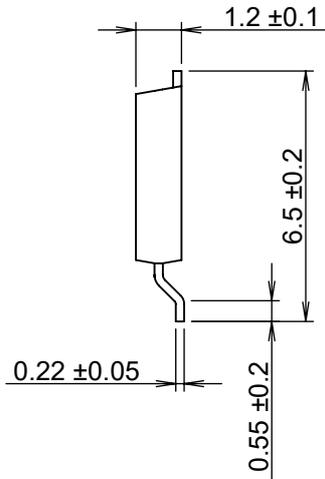
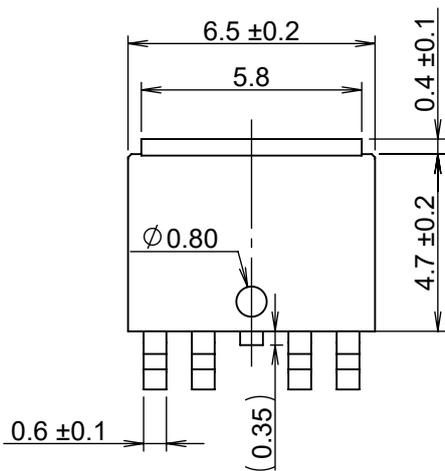


Item	Specification	
Size [mm]	114.3 x 76.2 x t1.6	
Material	FR-4	
Number of copper foil layer	4	
Copper foil layer [mm]	1	Pattern for heat radiation: 2000mm ² t0.070
	2	74.2 x 74.2 x t0.035
	3	74.2 x 74.2 x t0.035
	4	74.2 x 74.2 x t0.070
Thermal via	Number: 4 Diameter: 0.3 mm	



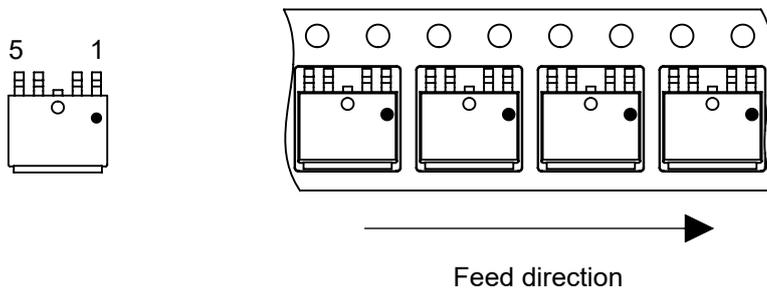
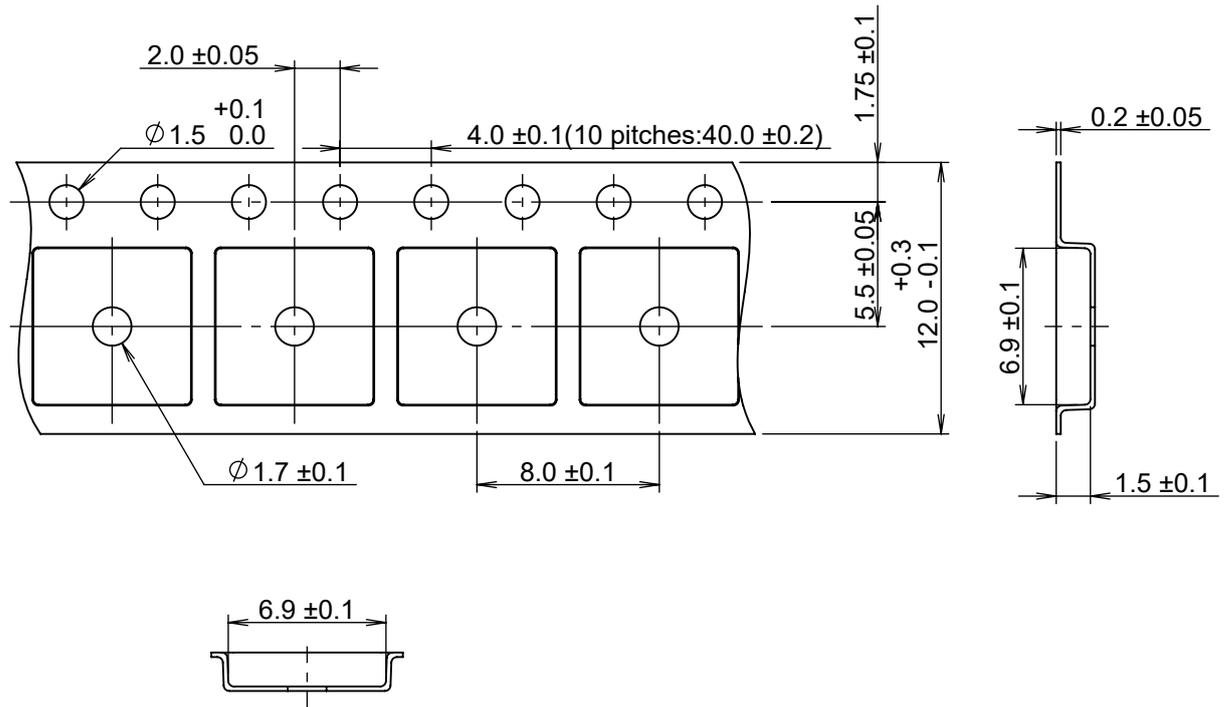
enlarged view

No. HTMSOP8-A-Board-SD-1.0



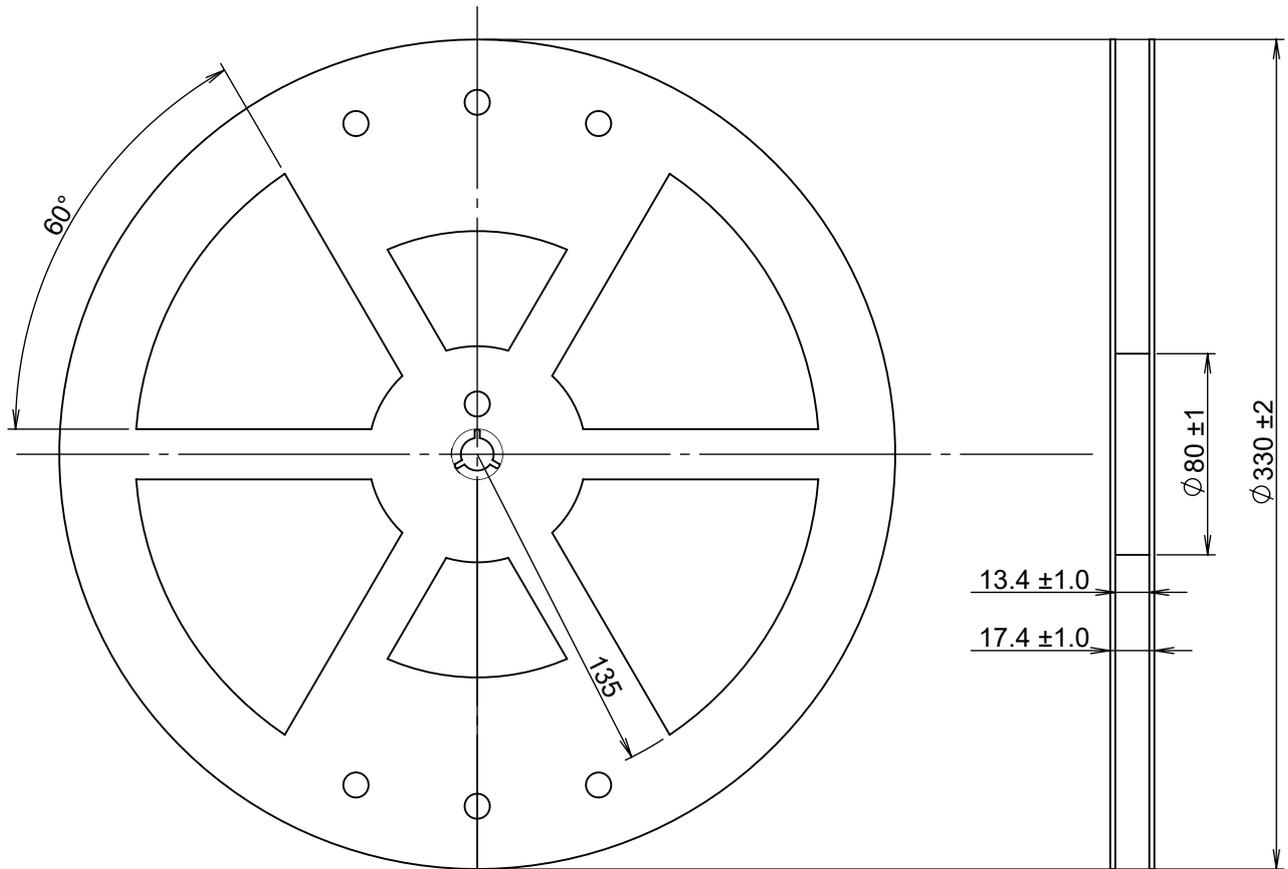
No. VA005-A-P-SD-2.0

TITLE	TO-252-5S-A-PKG Dimensions
No.	VA005-A-P-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	

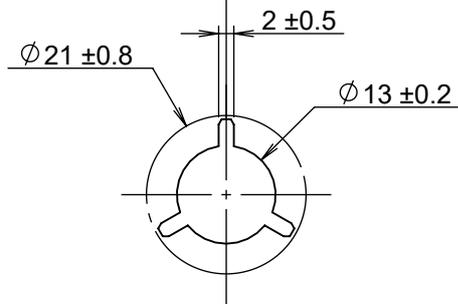


No. VA005-A-C-SD-1.0

TITLE	TO-252-5S-A-Carrier Tape
No.	VA005-A-C-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

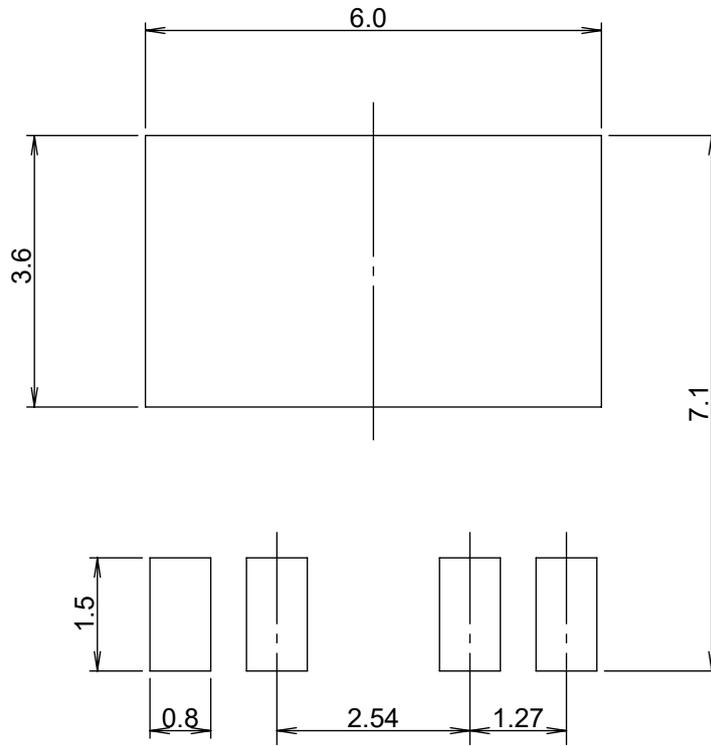


Enlarged drawing in the central part



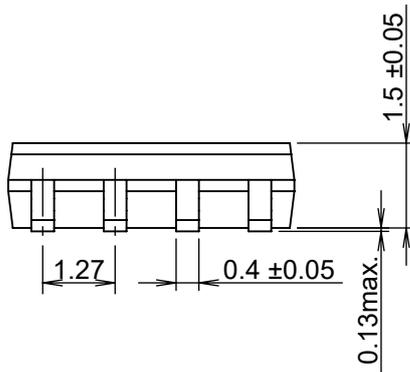
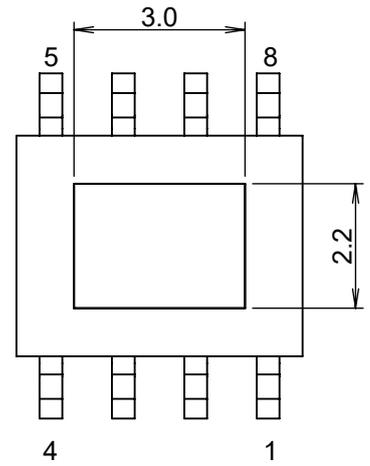
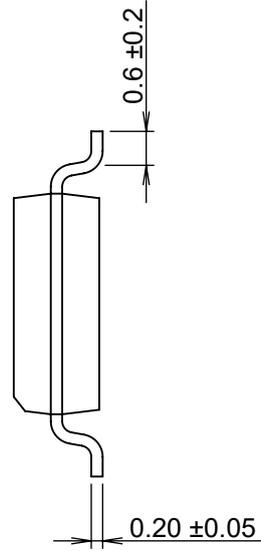
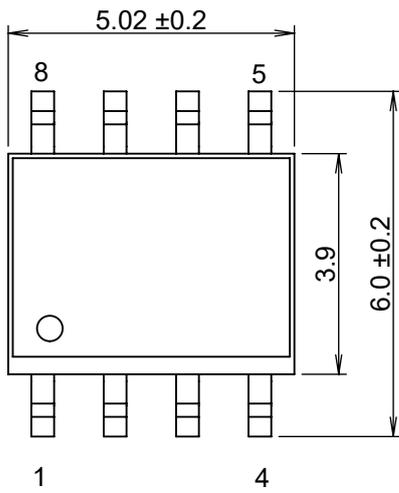
No. VA005-A-R-SD-1.1

TITLE	TO-252-5S-A-Reel		
No.	VA005-A-R-SD-1.1		
ANGLE		QTY.	4,000
UNIT	mm		
ABLIC Inc.			



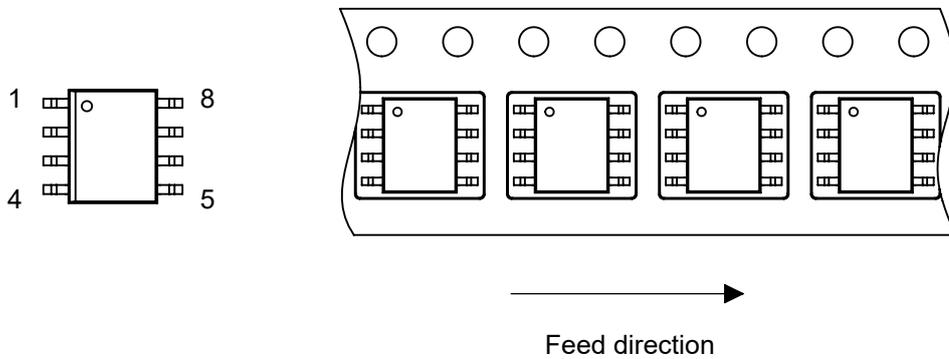
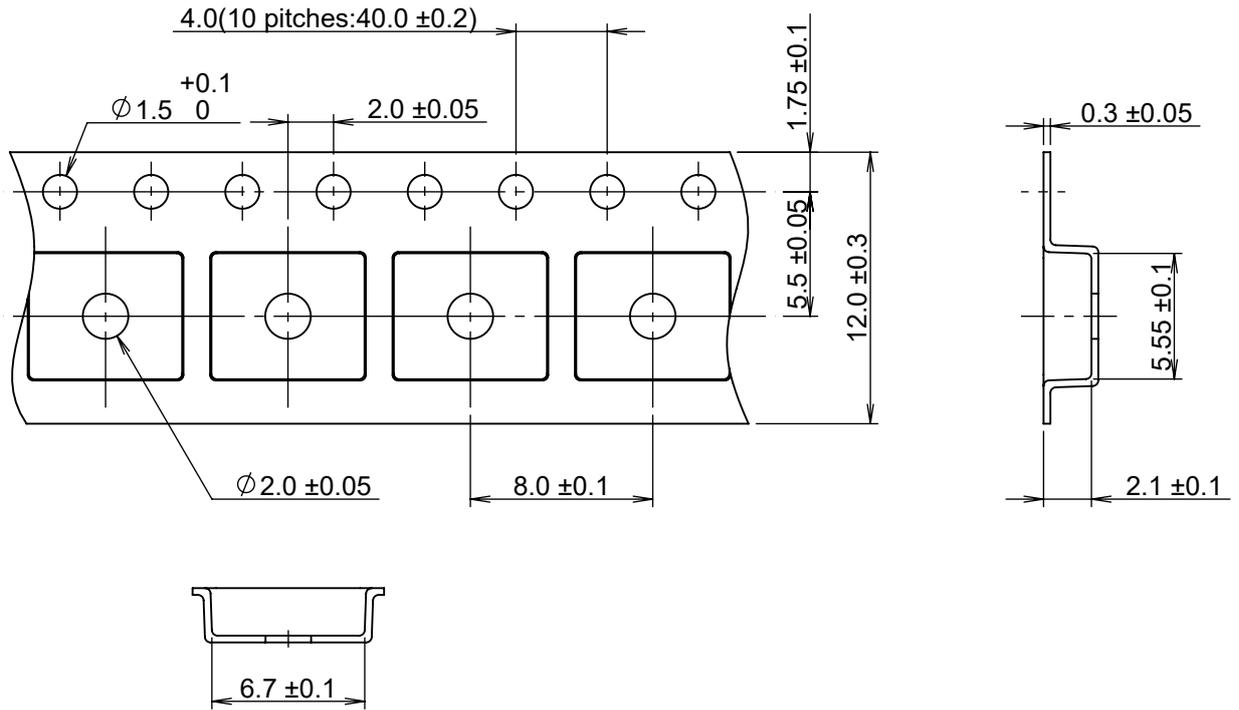
No. VA005-A-L-SD-1.0

TITLE	TO-252-5S-A -Land Recommendation
No.	VA005-A-L-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	



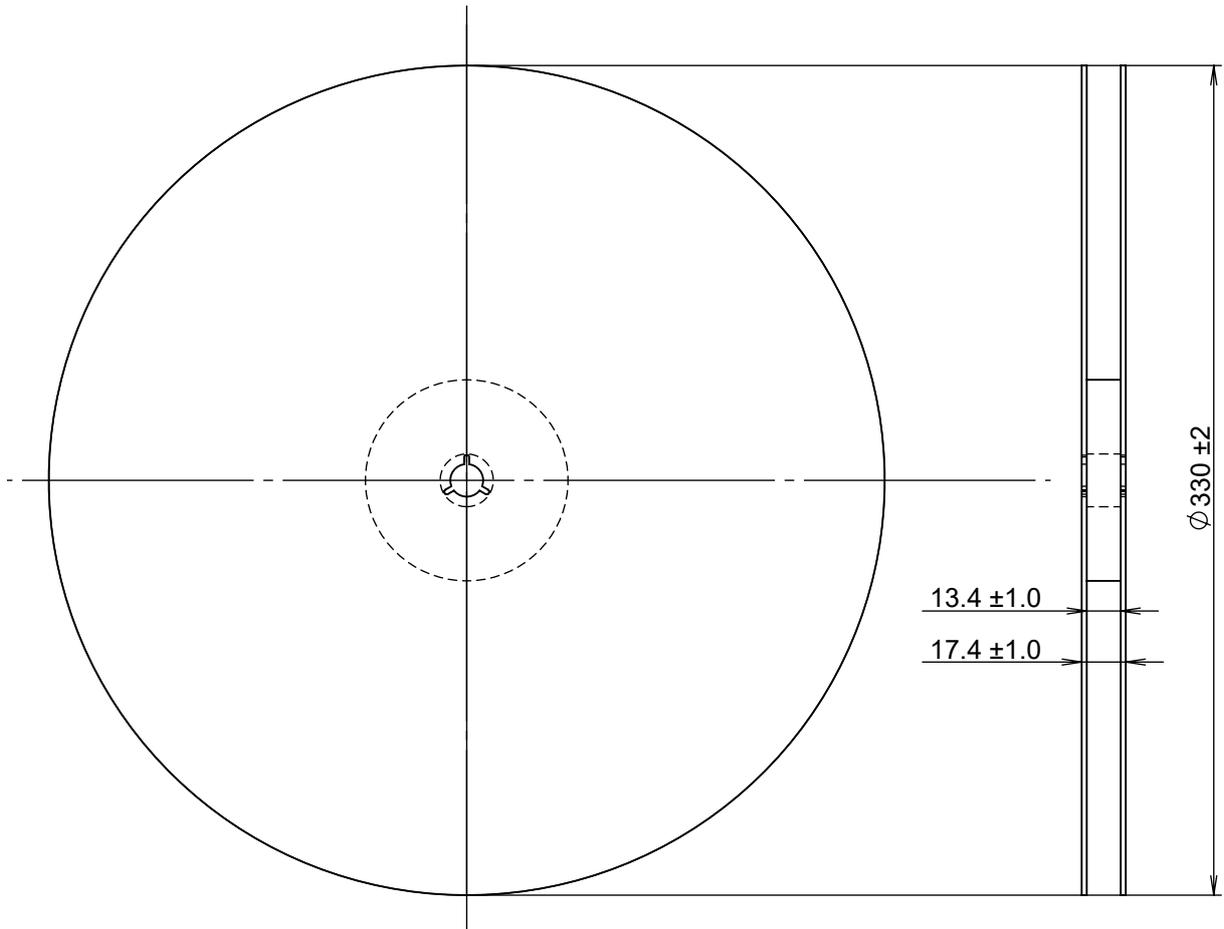
No.FH008-A-P-SD-2.0

TITLE	HSOP8A-A-PKG Dimensions
No.	FH008-A-P-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	

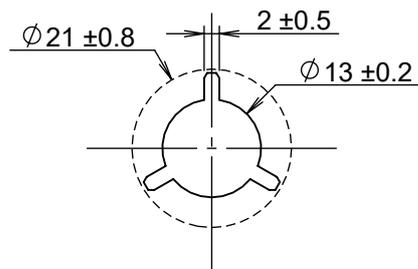


No. FH008-A-C-SD-1.0

TITLE	HSOP8A-A-Carrier Tape
No.	FH008-A-C-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

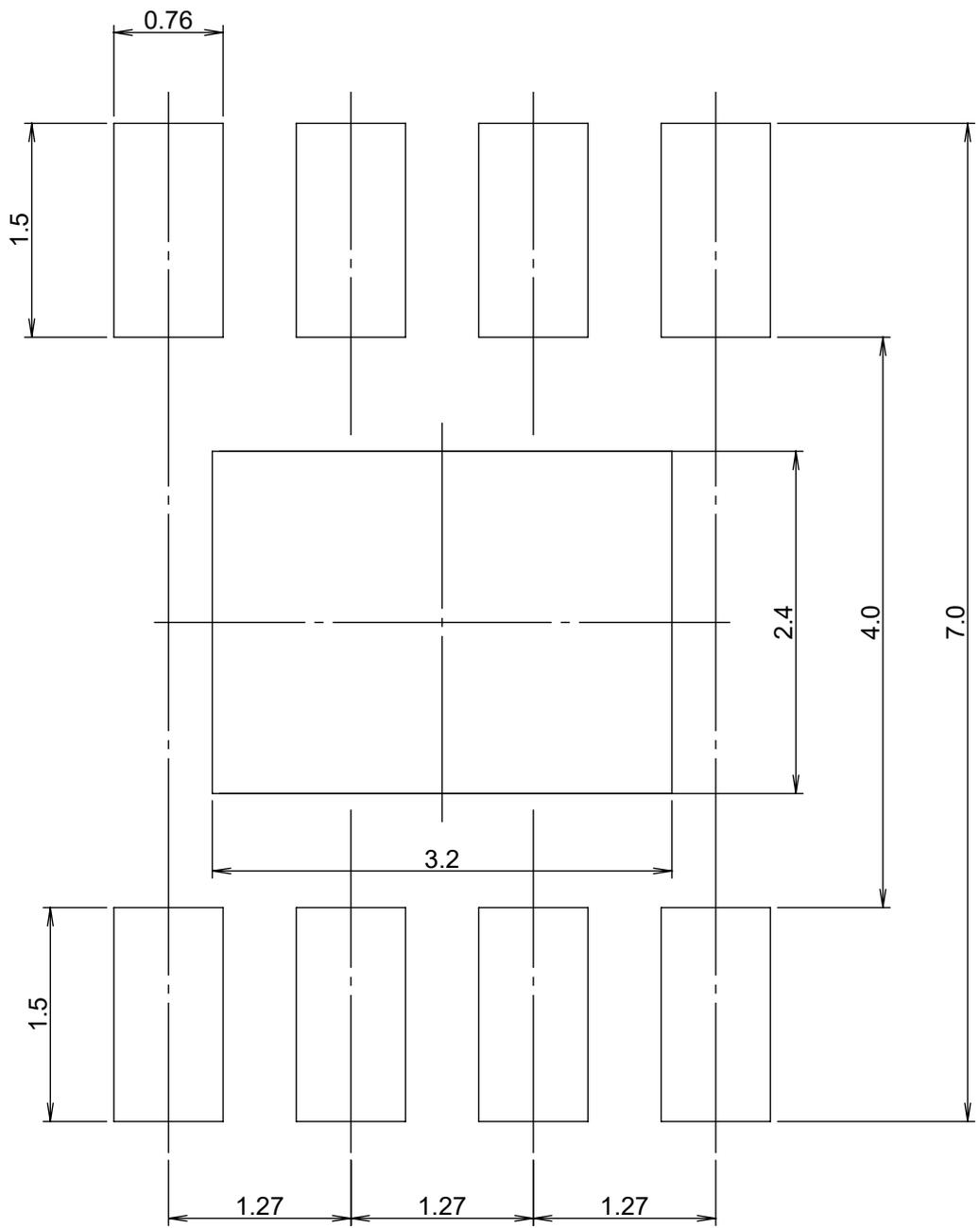


Enlarged drawing in the central part



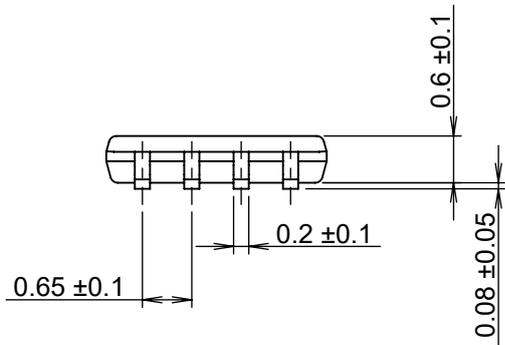
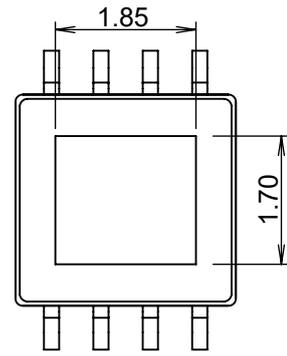
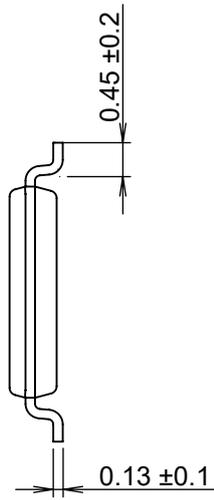
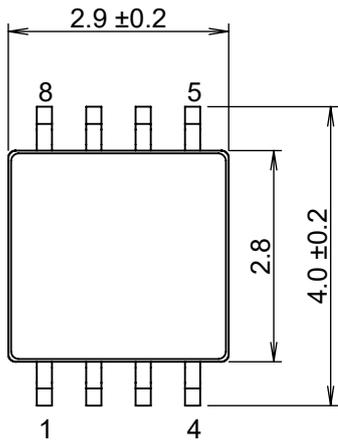
No. FH008-A-R-SD-1.1

TITLE	HSOP8A-A-Reel		
No.	FH008-A-R-SD-1.1		
ANGLE		QTY.	4,000
UNIT	mm		
ABLIC Inc.			



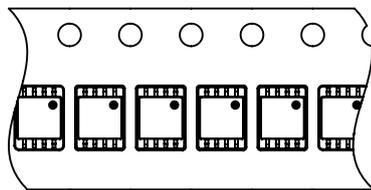
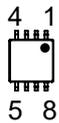
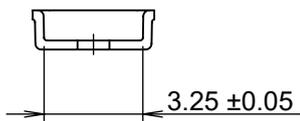
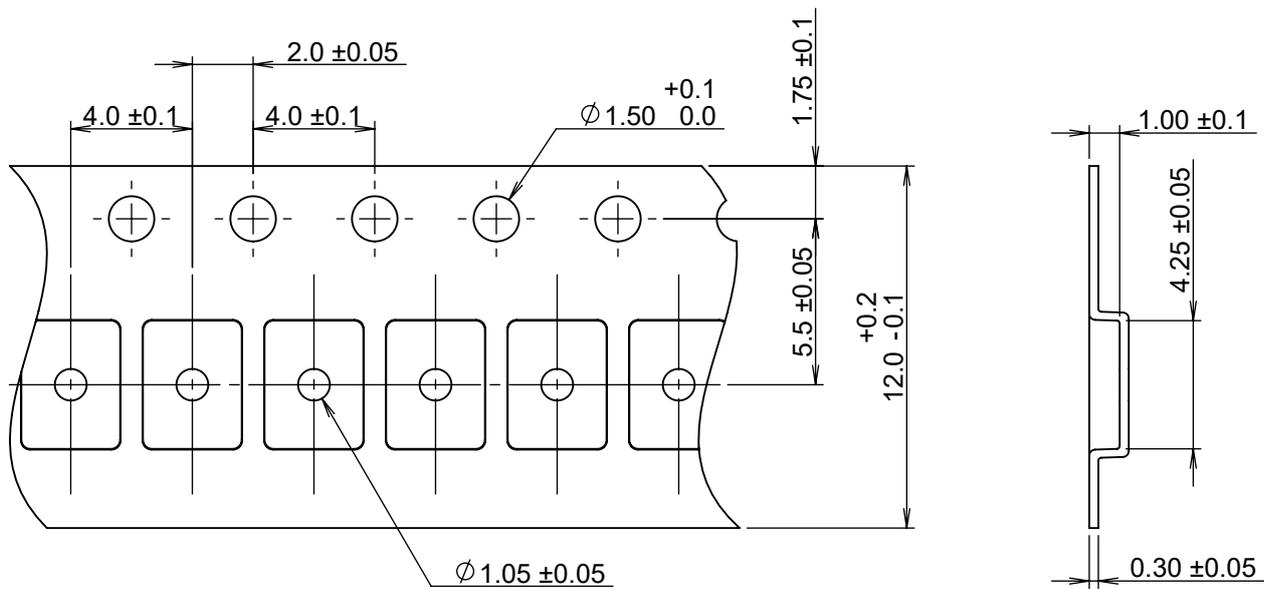
No. FH008-A-L-SD-1.0

TITLE	HSOP8A-A -Land Recommendation
No.	FH008-A-L-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	



No. FP008-A-P-SD-2.0

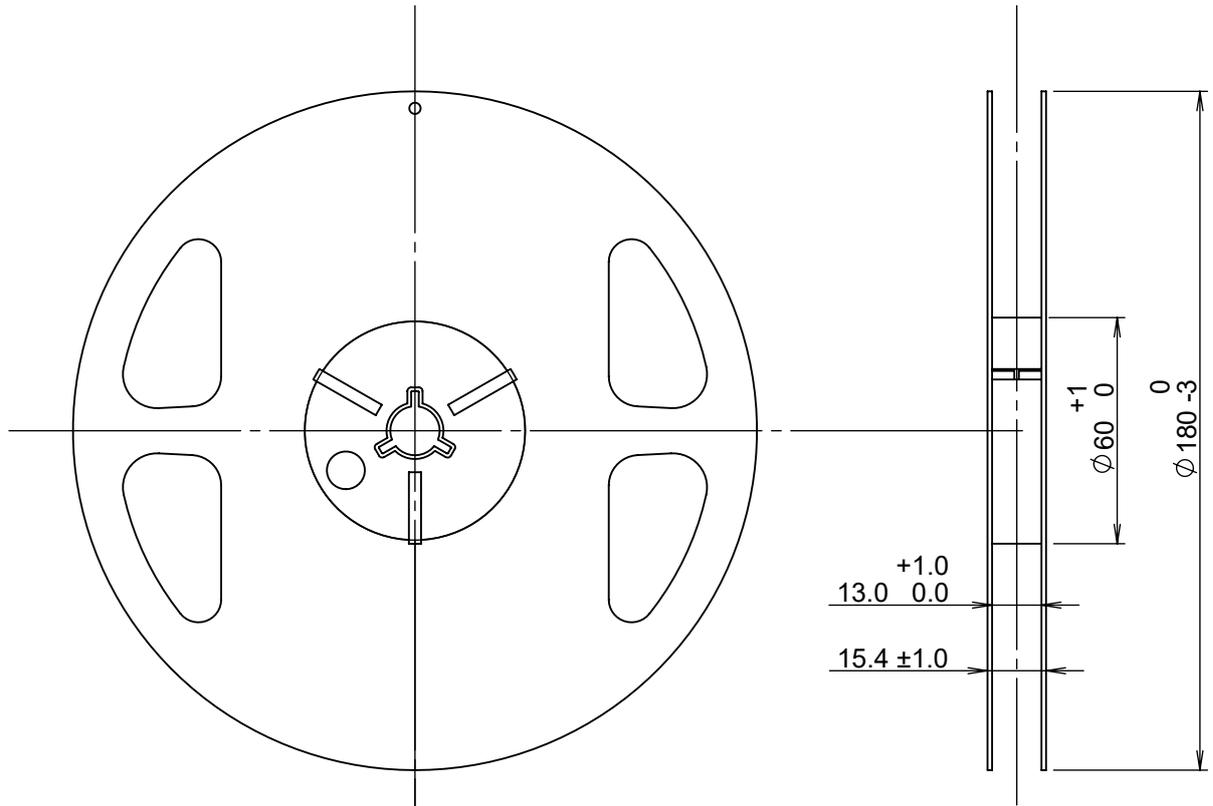
TITLE	HTMSOP8-A-PKG Dimensions
No.	FP008-A-P-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



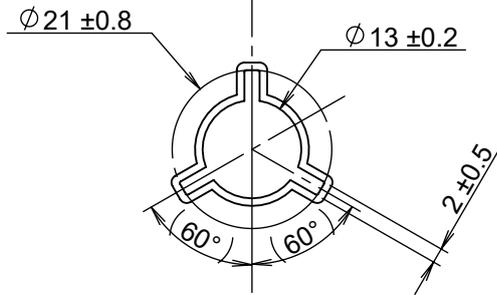
→
Feed direction

No. FP008-A-C-SD-1.0

TITLE	HTMSOP8-A-Carrier Tape
No.	FP008-A-C-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

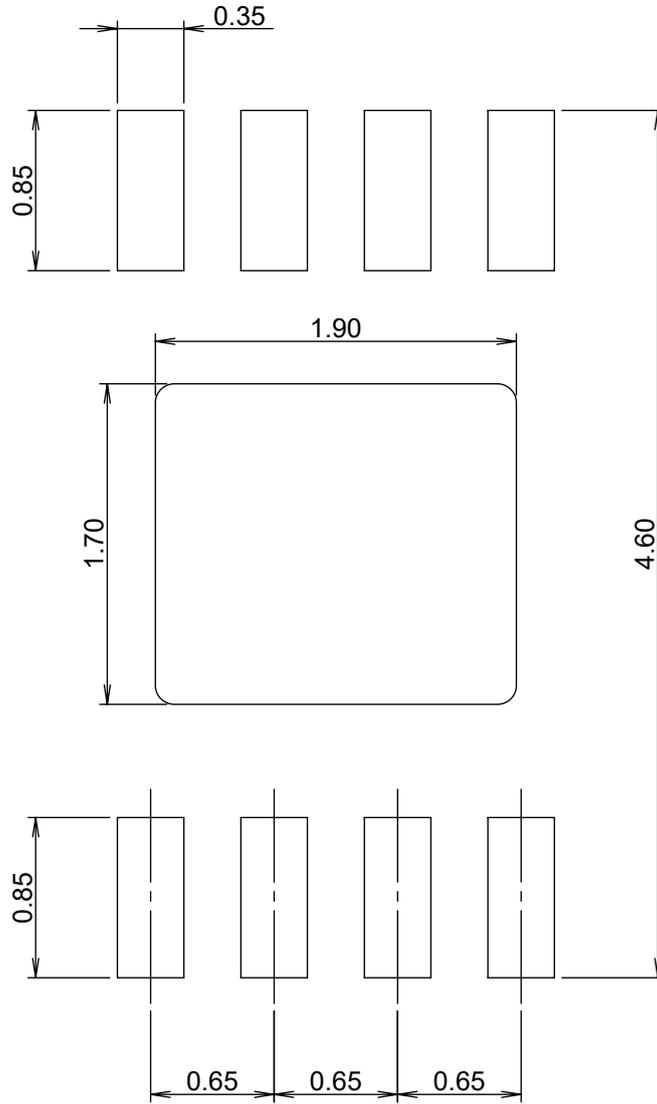


Enlarged drawing in the central part



No. FP008-A-R-SD-2.0

TITLE	HTMSOP8-A-Reel		
No.	FP008-A-R-SD-2.0		
ANGLE		QTY.	4,000
UNIT	mm		
ABLIC Inc.			



No. FP008-A-L-SD-2.0

TITLE	HTMSOP8-A -Land Recommendation
No.	FP008-A-L-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	

免责声明 (使用注意事项)

1. 本资料记载的所有信息 (产品数据、规格、图、表、程序、算法、应用电路示例等) 是本资料公开时的最新信息, 有可能未经预告而更改。
2. 本资料记载的电路示例和使用方法仅供参考, 并非保证批量生产的设计。使用本资料的信息后, 发生并非因本资料记载的产品 (以下称本产品) 而造成的损害, 或是发生对第三方知识产权等权利侵犯情况, 本公司对此概不承担任何责任。
3. 因本资料记载错误而导致的损害, 本公司对此概不承担任何责任。
4. 请注意在本资料记载的条件范围内使用产品, 特别请注意绝对最大额定值、工作电压范围和电气特性等。因在本资料记载的条件范围外使用产品而造成的故障和 (或) 事故等的损害, 本公司对此概不承担任何责任。
5. 在使用本产品时, 请确认使用国家、地区以及用途的法律、法规, 测试产品用途的满足能力和安全性能。
6. 本产品出口海外时, 请遵守外汇交易及外国贸易法等出口法令, 办理必要的相关手续。
7. 严禁将本产品用于以及提供 (出口) 于开发大规模杀伤性武器或军事用途。对于如提供 (出口) 给开发、制造、使用或储藏核武器、生物武器、化学武器及导弹, 或有其他军事目的者的情况, 本公司对此概不承担任何责任。
8. 本产品并非是设计用于可能对生命、人体造成影响的设备或装置的部件, 也非是设计用于可能对财产造成损害的设备或装置的部件 (医疗设备、防灾设备、安全防范设备、燃料控制设备、基础设施控制设备、车辆设备、交通设备、车载设备、航空设备、太空设备及核能设备等)。请勿将本产品用于上述设备或装置的部件。本公司事先明确标示的车载用途例外。作为上述设备或装置的部件使用本产品时, 或本公司事先明确标示的用途以外使用本产品时, 所导致的损害, 本公司对此概不承担任何责任。
9. 半导体产品可能有一定的概率发生故障或误工作。为了防止因本产品的故障或误工作而导致的人身事故、火灾事故、社会性损害等, 请客户自行负责进行冗长设计、防止火势蔓延措施、防止误工作等安全设计。并请对整个系统进行充分的评价, 客户自行判断适用的可否。
10. 本产品非耐放射线设计产品。请客户根据用途, 在产品设计的过程中采取放射线防护措施。
11. 本产品在一般的使用条件下, 不会影响人体健康, 但因含有化学物质和重金属, 所以请不要将其放入口中。另外, 晶元和芯片的破裂面可能比较尖锐, 徒手接触时请注意防护, 以免受伤等。
12. 废弃本产品时, 请遵守使用国家和地区的法令, 合理地处理。
13. 本资料中也包含了与本公司的著作权和专有知识有关的内容。本资料记载的内容并非是对本公司或第三方的知识产权、其它权利的实施及使用的承诺或保证。严禁在未经本公司许可的情况下转载、复制或向第三方公开本资料的一部分或全部。
14. 有关本资料的详细内容等如有不明之处, 请向代理商咨询。
15. 本免责声明以日语版为正本。即使有英语版或中文版的翻译件, 仍以日语版的正本为准。

2.4-2019.07



ABLIC

艾普凌科有限公司
www.ablic.com