

S-1165系列是使用CMOS技术开发的低压差，高精度输出电压，低消耗电流正电压型电压稳压器。由于内置了低通态电阻晶体管，因此输入输出电压差低，并且能够获得较大的输出电流。为了使负载电流不超过输出晶体管的电流容量，内置了过载电流保护电路。此外，还内置了ON/OFF控制电路，以延长电池的使用寿命。因采用SOT-23-5小型封装，故可高密度安装。

■ 特点

- 输出电压：在1.5 V ~ 5.5 V的范围内，可以0.1 V为进阶单位来选择
- 输出电压精度：±1.0%
- 输入输出电压差：140 mV (典型值) (3.0 V输出产品、 $I_{OUT} = 200$ mA)
- 消耗电流：工作时：35 μ A (典型值)、65 μ A (最大值)
休眠时：0.1 μ A (典型值)、1.0 μ A (最大值)
- 输出电流：可输出200 mA ($V_{IN} \geq V_{OUT(S)} + 1.0$ V)^{*1}
- 纹波抑制率：70 dB (典型值) (f = 1.0 kHz)
- 内置过载电流保护电路：限制输出晶体管的过载电流
- 内置ON/OFF控制电路：能够延长电池的使用寿命
- 工作温度范围：Ta = -40°C ~ +85°C
- 无铅、Sn 100%、无卤素^{*2}

*1. 请注意在输出大电流时的封装容许功耗。

*2. 详情请参阅“■ 产品型号的构成”。

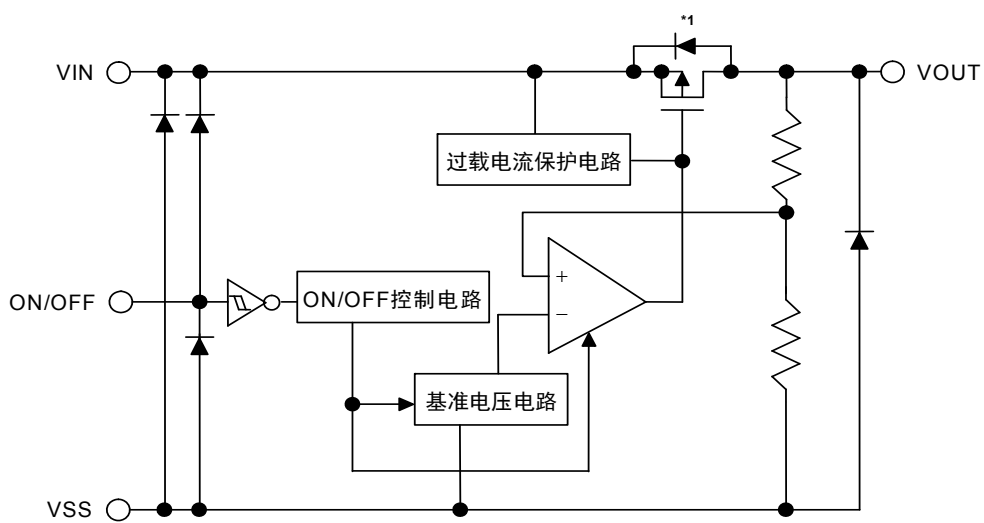
■ 用途

- 使用电池供电设备用的稳压电源
- 通信设备用的稳压电源
- 家电产品用的稳压电源
- 携带电话用的稳压电源

■ 封装

- SOT-23-5

■ 框图



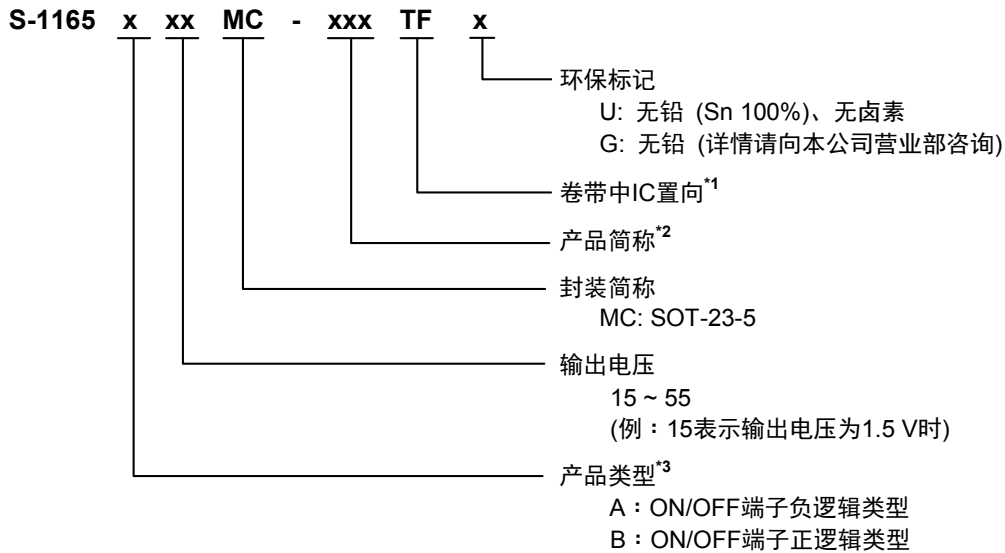
*1. 寄生二极管

图1

■ 产品型号的构成

- 关于S-1165系列，用户可根据用途选择指定产品的类型、输出电压值。关于产品名的文字含义请参阅“1. 产品名”、关于封装图面请参阅“2. 封装”、关于所有的产品名，请参阅“3. 产品名目录”。

1. 产品名



- *1. 请参阅带卷图。
- *2. 请参阅产品名目录。
- *3. 请参阅“■ 工作说明”的“3. ON/OFF端子”。

2. 封装

封装名	图面号码		
	封装图面	卷带图面	带卷图面
SOT-23-5	MP005-A-P-SD	MP005-A-C-SD	MP005-A-R-SD

3. 产品名目录

表1

输出电压	产品名
1.5V±1.0%	S-1165B15MC-N6ATFx
1.6V±1.0%	S-1165B16MC-N6BTFx
1.7V±1.0%	S-1165B17MC-N6CTFx
1.8V±1.0%	S-1165B18MC-N6DTFx
1.9V±1.0%	S-1165B19MC-N6ETFx
2.0V±1.0%	S-1165B20MC-N6FTFx
2.1V±1.0%	S-1165B21MC-N6GTFx
2.2V±1.0%	S-1165B22MC-N6HTFx
2.3V±1.0%	S-1165B23MC-N6ITFx
2.4V±1.0%	S-1165B24MC-N6JTFx
2.5V±1.0%	S-1165B25MC-N6KTFx
2.6V±1.0%	S-1165B26MC-N6LTFx
2.7V±1.0%	S-1165B27MC-N6MTFx
2.8V±1.0%	S-1165B28MC-N6NTFx
2.9V±1.0%	S-1165B29MC-N6OTFx
3.0V±1.0%	S-1165B30MC-N6PTFx
3.1V±1.0%	S-1165B31MC-N6QTFx
3.2V±1.0%	S-1165B32MC-N6RTFx
3.3V±1.0%	S-1165B33MC-N6STFx
3.4V±1.0%	S-1165B34MC-N6TTFx
3.5V±1.0%	S-1165B35MC-N6UTFx
3.6V±1.0%	S-1165B36MC-N6VTFx
3.7V±1.0%	S-1165B37MC-N6WTFx
3.8V±1.0%	S-1165B38MC-N6XTFx
3.9V±1.0%	S-1165B39MC-N6YTFx
4.0V±1.0%	S-1165B40MC-N6ZTFx
4.1V±1.0%	S-1165B41MC-N7ATFx
4.2V±1.0%	S-1165B42MC-N7BTFx
4.3V±1.0%	S-1165B43MC-N7CTFx
4.4V±1.0%	S-1165B44MC-N7DTFx
4.5V±1.0%	S-1165B45MC-N7ETFx
4.6V±1.0%	S-1165B46MC-N7FTFx
4.7V±1.0%	S-1165B47MC-N7GTFx
4.8V±1.0%	S-1165B48MC-N7HTFx
4.9V±1.0%	S-1165B49MC-N7ITFx
5.0V±1.0%	S-1165B50MC-N7JTFx
5.1V±1.0%	S-1165B51MC-N7KTFx
5.2V±1.0%	S-1165B52MC-N7LTFx
5.3V±1.0%	S-1165B53MC-N7MTFx
5.4V±1.0%	S-1165B54MC-N7NTFx
5.5V±1.0%	S-1165B55MC-N7OTFx

- 备注1. 在希望使用上述产品的A种类时, 请与本公司营业部咨询。
 2. x: G或U
 3. 用户需要Sn 100%、无卤素产品时, 请选择环保标记为“U”的产品。

■ 引脚排列图

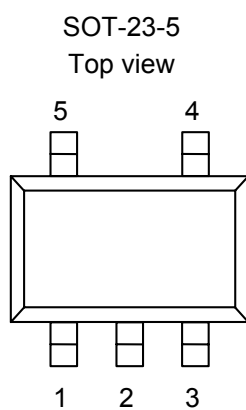


图2

表2

端子编号	端子记号	端子内容
1	VIN	电压输入端子
2	VSS	GND端子
3	ON/OFF	ON/OFF端子
4	NC ^{*1}	无连接
5	VOUT	电压输出端子

*1. NC表示从电气的角度而言处于开放状态。
所以，与VIN端子或VSS端子连接均可。

■ 绝对最大额定值

表3

(除特殊注明以外: Ta=25°C)

项目	记号	绝对最大额定值	单位
输入电压	V_{IN}	$V_{SS}-0.3 \sim V_{SS}+7$	V
	$V_{ON/OFF}$	$V_{SS}-0.3 \sim V_{IN}+0.3$	
输出电压	V_{OUT}	$V_{SS}-0.3 \sim V_{IN}+0.3$	
容许功耗	P_D	300 (基板未安装时)	mW
		600 ^{*1}	
工作环境温度	T_{opr}	-40 ~ +85	°C
保存温度	T_{stg}	-40 ~ +125	

*1. 基板安装时

[安装基板]

- (1) 基板尺寸: 114.3 mm×76.2 mm×t1.6 mm
- (2) 名称: JEDEC STANDARD51-7

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值, 有可能造成产品劣化等物理性损伤。

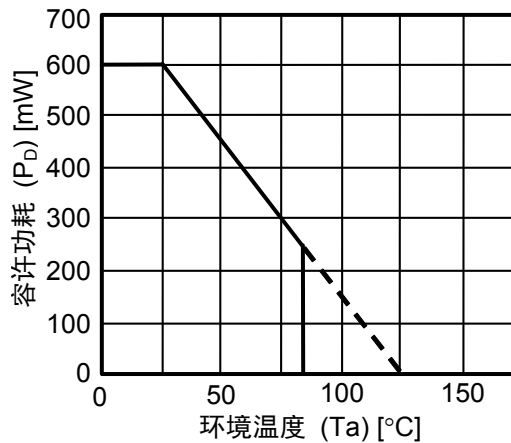


图3 封装容许功耗 (基板安装时)

■ 电气特性

表4

(除特殊注明以外: Ta=25°C)

项目	记号	条件	最小值	典型值	最大值	单位	测定电路	
输出电压 ^{*1}	V _{OUT(E)}	V _{IN} = V _{OUT(S)} + 1.0 V, I _{OUT} = 30 mA	V _{OUT(S)} × 0.99	V _{OUT(S)}	V _{OUT(S)} × 1.01	V	1	
输出电流 ^{*2}	I _{OUT}	V _{IN} ≥ V _{OUT(S)} + 1.0 V	200 ^{*5}	—	—	mA	3	
输入输出电压差 ^{*3}	V _{drop}	I _{OUT} = 200 mA	1.5 V ≤ V _{OUT(S)} ≤ 2.5 V	—	0.20	0.30	V	1
			2.6 V ≤ V _{OUT(S)} ≤ 5.5 V	—	0.14	0.20		
输入稳定度	$\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}$	V _{OUT(S)} + 0.5 V ≤ V _{IN} ≤ 6.5 V, I _{OUT} = 30 mA	—	0.05	0.2	%/V		
负载稳定度	ΔV_{OUT2}	V _{IN} = V _{OUT(S)} + 1.0 V, 1.0 mA ≤ I _{OUT} ≤ 200 mA	—	20	40	mV		
输出电压温度系数 ^{*4}	$\frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}}$	V _{IN} = V _{OUT(S)} + 1.0 V, I _{OUT} = 30 mA -40°C ≤ Ta ≤ 85°C	—	±100	—	ppm/°C		
工作时消耗电流	I _{SS1}	V _{IN} = V _{OUT(S)} + 1.0 V, ON/OFF端子为ON, 无负载	—	35	65	μA	2	
休眠时消耗电流	I _{SS2}	V _{IN} = V _{OUT(S)} + 1.0 V, ON/OFF端子为OFF, 无负载	—	0.1	1.0			
输入电压	V _{IN}	—	2.0	—	6.5	V	—	
ON/OFF端子输入电压“H”	V _{SH}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ	1.5	—	—			
ON/OFF端子输入电压“L”	V _{SL}	V _{IN} = V _{OUT(S)} + 1.0 V, R _L = 1.0 kΩ	—	—	0.3	μA	4	
ON/OFF端子输入电流“H”	I _{SH}	V _{IN} = 6.5 V, V _{ON/OFF} = 6.5 V	-0.1	—	0.1			
ON/OFF端子输入电流“L”	I _{SL}	V _{IN} = 6.5 V, V _{ON/OFF} = 0 V	-0.1	—	0.1			
纹波抑制率	RR	V _{IN} = V _{OUT(S)} + 1.0 V, f = 1.0 kHz, ΔV _{rip} = 0.5 Vrms, I _{OUT} = 30 mA	—	70	—	dB	5	
短路电流	I _{short}	V _{IN} = V _{OUT(S)} + 1.0 V, ON/OFF端子为ON, V _{OUT} = 0 V	—	350	—	mA	3	

*1. V_{OUT(S)}: 设定输出电压值

V_{OUT(E)}: 实际输出电压值

固定I_{OUT}(=30 mA), 并输入V_{OUT(S)}+1.0 V的电压时的输出电压值

*2. 缓慢增加输出电流, 输出电压达到V_{OUT(E)}的95%时的输出电流值

*3. V_{drop} = V_{IN1} - (V_{OUT3} × 0.98)

V_{OUT3}: V_{IN} = V_{OUT(S)} + 1.0 V, I_{OUT} = 200 mA时的输出电压值

V_{IN1}: 缓慢降低输入电压, 当输出电压降到V_{OUT3}的98%时的输入电压

*4. 输出电压的温度变化[mV/°C], 按下式算出。

$$\frac{\Delta V_{OUT}}{\Delta Ta} \text{ [mV/°C]}^1 = V_{OUT(S)} \text{ [V]}^2 \times \frac{\Delta V_{OUT}}{\Delta Ta \cdot V_{OUT}} \text{ [ppm/°C]}^3 \div 1000$$

*1. 输出电压的温度变化

*2. 设定输出电压值

*3. 上述输出电压温度系数

*5. 意指能够得到此值为止的输出电流。

由于封装容许功耗的不同, 也有不能满足此值的情况。请注意在输出大电流时的封装容许功耗。

此规格为设计保证。

■ 测定电路

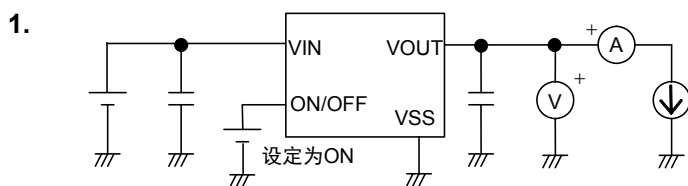


图4

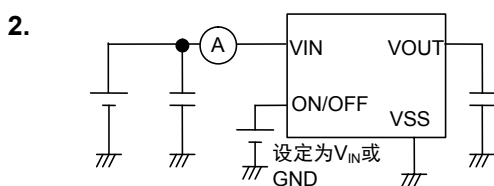


图5

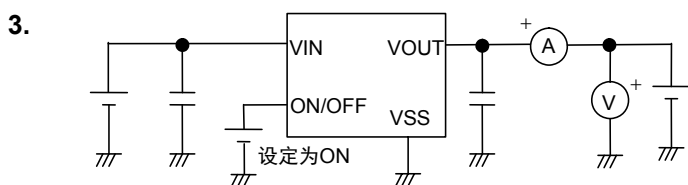


图6

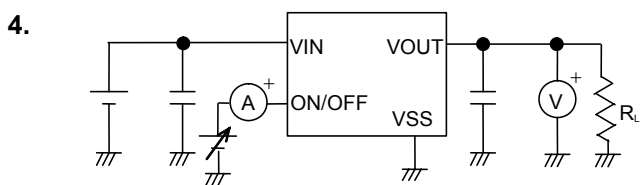


图7

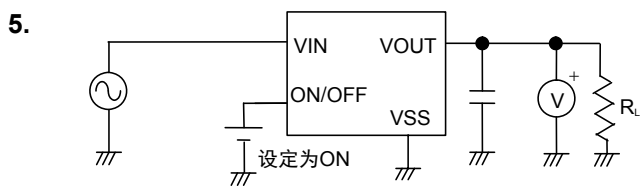
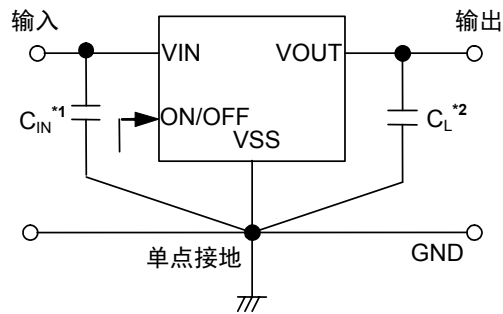


图8

■ 标准电路



- *1. C_{IN} 为输入稳定用电容器。
- *2. 可以使用钽电容器(大于或等于 $2.2\mu\text{F}$)。

图9

注意 上述连接图以及参数并不作为保证电路工作的依据。实际的应用电路请在进行充分的实测基础上设定参数。

■ 使用条件

输入电容器(C_{IN}): 大于或等于 $1.0\mu\text{F}$
 输出电容器(C_L): 大于或等于 $2.2\mu\text{F}$ (钽电容器)

注意 一般而言, 线性稳压器有可能因所选择外接元器件的不同发生振荡。上述电容器使用前请确认在应用电路上不发生振荡。

■ 用语的说明

1. 低压差型电压稳压器

指通过内置低通态电阻晶体管来实现低压差的电压稳压器。

2. 输出电压(V_{OUT})

在输入电压*1、输出电流与温度一定的条件下，输出电压的输出电压精度可保证为 $\pm 1.0\%$ 。

*1. 因产品的不同而有所差异。

注意 当这些条件发生变化时，输出电压的值也随之发生变化，有可能导致输出电压的精度超出上述范围。详情请参阅“■ 电气特性”及“■ 各特性数据(典型数据)”。

3. 输入稳定度 $\left(\frac{\Delta V_{OUT1}}{\Delta V_{IN} \cdot V_{OUT}}\right)$

表示输出电压对输入电压的依存性。即，当输出电流一定时，输出电压随输入电压的变化而产生的变化量。

4. 负载稳定度(ΔV_{OUT2})

表示输出电压对输出电流的依存性。即，当输入电压一定时，输出电压随输出电流的变化而产生的变化量。

5. 输入输出电压差(V_{drop})

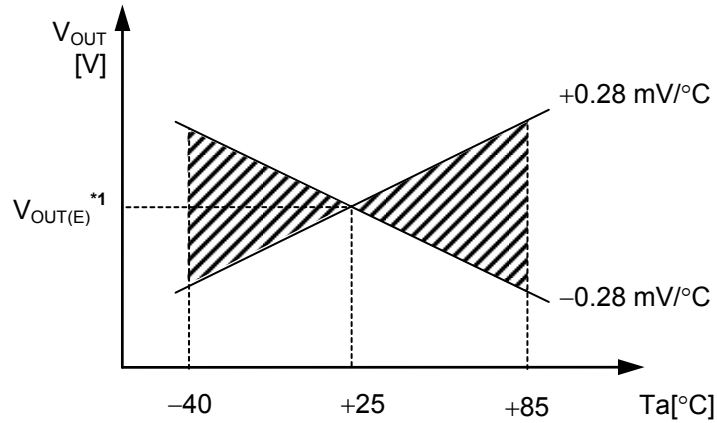
缓慢降低输入电压(V_{IN})，当输出电压降低到 $V_{IN} = V_{OUT(S)} + 1.0$ V时的输出电压值(V_{OUT3})的98%时，输入电压(V_{IN1})与输出电压的差即为输入输出电压差。

$$V_{drop} = V_{IN1} - (V_{OUT3} \times 0.98)$$

6. 输出电压温度系数 $\left(\frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}}\right)$

输出电压温度系数在 ± 100 ppm/ $^{\circ}\text{C}$ 时的特性，在工作温度范围内表示为如图10所示的阴影范围。

S-1165B28的典型值产品示例



*1. $V_{OUT(E)}$ 为 $T_a = +25^{\circ}\text{C}$ 时的输出电压测定值。

图10

输出电压的温度变化[mV/ $^{\circ}\text{C}$]，按下式算出。

$$\frac{\Delta V_{OUT}}{\Delta T_a} \text{ [mV/}^{\circ}\text{C]}^{*1} = V_{OUT(S)} \text{ [V]}^{*2} \times \frac{\Delta V_{OUT}}{\Delta T_a \cdot V_{OUT}} \text{ [ppm/}^{\circ}\text{C]}^{*3} \div 1000$$

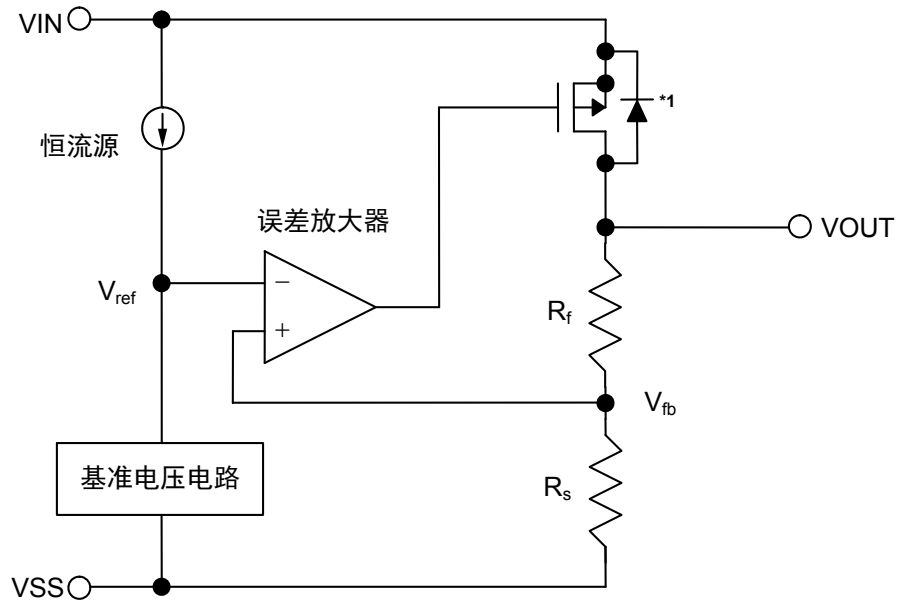
- *1. 输出电压的温度变化
- *2. 设定输出电压值
- *3. 上述输出电压温度系数

■ 工作说明

1. 基本工作

图11所示为S-1165系列的框图。

输出电压经反馈电阻(R_s 和 R_f)分压, 产生反馈电压(V_{fb}), 并和基准电压(V_{ref})经误差放大器作比较。通过此误差放大器向输出晶体管提供必要的门极电压, 从而使输出电压不受输入电压或温度变化的影响, 能够保持一定。



*1. 寄生二极管

图11

2. 输出晶体管

S-1165系列的输出晶体管采用了低通态电阻的P沟道MOS FET晶体管。

在晶体管的构造上, 因在VIN端子-VOUT端子间存在有寄生二极管, 当VOUT的电位高于VIN时, 有可能因反向电流而导致IC被毁坏。因此, 请注意VOUT不要超过VIN+0.3 V。

3. ON/OFF端子

启动以及停止稳压器的作用。

将ON/OFF端子设定为OFF电位后，会停止内部电路的所有工作，关闭VIN端子-VOUT端子之间内置的P沟道MOS FET输出晶体管，可以大幅度控制消耗电流。VOUT端子通过数百kΩ的VOUT端子-VSS端子间内置分压电阻而变为V_{SS}电位。

此外，ON/OFF端子的构造如图12所示，因在内部不会被上拉或下拉，所以不要在浮动状态下使用此端子。另外，如施加0.3 V ~ V_{IN}-0.3 V的电压时，会增加消耗电流，请予以注意。在不使用ON/OFF端子时，如为“A”型号产品请将其与VSS端子连接，如为“B”型号产品请将其与VIN端子连接。

表5

产品类型	ON/OFF端子	内部电路	VOUT端子电压	消耗电流
A	“L”: ON	工作	设定值	I _{SS1}
A	“H”: OFF	停止	V _{SS} 电位	I _{SS2}
B	“L”: OFF	停止	V _{SS} 电位	I _{SS2}
B	“H”: ON	工作	设定值	I _{SS1}

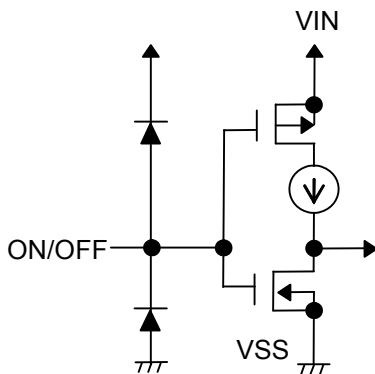


图12

■ 输出电容器(C_L)的选定

S-1165系列，为了使输出负载有变化的情况下也能稳定工作，在IC内部使用了相位补偿电路和输出电容器的ESR(Equivalent Series Resistance: 等效串联电阻)来进行相位补偿。因此，在VOUT端子-VSS端子之间一定请使用大于或等于2.2 μF的电容器(C_L)。

为了使S-1165系列能稳定工作，必须使用带有适当范围ESR的电容器。跟适当范围(0.5 Ω ~ 5 Ω左右)相比ESR或大或小，都可能使输出不稳定并引起振荡。因此，推荐使用钽电解电容器。

使用小ESR的陶瓷电容器或OS电容器的情况下，有必要增加代替ESR的电阻与输出电容器串联。要增加的电阻值为0.5 Ω ~ 5 Ω左右，因使用条件而不同，所以请在进行充分实测验证后再决定。通常，推荐使用大约1.0 Ω左右的电阻。

铝电解电容器，因在低温时ESR可能会增大并引起振荡，特请予以注意。在使用时，请对包括温度特性等予以充分实测验证。

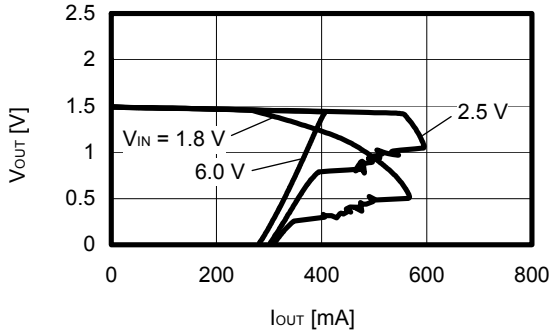
■ 注意事项

- 请充分注意VIN端子、VOUT端子以及GND的布线方式，以降低阻抗。另外，请尽可能将输出电容器(C_L)连接在VOUT端子-VSS端子附近，将稳定输入用电容器(C_{IN})连接在VIN端子-VSS端子附近。
- 一般而言，线性稳压器在低负载电流(小于或等于1.0 mA)状态下使用时，有可能导致输出电压上升，请加以注意。
- S-1165系列在内部使用了相位补偿电路和输出电容器的ESR来进行相位补偿。因此，在VOUT端子-VSS端子之间一定要使用大于或等于2.2 μF的电容器。建议使用钽电容器。
另外，为了使S-1165系列能稳定工作，必须使用带有适当范围(0.5 Ω ~ 5 Ω)的ESR的电容器。跟这个适当范围相比ESR或大或小，都可能使输出不稳定并引起振荡。因此，在实际的使用条件下，请对包括温度特性等进行充分的实测验证后再决定。
- 在电源的阻抗较高的情况下，IC的输入端所接电容容量偏小或未接电容时，可能会发生振荡，请加以注意。
- 若在接通电源时或电源变动时，急剧提升电压，有可能导致在瞬间使输出电压产生过冲。请在实际使用条件下，对接通电源时的输出电压进行充分的实测。
- 请注意输入输出电压、负载电流的使用条件，使IC内的功耗不超过封装的容许功耗。
- 本IC虽内置了防静电保护电路，但请不要对IC施加超过保护电路性能的过大静电。
- 有关所需输出电流的设定，请留意“■ 电气特性”的表4中输出电流值及栏外的注意事项*5。
- 使用本公司的IC生产产品时，如因其产品中对该IC的使用方法或产品的规格，或因进口国等原因，使包括本IC产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

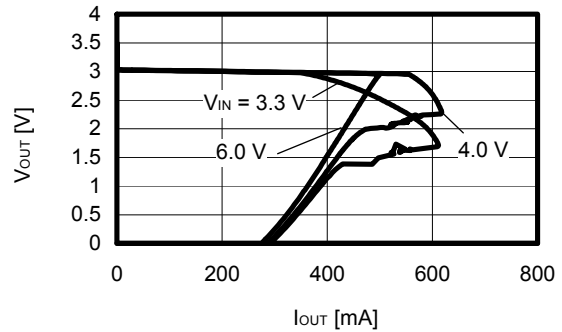
■ 各种特性数据(典型数据)

(1) 输出电压—输出电流 (负载电流增加时)

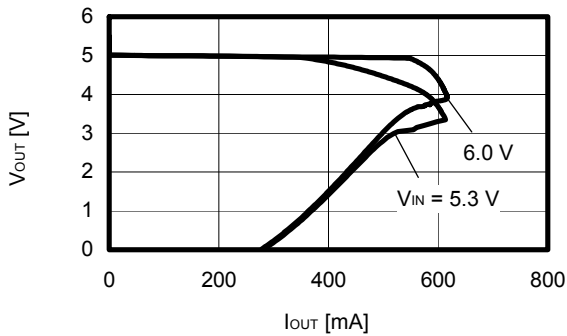
S-1165B15 (Ta = 25°C)



S-1165B30 (Ta = 25°C)



S-1165B50 (Ta = 25°C)

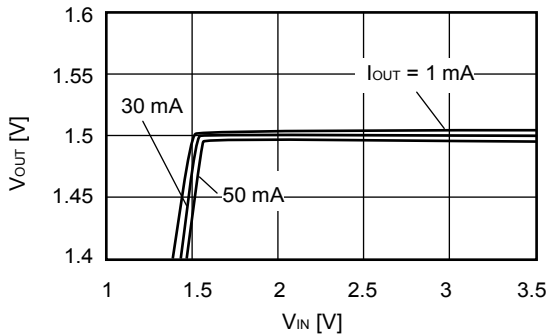


备注 有关所需的输出电流的设定, 请注意如下问题。

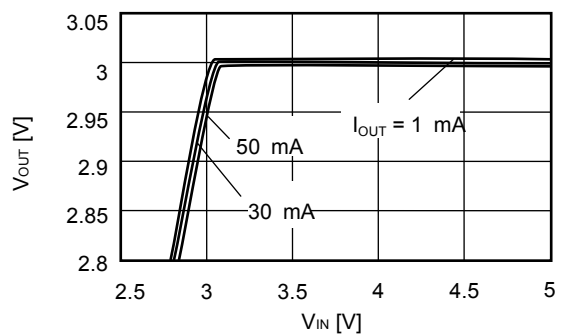
- 1) “■ 电气特性”的表4中输出电流最小值以及注意事项*5
- 2) 封装的容许功耗

(2) 输出电压—输入电压

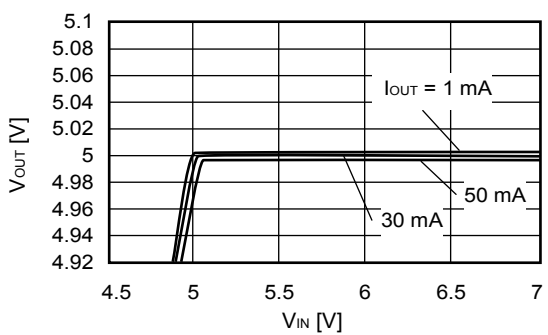
S-1165B15 (Ta = 25°C)



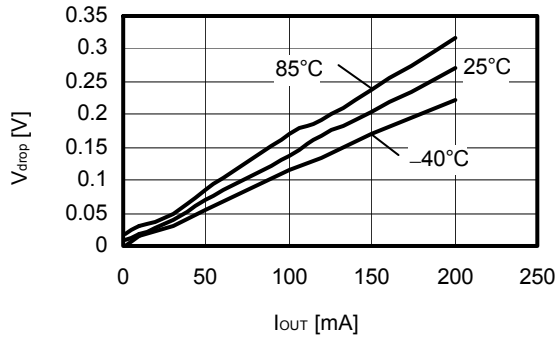
S-1165B30 (Ta = 25°C)



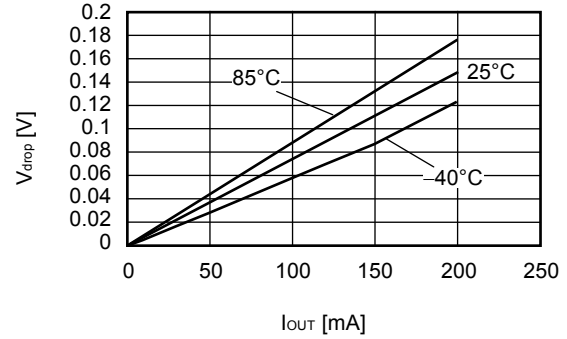
S-1165B50 (Ta = 25°C)



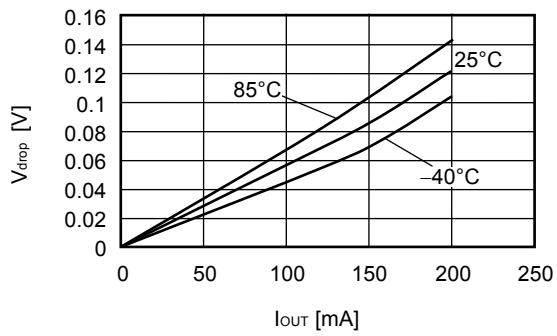
(3) 输入输出电压差—输出电流
S-1165B15



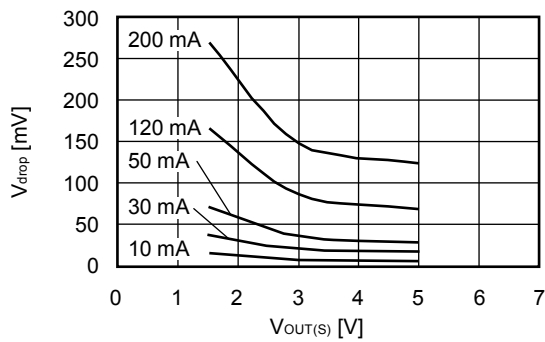
S-1165B30



S-1165B50

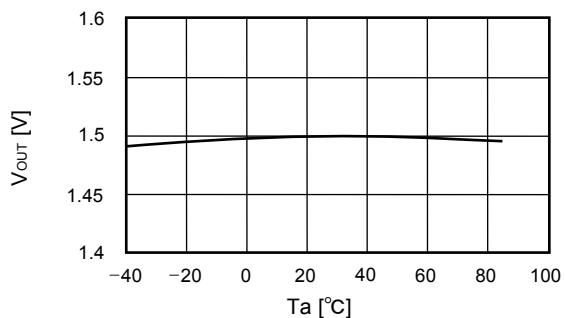


(4) 输入输出电压差—设定输出电压

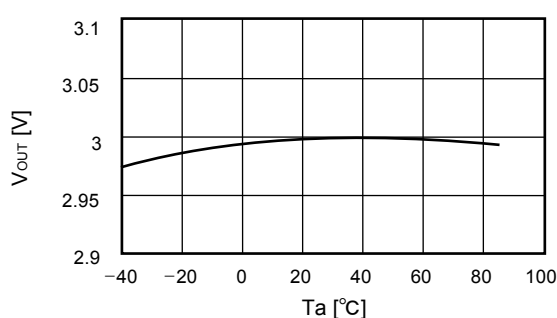


(5) 输出电压—环境温度

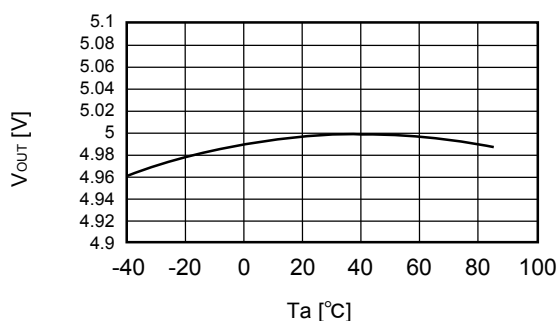
S-1165B15



S-1165B30

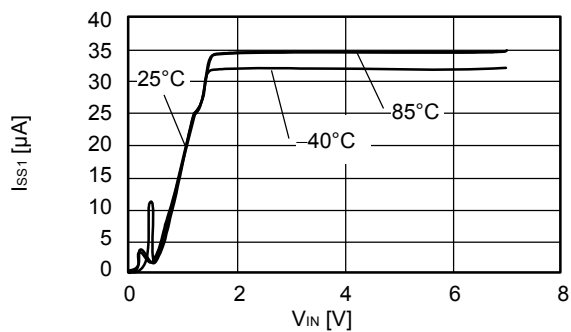


S-1165B50

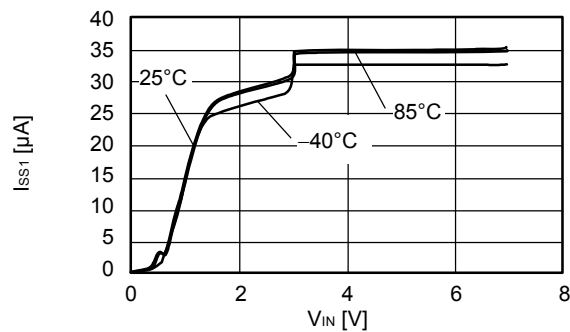


(6) 消耗电流—输入电压

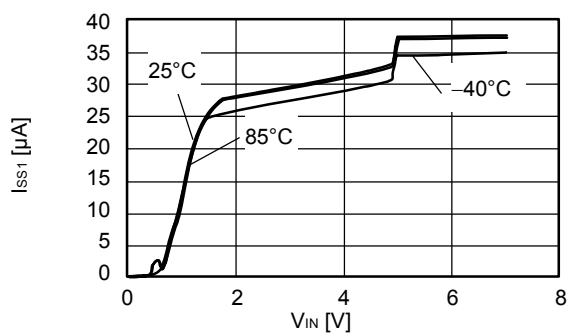
S-1165B15



S-1165B30



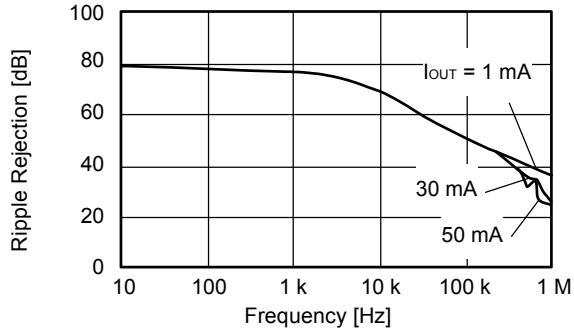
S-1165B50



(7) 纹波抑制率

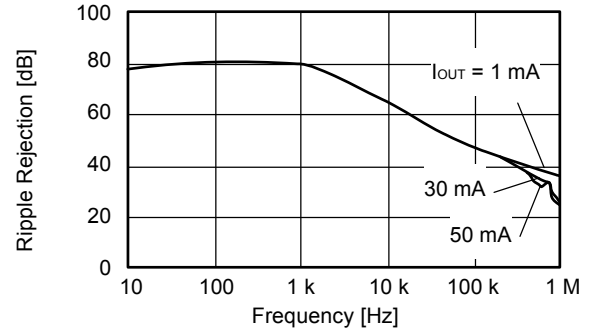
S-1165B15 (Ta = 25°C)

V_{IN} = 2.5 V, C_{OUT} = 2.2 μF



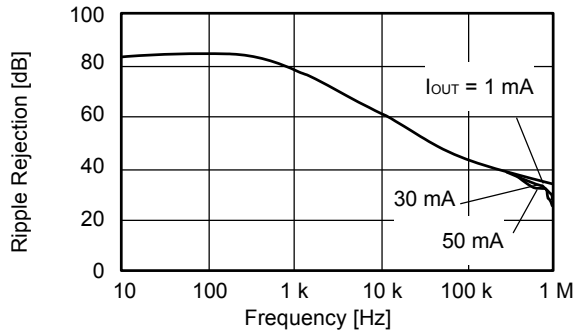
S-1165B30 (Ta = 25°C)

V_{IN} = 4.0 V, C_{OUT} = 2.2 μF



S-1165B50 (Ta = 25°C)

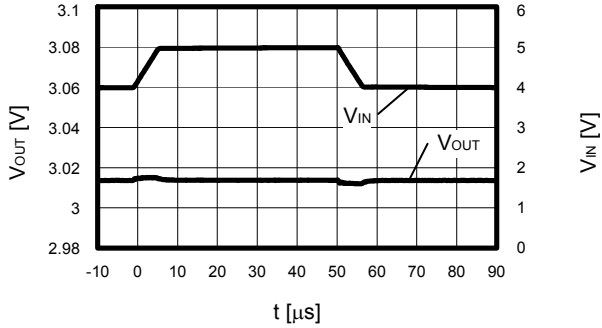
V_{IN} = 6.0 V, C_{OUT} = 2.2 μF



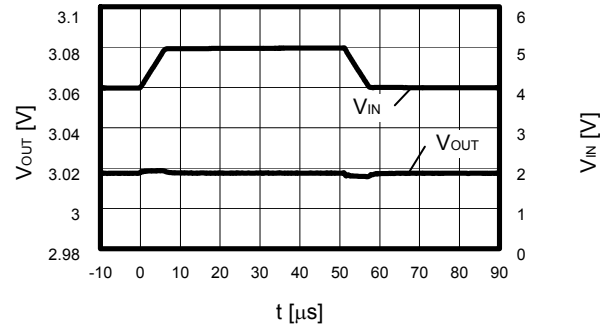
■ 参考数据

(1) 输入过渡响应特性

$I_{OUT} = 30\text{ mA}$, $t_r = t_f = 5.0\ \mu\text{s}$, $C_{OUT} = 2.2\ \mu\text{F}$, $C_{IN} = 0\ \mu\text{F}$

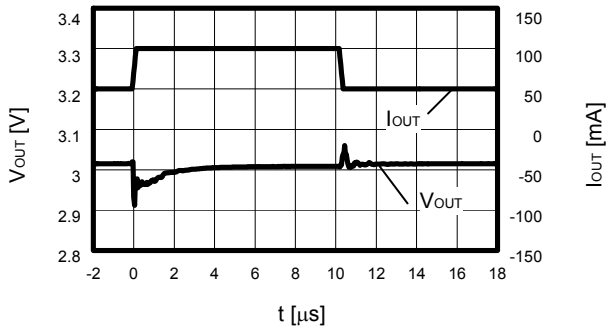


$I_{OUT} = 30\text{ mA}$, $t_r = t_f = 5.0\ \mu\text{s}$, $C_{OUT} = 4.7\ \mu\text{F}$, $C_{IN} = 0\ \mu\text{F}$

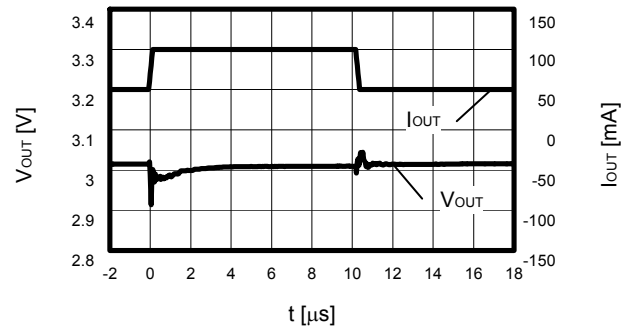


(2) 负载过渡响应特性

$V_{IN} = 4.0\text{ V}$, $C_{OUT} = 2.2\ \mu\text{F}$, $C_{IN} = 1.0\ \mu\text{F}$,
 $I_{OUT} = 50\text{ mA} \leftrightarrow 100\text{ mA}$



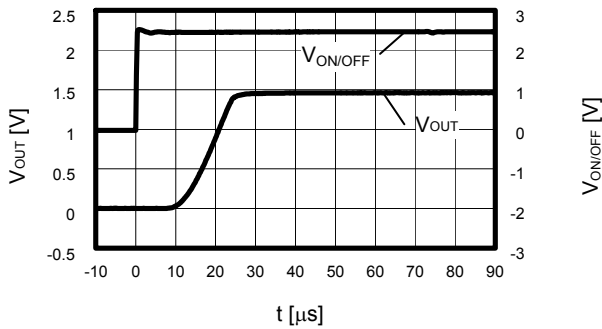
$V_{IN} = 4.0\text{ V}$, $C_{OUT} = 4.7\ \mu\text{F}$, $C_{IN} = 1.0\ \mu\text{F}$,
 $I_{OUT} = 50\text{ mA} \leftrightarrow 100\text{ mA}$



(3) ON/OFF端子过渡响应特性

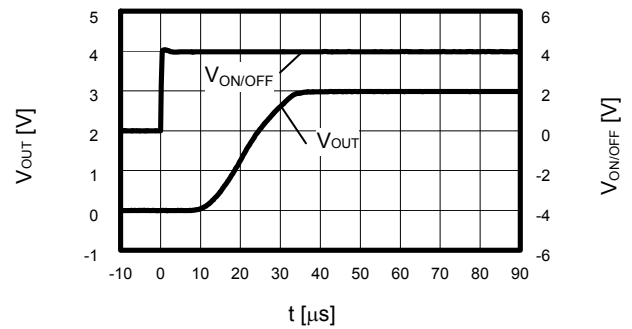
S-1165B15 ($T_a = 25^\circ\text{C}$)

$V_{IN} = 2.5\text{ V}$, $C_{OUT} = 2.2\ \mu\text{F}$, $C_{IN} = 1.0\ \mu\text{F}$



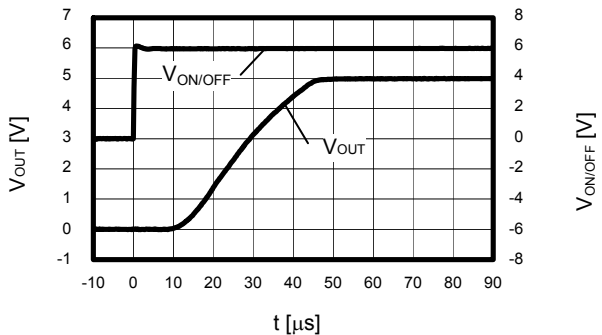
S-1165B30 ($T_a = 25^\circ\text{C}$)

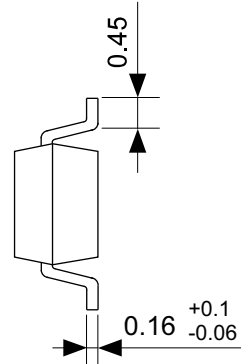
$V_{IN} = 4.0\text{ V}$, $C_{OUT} = 2.2\ \mu\text{F}$, $C_{IN} = 1.0\ \mu\text{F}$



S-1165B50 ($T_a = 25^\circ\text{C}$)

$V_{IN} = 6.0\text{ V}$, $C_{OUT} = 2.2\ \mu\text{F}$, $C_{IN} = 1.0\ \mu\text{F}$





No. MP005-A-P-SD-1.3

TITLE	SOT235-A-PKG Dimensions
No.	MP005-A-P-SD-1.3
ANGLE	
UNIT	mm
ABLIC Inc.	



→ Feed direction

No. MP005-A-C-SD-2.1

TITLE	SOT235-A-Carrier Tape
No.	MP005-A-C-SD-2.1
ANGLE	
UNIT	mm

ABLIC Inc.



Enlarged drawing in the central part



No. MP005-A-R-SD-1.1

TITLE	SOT235-A-Reel		
No.	MP005-A-R-SD-1.1		
ANGLE		QTY.	3,000
UNIT	mm		
ABLIC Inc.			

免责声明 (使用注意事项)

1. 本资料记载的所有信息 (产品数据、规格、图、表、程序、算法、应用电路示例等) 是本资料公开时的最新信息, 有可能未经预告而更改。
2. 本资料记载的电路示例、使用方法仅供参考, 并非保证批量生产的设计。
使用本资料的信息后, 发生并非因本资料记载的产品 (以下称本产品) 而造成的损害, 或是发生对第三方知识产权等权利侵犯情况, 本公司对此概不承担任何责任。
3. 因本资料记载的内容有说明错误而导致的损害, 本公司对此概不承担任何责任。
4. 请注意在本资料记载的条件范围内使用产品, 特别请注意绝对最大额定值、工作电压范围和电气特性等。
因在本资料记载的条件范围外使用产品而造成的故障和 (或) 事故等的损害, 本公司对此概不承担任何责任。
5. 在使用本产品时, 请确认使用国家、地区以及用途的法律、法规, 测试产品用途的满足能力和安全性能。
6. 本产品出口海外时, 请遵守外汇交易及外国贸易法等出口法令, 办理必要的相关手续。
7. 严禁将本产品用于以及提供 (出口) 于开发大规模杀伤性武器或军事用途。对于如提供 (出口) 给开发、制造、使用或储藏核武器、生物武器、化学武器及导弹, 或有其他军事目的者的情况, 本公司对此概不承担任何责任。
8. 本产品并非是设计用于可能对人体、生命及财产造成损失的设备或装置的部件 (医疗设备、防灾设备、安全防范设备、燃料控制设备、基础设施控制设备、车辆设备、交通设备、车载设备、航空设备、太空设备及核能设备等)。本公司指定的车载用途例外。上述用途未经本公司的书面许可不得使用。本资料所记载的产品不能用于生命维持装置、植入人体使用的设备等直接影响人体生命的设备。考虑使用于上述用途时, 请务必事先与本公司营业部门商谈。
本公司指定用途以外使用本资料记载的产品而导致的损害, 本公司对此概不承担任何责任。
9. 半导体产品可能有一定的概率发生故障或误工作。
为了防止因本产品的故障或误工作而导致的人身事故、火灾事故、社会性损害等, 请客户自行负责进行冗长设计、防止火势蔓延措施、防止误工作等安全设计。并请对整个系统进行充分的评价, 客户自行判断适用的可否。
10. 本产品非耐放射线设计产品。请客户根据用途, 在产品设计的过程中采取放射线防护措施。
11. 本产品在一般的使用条件下, 不会影响人体健康, 但因含有化学物质和重金属, 所以请不要将其放入口中。另外, 晶元和芯片的破裂面可能比较尖锐, 徒手接触时请注意防护, 以免受伤等。
12. 废弃本产品时, 请遵守使用国家和地区的法令, 合理地处理。
13. 本资料中也包含了与本公司的著作权和专有知识有关的内容。
本资料记载的内容并非是对本公司或第三方的知识产权、其它权利的实施及使用的承诺或保证。严禁在未经本公司许可的情况下转载、复制或向第三方公开本资料的一部分或全部。
14. 有关本资料的详细内容, 请向本公司营业部门咨询。

2.2-2018.06



ABLIC

艾普凌科有限公司
www.ablic.com