

S-93C76A H 系列是用于车载的、可高温工作的 3 线串行 E²PROM。容量为 8 K 位，构成为 512 字×16 位。可以连续读出，这时的地址会按每 16 位自动地增量。

通讯方式为 Microwire 方式。

■ 特点

- 工作电压范围：

读出	2.7 V ~ 5.5 V (Ta = -40°C ~ +105°C)
写入	2.7 V ~ 5.5 V (Ta = -40°C ~ +105°C)
- 工作频率：

1.0 MHz (V _{CC} = 4.5 V ~ 5.5 V, Ta = -40°C ~ +105°C)
--
- 写入时间：

10.0 ms (最大值)

- 可以连续读出
- 电源电压低时禁止写入功能
- 重写次数：

10 ⁶ 次/字* ¹ (Ta = +85°C)
5×10 ⁵ 次/字* ¹ (Ta = +105°C)
- 数据保存期：

100 年 (Ta = +25°C)
20 年 (Ta = +105°C)
- 存储器容量：

8 K 位

- 首次出厂时数据：

FFFFh

- 工作温度范围：

Ta = -40°C ~ +105°C

- 无铅 (Sn 100%)、无卤素*²

*1. 每个地址 (字: 16 位)

*2. 详情请参阅“■ 产品型号的构成”。

■ 封装

- 8-Pin SOP (JEDEC)
- 8-Pin TSSOP
- TMSOP-8

注意 考虑使用在汽车车载设备(包括车载音响、无匙车锁、发动机控制等)和医疗设备用途上的客户，请务必事先与本公司的营业部门商谈。

■ 引脚排列图

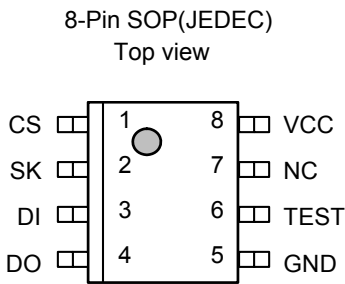


图1

S-93C76ADFJ-TBH-U

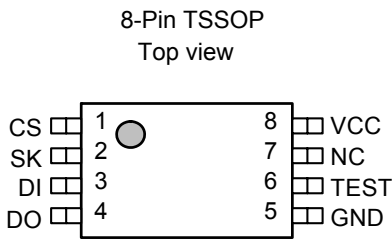


图2

S-93C76AFT-TBH-U

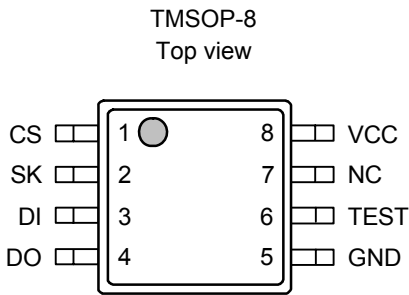


图3

S-93C76AFM-TFH-U

表1

引脚号	符号	描述
1	CS	芯片选择输入
2	SK	串行时钟输入
3	DI	串行数据输入
4	DO	串行数据输出
5	GND	接地
6	TEST ^{*1}	测试
7	NC	无连接
8	VCC	电源

*1. 请与GND或V_{CC}相连接。
处于开路状态时，只要不超过最大额定值，在实际应用上不会有什么问题。

表2

引脚号	符号	描述
1	CS	芯片选择输入
2	SK	串行时钟输入
3	DI	串行数据输入
4	DO	串行数据输出
5	GND	接地
6	TEST ^{*1}	测试
7	NC	无连接
8	VCC	电源

*1. 请与GND或V_{CC}相连接。
处于开路状态时，只要不超过最大额定值，在实际应用上不会有什么问题。

表3

引脚号	符号	描述
1	CS	芯片选择输入
2	SK	串行时钟输入
3	DI	串行数据输入
4	DO	串行数据输出
5	GND	接地
6	TEST ^{*1}	测试
7	NC	无连接
8	VCC	电源

*1. 请与GND或V_{CC}相连接。
处于开路状态时，只要不超过最大额定值，在实际应用上不会有什么问题。

备注 有关形状请参阅“外形尺寸图”。

■ 框图

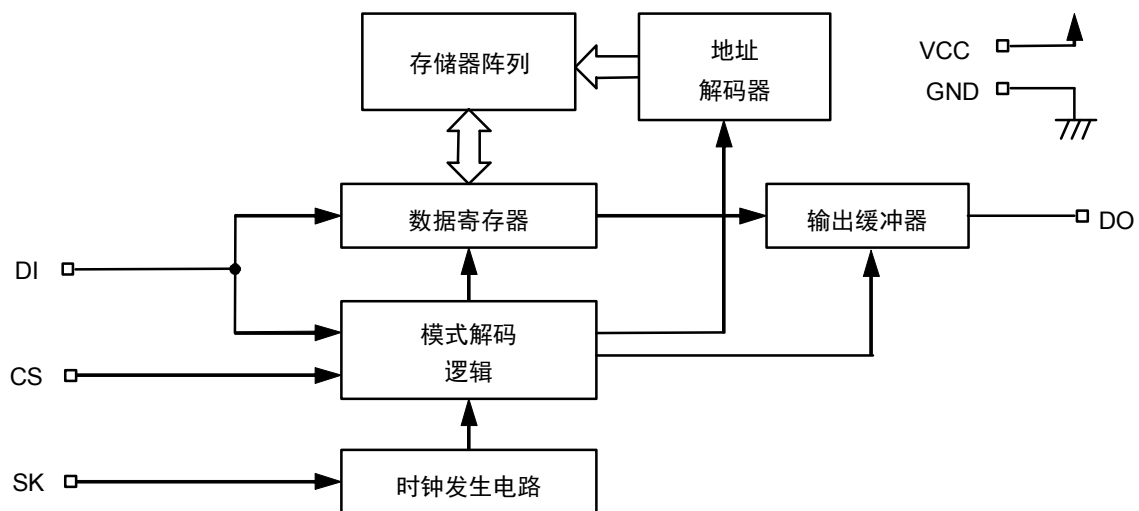


图4

■ 指令组

表4

指令 SK输入时钟	开始位	操作码		地址										数据
	1	2	3	4	5	6	7	8	9	10	11	12	13	14 ~ 29
READ (数据读出)	1	1	0	x	A8	A7	A6	A5	A4	A3	A2	A1	A0	D15 ~ D0输出 ^{*1}
WRITE (数据写入) ^{*2}	1	0	1	x	A8	A7	A6	A5	A4	A3	A2	A1	A0	D15 ~ D0输入
ERASE (数据删除) ^{*2}	1	1	1	x	A8	A7	A6	A5	A4	A3	A2	A1	A0	—
WRAL (全部写入) ^{*2}	1	0	0	0	1	x	x	x	x	x	x	x	x	D15 ~ D0输入
ERAL (全部删除) ^{*2}	1	0	0	1	0	x	x	x	x	x	x	x	x	—
EWEN (允许写入) ^{*2}	1	0	0	1	1	x	x	x	x	x	x	x	x	—
EWDS (禁止写入)	1	0	0	0	0	x	x	x	x	x	x	x	x	—

*1. 指定地址的 16 位数据被输出之后，接着下一个地址的数据被输出。

*2. WRITE、ERASE、WRAL、ERAL、EWEN 只保证在 $V_{CC} \geq 2.7\text{ V}$ 的情况下。

备注 x: 任意

■ 绝对最大额定值

表5

项目	符号	额定值	单位
电源电压	V_{CC}	-0.3 ~ +7.0	V
输入电压	V_{IN}	-0.3 ~ $V_{CC}+0.3$	V
输出电压	V_{OUT}	-0.3 ~ V_{CC}	V
工作环境温度	T_{opr}	-40 ~ +105	°C
保存温度	T_{stg}	-65 ~ +150	°C

注意 绝对最大额定值是指无论在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

■ 推荐工作条件

表6

项目	符号	条件	-40 ~ +85°C		+85 ~ +105°C		单位
			最小值	最大值	最小值	最大值	
电源电压	V_{CC}	READ, EWDS	1.8	5.5	2.7	5.5	V
		WRITE, ERASE, EWEN	2.7	5.5	2.7	5.5	V
		WRAL, ERAL	2.7	5.5	4.5	5.5	V
高电位输入电压	V_{IH}	$V_{CC} = 4.5 \sim 5.5 \text{ V}$	2.0	V_{CC}	2.0	V_{CC}	V
		$V_{CC} = 2.7 \sim 4.5 \text{ V}$	$0.8 \times V_{CC}$	V_{CC}	$0.8 \times V_{CC}$	V_{CC}	V
		$V_{CC} = 1.8 \sim 2.7 \text{ V}$	$0.8 \times V_{CC}$	V_{CC}	—	—	V
低电位输入电压	V_{IL}	$V_{CC} = 4.5 \sim 5.5 \text{ V}$	0.0	0.8	0.0	0.8	V
		$V_{CC} = 2.7 \sim 4.5 \text{ V}$	0.0	$0.2 \times V_{CC}$	0.0	$0.2 \times V_{CC}$	V
		$V_{CC} = 1.8 \sim 2.7 \text{ V}$	0.0	$0.15 \times V_{CC}$	—	—	V

■ 端子容量

表7

(Ta = +25°C, f = 1.0 MHz, $V_{CC} = 5.0 \text{ V}$)

项目	符号	条件	最小值	最大值	单位
输入容量	C_{IN}	$V_{IN} = 0 \text{ V}$	—	8	pF
输出容量	C_{OUT}	$V_{OUT} = 0 \text{ V}$	—	10	pF

■ 重写次数

表8

项目	符号	工作环境温度	最小值	最大值	单位
重写次数	N_W	-40 ~ +85°C	10^6	—	次/字 ^{*1}
		+85 ~ +105°C	5×10^5	—	次/字 ^{*1}

*1. 每个地址（字:16 位）

■ 数据保存期

表9

项目	符号	工作环境温度	最小值	最大值	单位
数据保存期	—	+25°C	100	—	年
		-40 ~ +105°C	20	—	年

■ DC电气特性

表10 (1/2)

项目	符号	条件	-40 ~ +85°C						单位
			V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.5 ~ 4.5 V		V _{CC} = 1.8 ~ 2.5 V		
			最小值	最大值	最小值	最大值	最小值	最大值	
读出时消耗电流	I _{CC1}	DO 无负载	—	0.8	—	0.5	—	0.4	mA

表10 (2/2)

项目	符号	条件	+85 ~ +105°C				单位
			V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.7 ~ 4.5 V		
			最小值	最大值	最小值	最大值	
读出时消耗电流	I _{CC1}	DO 无负载	—	0.8	—	0.5	mA

表11 (1/2)

项目	符号	条件	-40 ~ +85°C				单位
			V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.7 ~ 4.5 V		
			最小值	最大值	最小值	最大值	
写入时消耗电流	I _{CC2}	DO 无负载	—	2.0	—	1.5	mA

表11 (2/2)

项目	符号	条件	+85 ~ +105°C		单位
			V _{CC} = 2.7 ~ 5.5 V		
			最小值	最大值	
写入时消耗电流	I _{CC2}	DO 无负载	—	2.0	mA

表12 (1/2)

项目	符号	条件	-40 ~ +85°C						单位
			V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.5 ~ 4.5 V		V _{CC} = 1.8 ~ 2.5 V		
			最小值	最大值	最小值	最大值	最小值	最大值	
待机时消耗电流	I _{SB}	CS = GND, DO = 开, 其他的输入至V _{CC} 或GND	—	2.0	—	2.0	—	2.0	μA
输入泄漏电流	I _{LI}	V _{IN} = GND ~ V _{CC}	—	1.0	—	1.0	—	1.0	μA
输出泄漏电流	I _{LO}	V _{OUT} = GND ~ V _{CC}	—	1.0	—	1.0	—	1.0	μA
低电位输出电压	V _{OL}	I _{OL} = 2.1 mA	—	0.4	—	—	—	—	V
		I _{OL} = 100 μA	—	0.1	—	0.1	—	0.1	V
高电位输出电压	V _{OH}	I _{OH} = -400 μA	2.4	—	—	—	—	—	V
		I _{OH} = -100 μA	V _{CC} -0.3	—	V _{CC} -0.3	—	—	—	V
		I _{OH} = -10 μA	V _{CC} -0.2	—	V _{CC} -0.2	—	V _{CC} -0.2	—	V
写入有效门锁 数据保持电压	V _{DH}	只限于禁止写入状态	1.5	—	1.5	—	1.5	—	V

表12 (2/2)

项目	符号	条件	+85 ~ +105°C				单位
			V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.7 ~ 4.5 V		
			最小值	最大值	最小值	最大值	
待机时消耗电流	I _{SB}	CS = GND, DO = 开, 其他的输入至V _{CC} 或GND	—	2.0	—	2.0	μA
输入泄漏电流	I _{LI}	V _{IN} = GND ~ V _{CC}	—	1.0	—	1.0	μA
输出泄漏电流	I _{LO}	V _{OUT} = GND ~ V _{CC}	—	1.0	—	1.0	μA
低电位输出电压	V _{OL}	I _{OL} = 2.1 mA	—	0.4	—	—	V
		I _{OL} = 100 μA	—	0.1	—	0.1	V
高电位输出电压	V _{OH}	I _{OH} = -400 μA	2.4	—	—	—	V
		I _{OH} = -100 μA	V _{CC} -0.3	—	V _{CC} -0.3	—	V
		I _{OH} = -10 μA	V _{CC} -0.2	—	V _{CC} -0.2	—	V
写入有效门锁 数据保持电压	V _{DH}	只限于禁止写入状态	1.5	—	1.5	—	V

■ AC电气特性

表13 测量条件

输入脉冲电压	$0.1 \times V_{CC} \sim 0.9 \times V_{CC}$
输出判定电压	$0.5 \times V_{CC}$
输出负载	100 pF

表14 (1/2)

项目	符号	-40 ~ +85°C						单位
		V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.5 ~ 4.5 V		V _{CC} = 1.8 ~ 2.5 V		
		最小值	最大值	最小值	最大值	最小值	最大值	
CS设置时间	t _{CSS}	0.2	—	0.4	—	1.0	—	μs
CS保持时间	t _{CSH}	0	—	0	—	0	—	μs
CS不选择时间	t _{CDS}	0.2	—	0.2	—	0.4	—	μs
数据设置时间	t _{DS}	0.1	—	0.2	—	0.4	—	μs
数据保持时间	t _{DH}	0.1	—	0.2	—	0.4	—	μs
输出延迟时间	t _{PD}	—	0.4	—	0.8	—	2.0	μs
时钟频率 ^{*1}	f _{SK}	0	2.0	0	0.5	0	0.25	MHz
SK时钟“L”时间 ^{*1}	t _{SKL}	0.1	—	0.5	—	1.0	—	μs
SK时钟“H”时间 ^{*1}	t _{SKH}	0.1	—	0.5	—	1.0	—	μs
输出无效时间	t _{HZ1} , t _{HZ2}	0	0.15	0	0.5	0	1.0	μs
输出有效时间	t _{SV}	0	0.15	0	0.5	0	1.0	μs

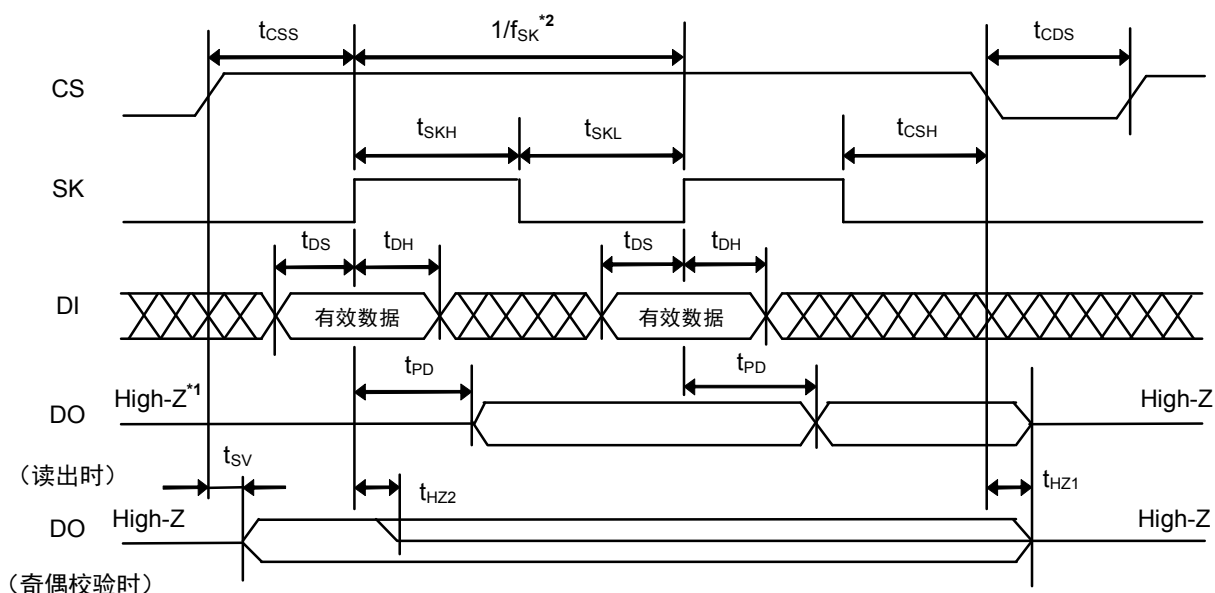
表14 (2/2)

项目	符号	+85 ~ +105°C				单位
		V _{CC} = 4.5 ~ 5.5 V		V _{CC} = 2.7 ~ 4.5 V		
		最小值	最大值	最小值	最大值	
CS设置时间	t _{CSS}	0.2	—	0.4	—	μs
CS保持时间	t _{CSH}	0	—	0	—	μs
CS不选择时间	t _{CDS}	0.2	—	0.2	—	μs
数据设置时间	t _{DS}	0.1	—	0.2	—	μs
数据保持时间	t _{DH}	0.1	—	0.2	—	μs
输出延迟时间	t _{PD}	—	0.6	—	0.8	μs
时钟频率 ^{*1}	f _{SK}	0	1.0	0	0.5	MHz
SK时钟“L”时间 ^{*1}	t _{SKL}	0.25	—	0.5	—	μs
SK时钟“H”时间 ^{*1}	t _{SKH}	0.25	—	0.5	—	μs
输出无效时间	t _{HZ1} , t _{HZ2}	0	0.15	0	0.5	μs
输出有效时间	t _{SV}	0	0.15	0	0.5	μs

*1. SK 时钟 (频率 f_{SK}) 的时钟周期为 $1/f_{SK} \mu s$ 。这个时钟周期是由几个 AC 特性的组合而决定的。因此, 即使 SK 时钟周期时间在为最小的情况下, 也不能使时钟周期 ($1/f_{SK}$) = t_{SKL} (最小值) + t_{SKH} (最小值), 务请注意。

表15

项目	符号	-40 ~ +85℃			+85 ~ +105℃			单位
		V _{CC} = 2.7 ~ 5.5 V			V _{CC} = 2.7 ~ 5.5 V			
		最小值	典型值	最大值	最小值	典型值	最大值	
写入时间	t _{PR}	—	4.0	10.0	—	4.0	10.0	ms



*1. 表示为高阻抗。

*2. $1/f_{SK}$ 是 SK 时钟周期。这个时钟周期是由几个 AC 特性的组合而决定的。因此，即使 SK 时钟周期时间在最小的情况下，也不能使时钟周期 ($1/f_{SK} = t_{SKL}(\text{最小值}) + t_{SKH}(\text{最小值})$)，务请注意。

图5 时序图

首次出厂时数据

所有地址的首次出厂时数据均为“FFFFh”。

■ 工作说明

全部的指示在CS设为“H”后，执行与SK脉冲上升同期的DI输入。指令按开始位、指令码、地址、数据的顺序输入。开始位在设置CS为“H”之后，在SK的上升时通过存取DI的“H”而被识别。因此，设置CS为“H”之后，只要DI维持为“L”，即使输入了SK脉冲也不识别为开始位。在开始位存取之前，DI为“L”的状态下所输入的SK时钟称为模拟时钟。在开始位之前插入几个模拟时钟，调整CPU内置的串行接口所能送出的时钟数和串行存储器IC工作所需要的时钟数。通过设置CS为“L”结束指令的输入。指令和指令之间一定要把CS一旦设置为 t_{CDS} 的期间“L”。设置CS为“L”的时候为准备状态，SK及DI的输入均为无效，不接受任何的指令。

1. 读出(READ)

READ指令用于读出指定地址的数据。READ指令，在SK的上升时存取地址A0之后，即使DO端子为高阻抗(High-Z)状态也输出“L”。接着与SK的上升同期之后按顺序输出16位的数据。

在输出指定地址的16位长的数据之后，接着输入SK，地址会自动地增量，按顺序输出下一个的地址的16位长的数据。当CS为“H”的状态而输入SK，可以读出全部的存储器空间的数据。最后地址($A_8 \cdots A_1$ $A_0 = 1 \cdots 1$ 1)被增量后，成为最初地址($A_8 \cdots A_1$ $A_0 = 0 \cdots 0$ 0)。

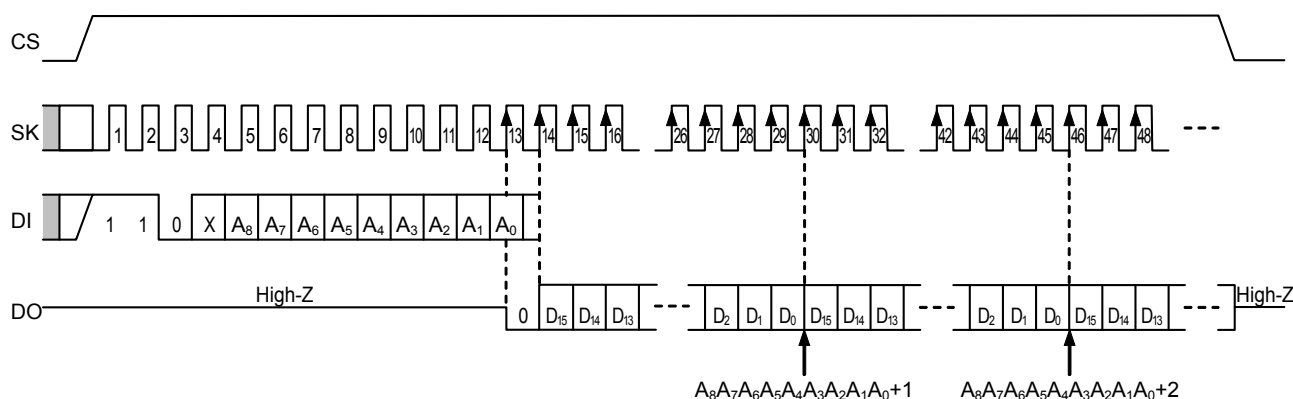


图6 读出定时

2. 写入(WRITE、ERASE、WRAL、ERAL)

写入指令(WRITE、ERASE、WRAL、ERAL)在输入所定的时钟之后,通过设置CS为“L”,开始永久性存储器的写入工作。

利用任何的写入指令,均要在写入时间 t_{PR} 10 ms以内结束写入工作,标准的写入时间为10 ms的一半以下。因此,只要知道写入工作的结束就可以使写入周期为最小。为了要知道写入工作的结束,设置CS为“L”写入工作开始之后,再设置CS为“H”观察DO输出端子的状态。这一连串的工作称为奇偶校验工作。

在CS为“H”的奇偶校验工作期间中,DO输出为“L”表示处在写入工作中,DO输出为“H”表示写入工作已结束。奇偶校验工作不论几回可以连续进行。因此,有保持CS为“H”,DO输出从“L”变化为“H”的检测方法和通过一旦设置CS为“H”观察DO输出之后CS恢复回“L”的反复工作,检测DO输出从“L”变化为“H”的方法。

在写入期间中,SK、DI输入为无效,请不要输入指令。指令的输入在DO端子输出“H”时,或在高阻抗(High-Z)状态的情况下进行。即使在DO端子输出“H”时,因为在SK的上升时存取DI的“H”(开始位),DO端子会马上变为高阻抗(High-Z)。在奇偶校验工作期间中,DI输入为“L”。

2.1 数据写入(WRITE)

在指定的地址写入16位长的数据,设置CS为“H”,然后在开始位之后输入WRITE指令、地址、16位的数据。要输入16位以上的数据的情况下,写入数据按每个时钟而顺序移位,最后输入的16位份的数据为有效。通过CS下降到“L”,开始写入工作。在数据写入之前,没有必要把数据设置为“1”。

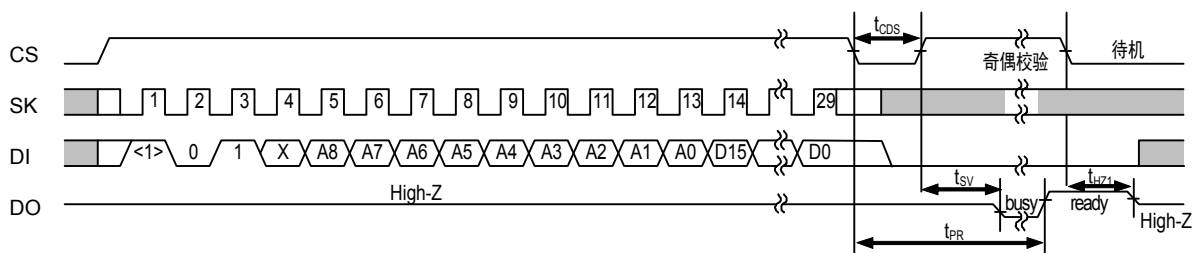


图7 数据写入定时

2.2 数据删除(ERASE)

删除指定地址的16位长的数据时,16位的数据均设为“1”。在设置CS为“H”之后,在开始位之后输入ERASE指令和地址。没有必要输入数据。通过CS下降到“L”,开始数据的删除工作。

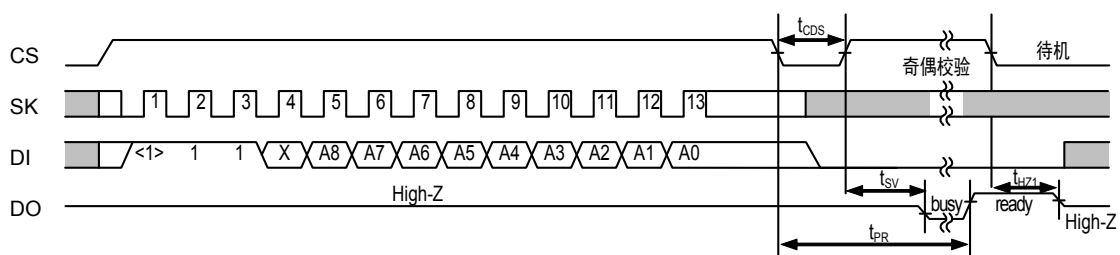


图8 数据删除定时

2.3 全部写入(WRAL)

在存储器的全部地址空间写入16位长的同一数据，CS设置为“H”之后，在开始位之后输入WRAL指令、地址、16位的数据。地址为任意的。要输入16位以上的数据的情况下，写入数据按每个时钟而顺序移位，最后输入的16位份的数据为有效。通过CS下降到“L”，开始写入工作。在数据写入之前，没有必要把数据设置为“1”。

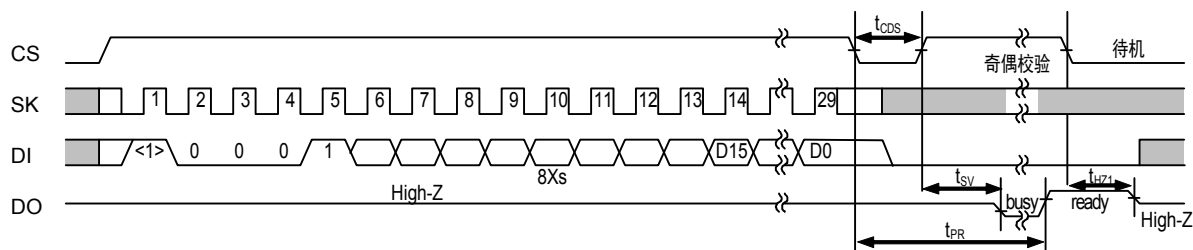


图9 全部写入定时

2.4 全部删除(ERAL)

删除存储器的全部地址空间的数据，把全部数据均设为“1”。在设置CS为“H”之后，在开始位之后输入ERAL指令和地址。地址为任意的。没有必要输入数据。通过CS下降到“L”，开始全部的删除工作。

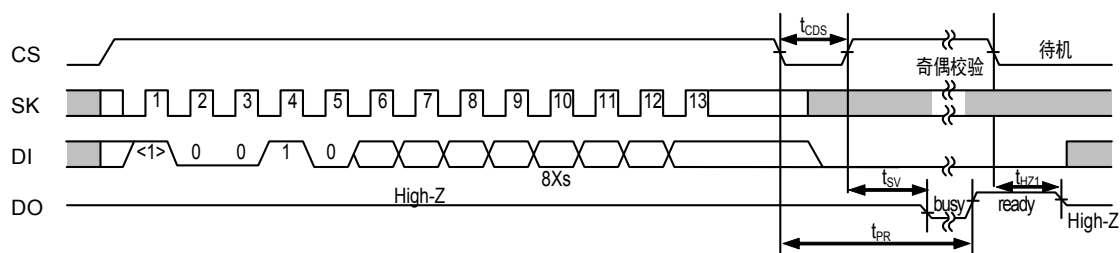


图10 全部删除定时

3. 允许写入(EWEN) / 禁止写入(EWDS)

EWEN指令允许写入工作。写入工作被允许的状态称为程序有效模式。

EWDS指令禁止写入工作。写入工作被禁止的状态称为程序无效模式。

电源开时和检测出低电源电压时为写入工作禁止状态。为了防止因外来的噪声与CPU的失控等引起的无意识的写入工作，在写入的情况以外请设置为程序无效模式。

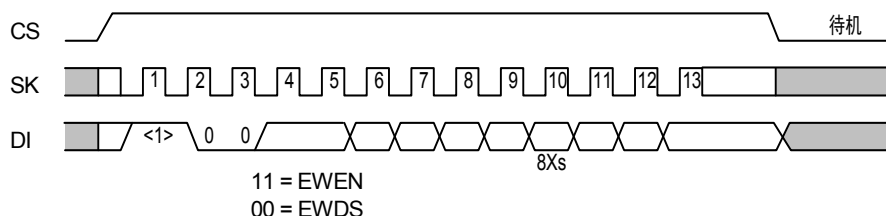


图11 允许或禁止写入定时

■ 开始位的存取

开始位在设置CS为“H”之后，在SK的上升时通过存取DI的“H”而认识(开始位认识)。另外，输入写入指令，设置CS为“L”写入工作的开始之后通过再设置CS为“H”，在写入工作中时从DO端子输出“L”，在结束写入工作时输出“H”(奇偶校验工作)。因此，只限于在写入工作之后，为了输入下一个指令，通过设置CS为“H”，DO端子从高阻抗(High-Z)状态变为数据输出状态，认识了开始位，DO端子再变为高阻抗(High-Z)状态(参阅图5 时序图)。

特别是，连接DI输入端子和DO输出端子构成3线式接口的情况下，要考虑从CPU的数据输出和从串行存储器IC的数据输出之间不要发生冲突。若不充分考虑这件事，有可能发生开始位存取的故障。请按照「**■ 3线式接口(DI—DO直接连接)**」所记载的对策进行相应的处理。

■ 低电源电压时禁止写入功能

S-93C76A内置了检测低电源电压及禁止写入功能的电压检测器，在电源电压低下时及电源投入时取消写入指令(WRITE、ERASE、WRAL、ERAL)，同时自动地转变为禁止写入状态(EWDS)。检测电压为典型值1.75 V，解除电压为典型值2.05 V，大约保持0.3 V的滞后电压(参阅图12)。

因此，当写入操作在电源电压降低，然后又升到可能再进行写入工作的情况下，送出写入指令(WRITE、ERASE、WRAL、ERAL)之前务必要送出写入允许指令(EWEN)。

另外，在写入工作中，电源电压低下的情况下，不保证正在写入某地址的数据。

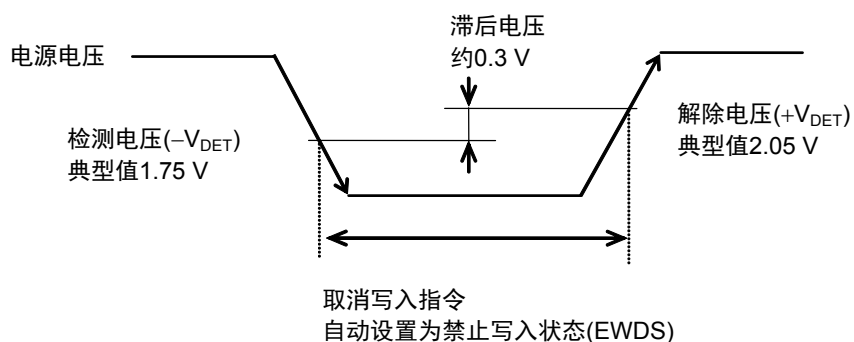


图12 低电源电压时的工作

■ 3线式接口(DI—DO直接连接)

构成串行接口方法有，利用各自的CS、SK、DI、DO成为4线式接口方式和连接DI输入端子—DO输出端子构成3线式接口方式。

采用3线式接口的情况下，从CPU的数据输出和从串行存储器IC的数据输出会有发生冲突的期间，有可能导致错误工作的发生。

为了防止这样的错误工作，使从CPU输出的数据可以优先地输入到DI端子，请在本产品的DI端子和DO端子之间通过插入电阻(10 k Ω ~ 100 k Ω 之间的电阻)而进行连接(参阅图13)。

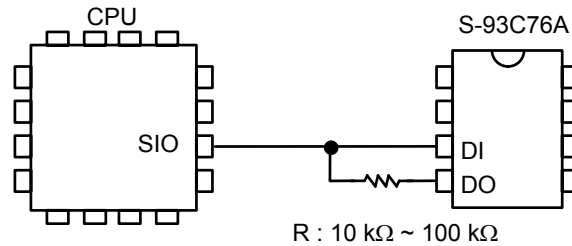


图13 3线式接口的连接法

■ 有关输入输出端子

1. 有关输入端子的连接

本产品的输入端子全部为C-MOS构造，所以本产品工作时请设计为不能输入高阻抗。特别是「电源ON/OFF时」和「工作待机时」，请设置CS输入为非选择状态“L”。数据的误写入在CS端子为非选择状态“L”时不会发生。CS端子请通过连接电阻(10 k Ω ~100 k Ω 为止的下拉电阻)与GND相连接。

为了更确实地防止误工作，推荐在CS端子以外的端子也连接同样的下拉电阻。

2. 输入、输出端子等效电路

表示本产品的输入端子的等效电路。因为在各个输入端子没有内置上拉及下拉元件，故要防止成为浮动状态，在设计之时请要十分的注意。

输出端子为高电位 / 低电位 / 高阻抗的三状态输出。

TEST端子在一般的工作时，通过开关用晶体管与内部电路相隔离。

只要是使用在绝对最大额定值的规格内，TEST端子不会与内部电路相连接。

2.1 输入端子

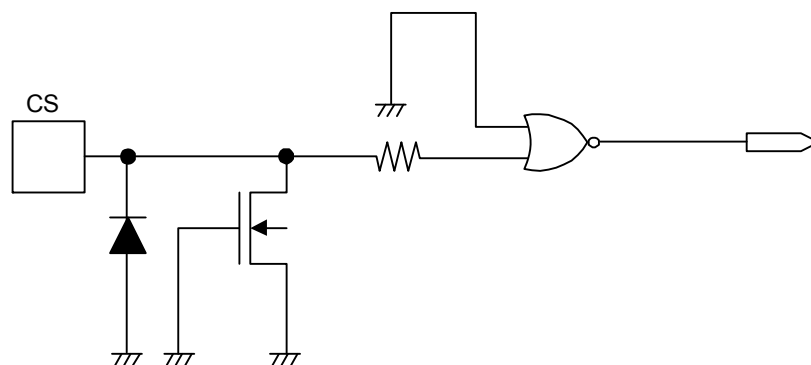


图14 CS端子

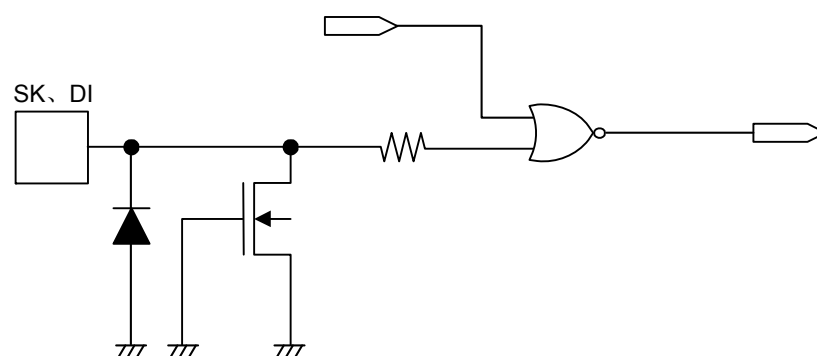


图15 SK、DI端子

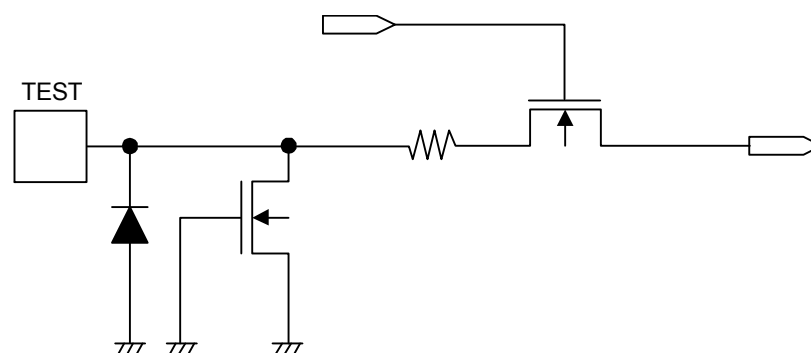


图16 TEST端子

2.2 输出端子

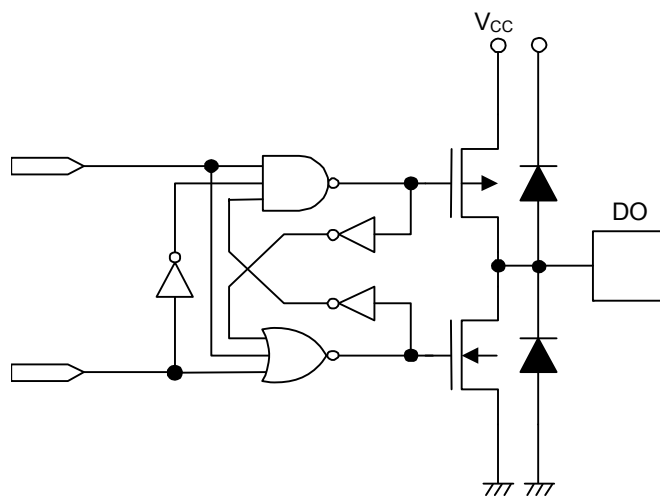


图17 DO端子

3. 有关输入端子噪声除去时间

本产品内置了低通滤波器，以减低SK端子、DI端子和CS端子的噪声。通过此电路，电源电压5.0 V的情况下(室温情况下)，可以除去在脉冲幅度为20 ns以下的噪声。

但是，在脉冲幅度比20 ns更长，且电压超过 V_{IH} / V_{IL} 的情况下，因为不能除去噪声，会被识别为脉冲，务请注意。

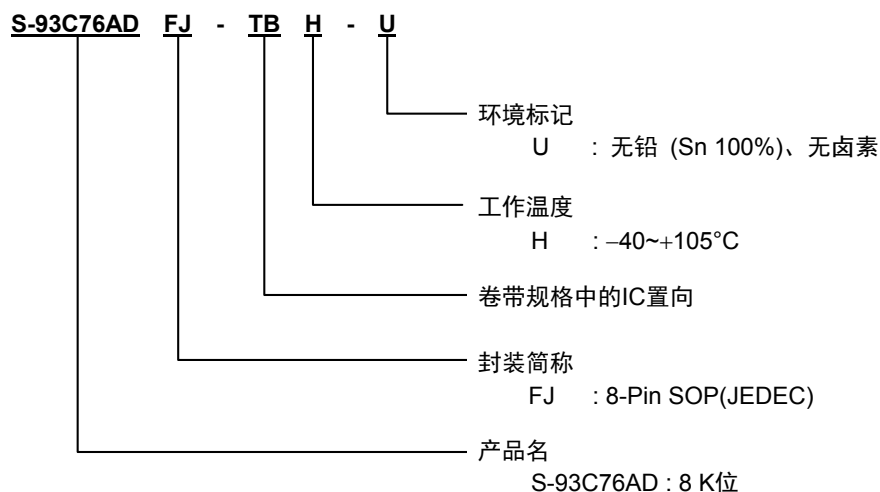
■ 注意事项

- 本 IC 虽内置了防静电保护电路，但请不要对 IC 施加超过保护电路性能的过大静电。
- 使用本公司的 IC 生产产品时，如在其产品中对该 IC 的使用方法或产品的规格，或因与所进口国对包括本 IC 产品在内的制品发生专利纠纷时，本公司概不承担相应责任。

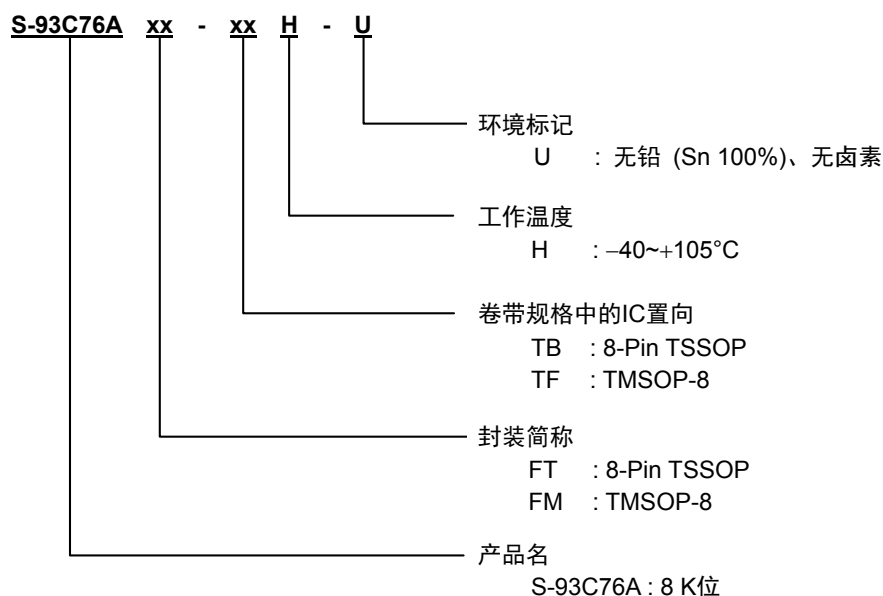
■ 产品型号的构成

1. 产品名

(1) 8-Pin SOP(JEDEC)



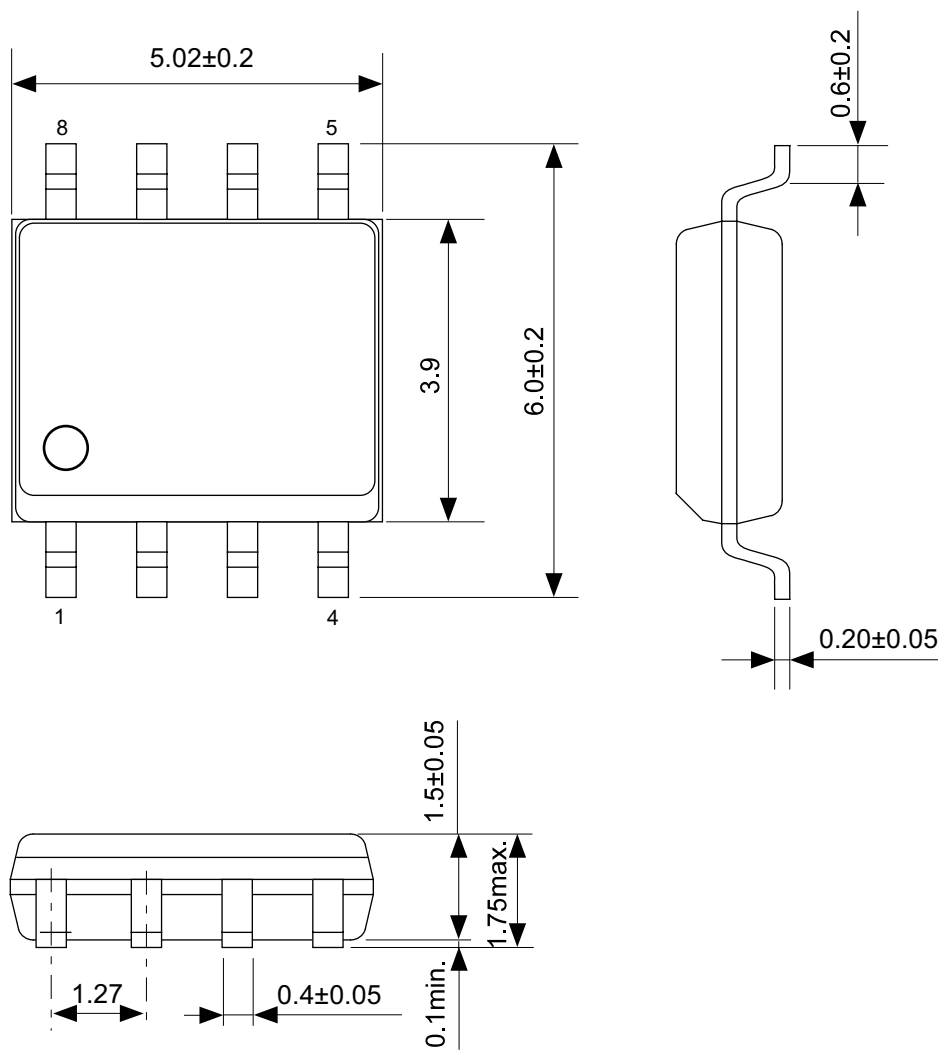
(2) 8-Pin TSSOP、TMSOP-8



备注 用户需要上述产品型号以外的产品时，请向本公司营业部咨询。

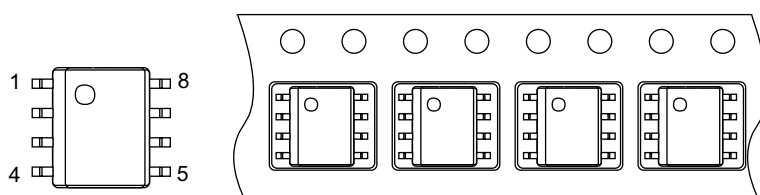
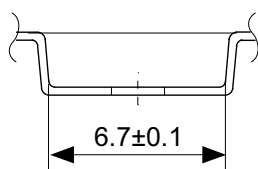
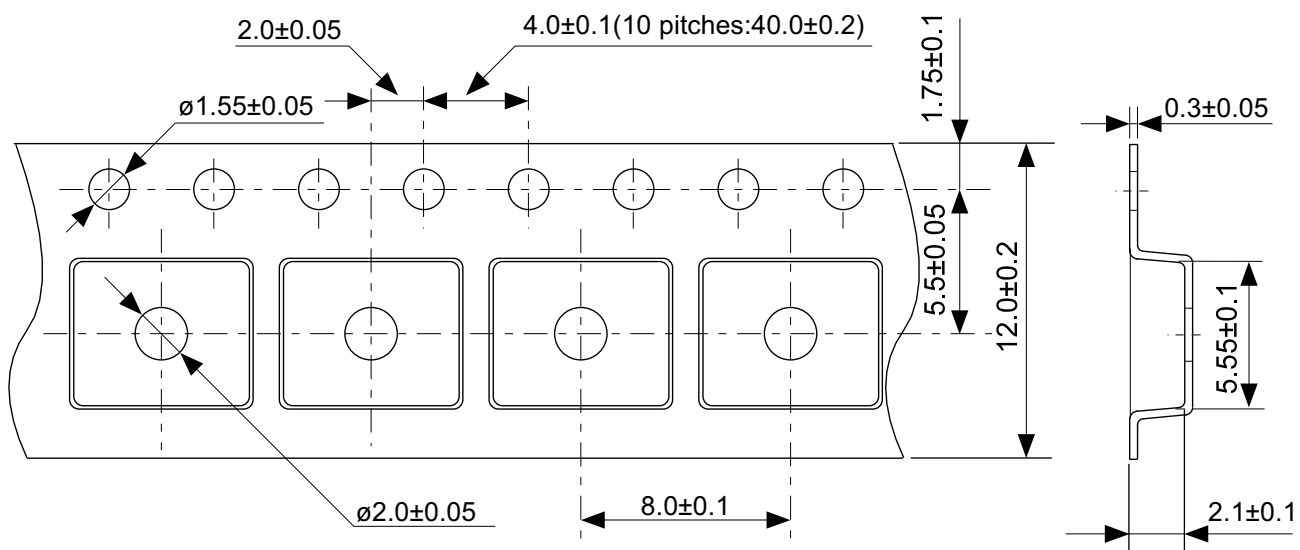
2. 封装

封装名	图面号码		
	封装图面	卷带图面	带卷图面
8-Pin SOP (JEDEC)	FJ008-A-P-SD	FJ008-D-C-SD	FJ008-D-R-SD
8-Pin TSSOP	FT008-A-P-SD	FT008-E-C-SD	FT008-E-R-SD
TMSOP-8	FM008-A-P-SD	FM008-A-C-SD	FM008-A-R-SD



No. FJ008-A-P-SD-2.2

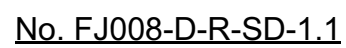
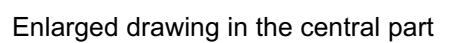
TITLE	SOP8J-D-PKG Dimensions
No.	FJ008-A-P-SD-2.2
ANGLE	
UNIT	mm
ABLIC Inc.	



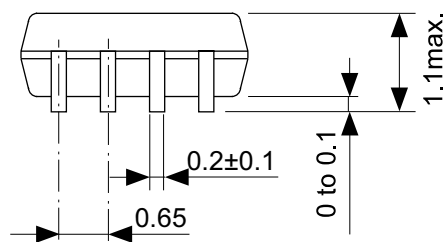
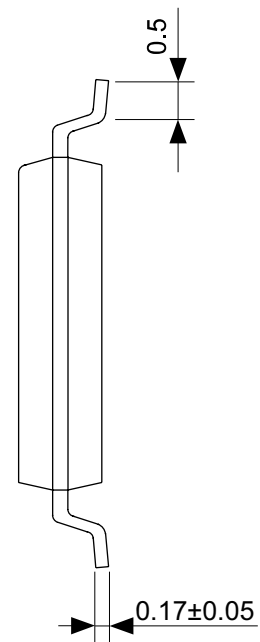
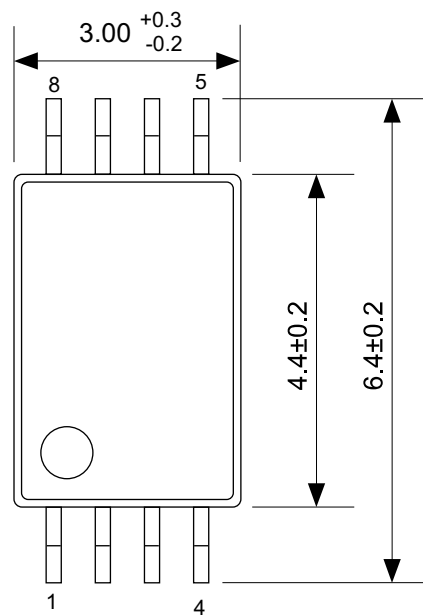
Feed direction

No. FJ008-D-C-SD-1.1

TITLE	SOP8J-D-Carrier Tape
No.	FJ008-D-C-SD-1.1
ANGLE	
UNIT	mm
ABLIC Inc.	

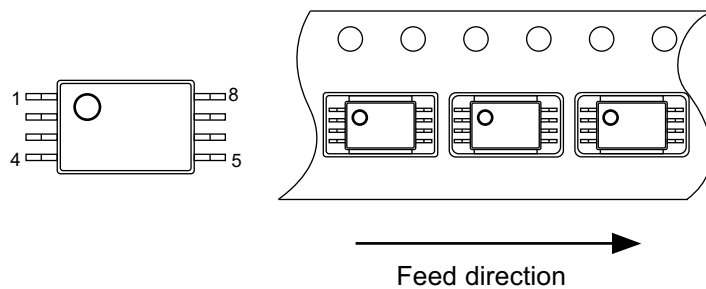
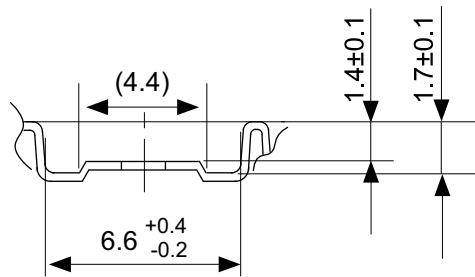
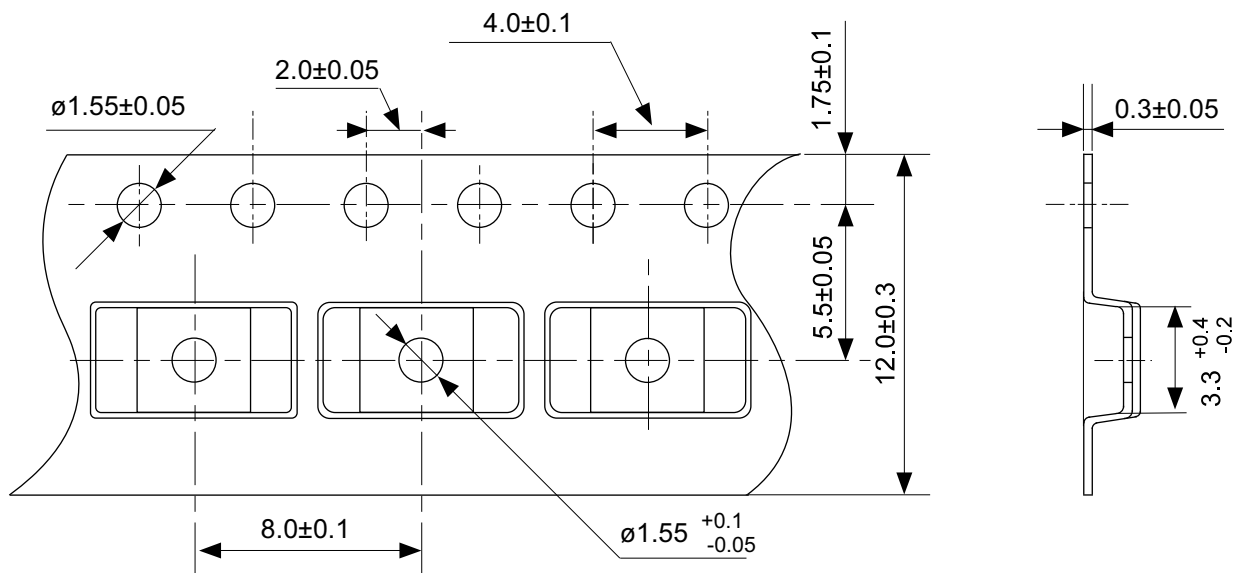


TITLE	SOP8J-D-Reel		
No.	FJ008-D-R-SD-1.1		
ANGLE		QTY.	2,000
UNIT	mm		
ABLIC Inc.			



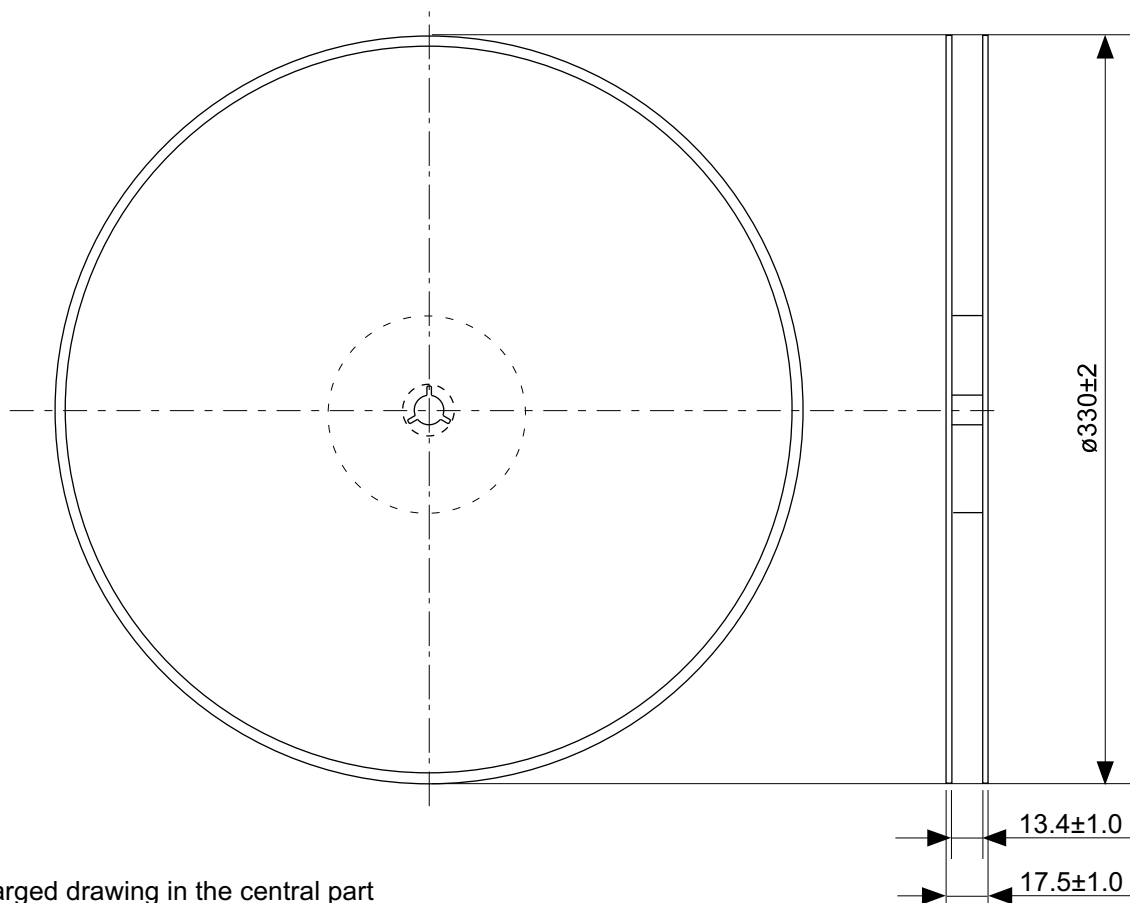
No. FT008-A-P-SD-1.2

TITLE	TSSOP8-E-PKG Dimensions
No.	FT008-A-P-SD-1.2
ANGLE	
UNIT	mm
ABLIC Inc.	

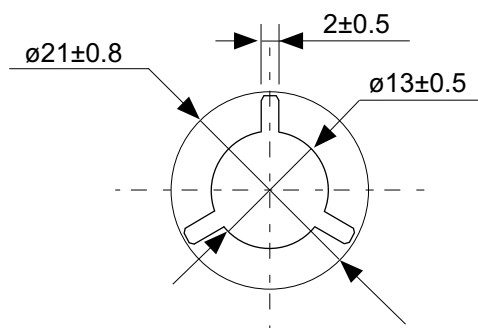


No. FT008-E-C-SD-1.0

TITLE	TSSOP8-E-Carrier Tape
No.	FT008-E-C-SD-1.0
ANGLE	
UNIT	mm
ABLIC Inc.	

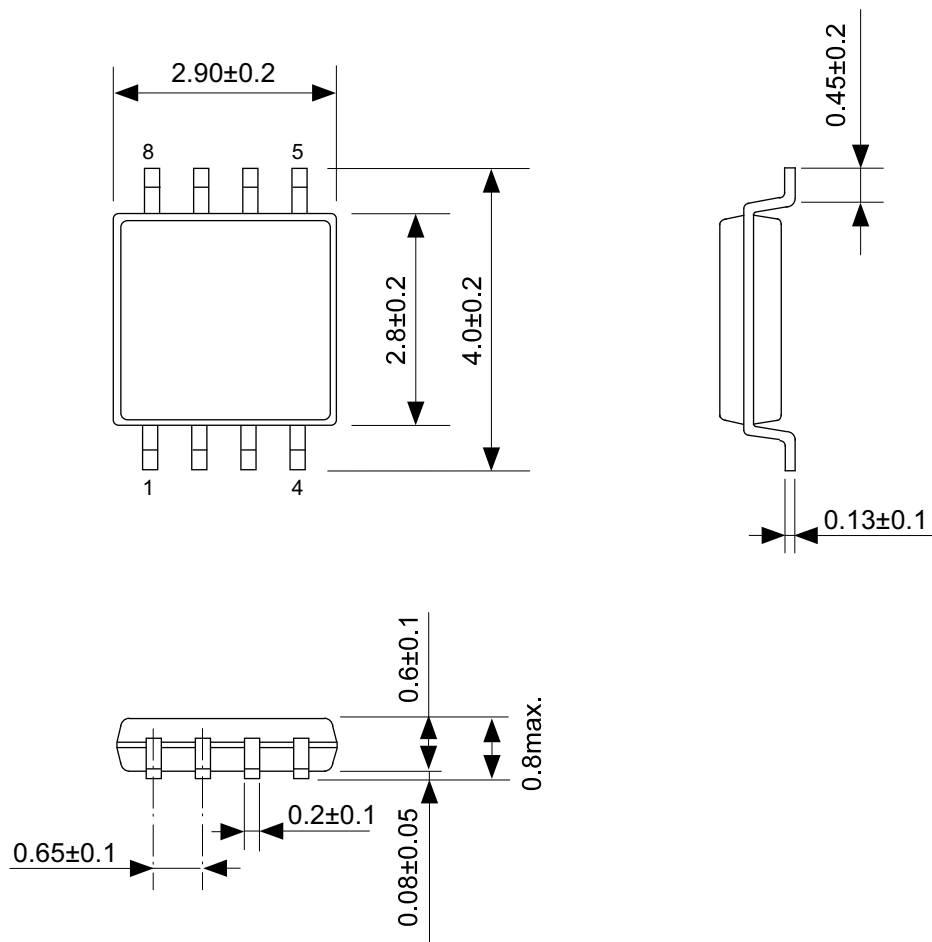


Enlarged drawing in the central part



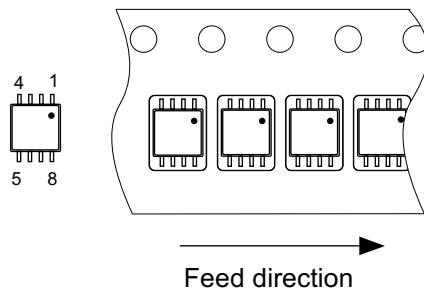
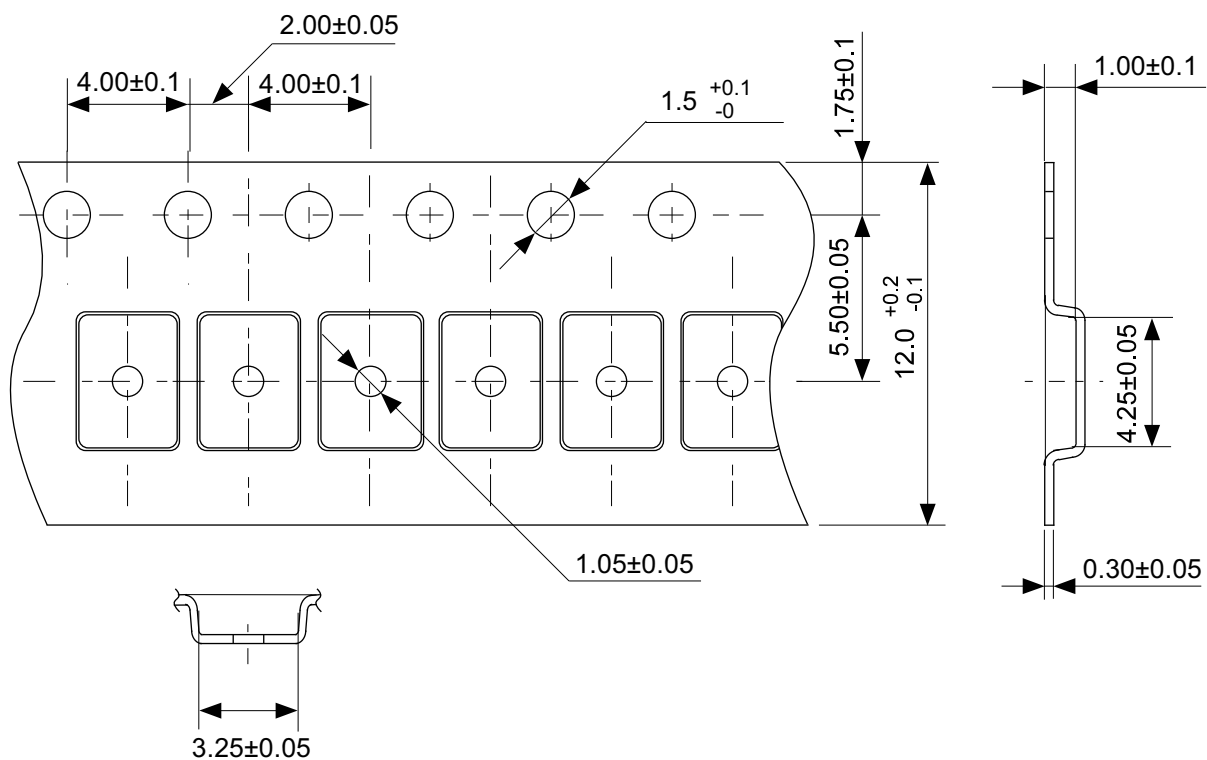
No. FT008-E-R-SD-1.0

TITLE	TSSOP8-E-Reel		
No.	FT008-E-R-SD-1.0		
ANGLE		QTY.	3,000
UNIT	mm		
ABLIC Inc.			



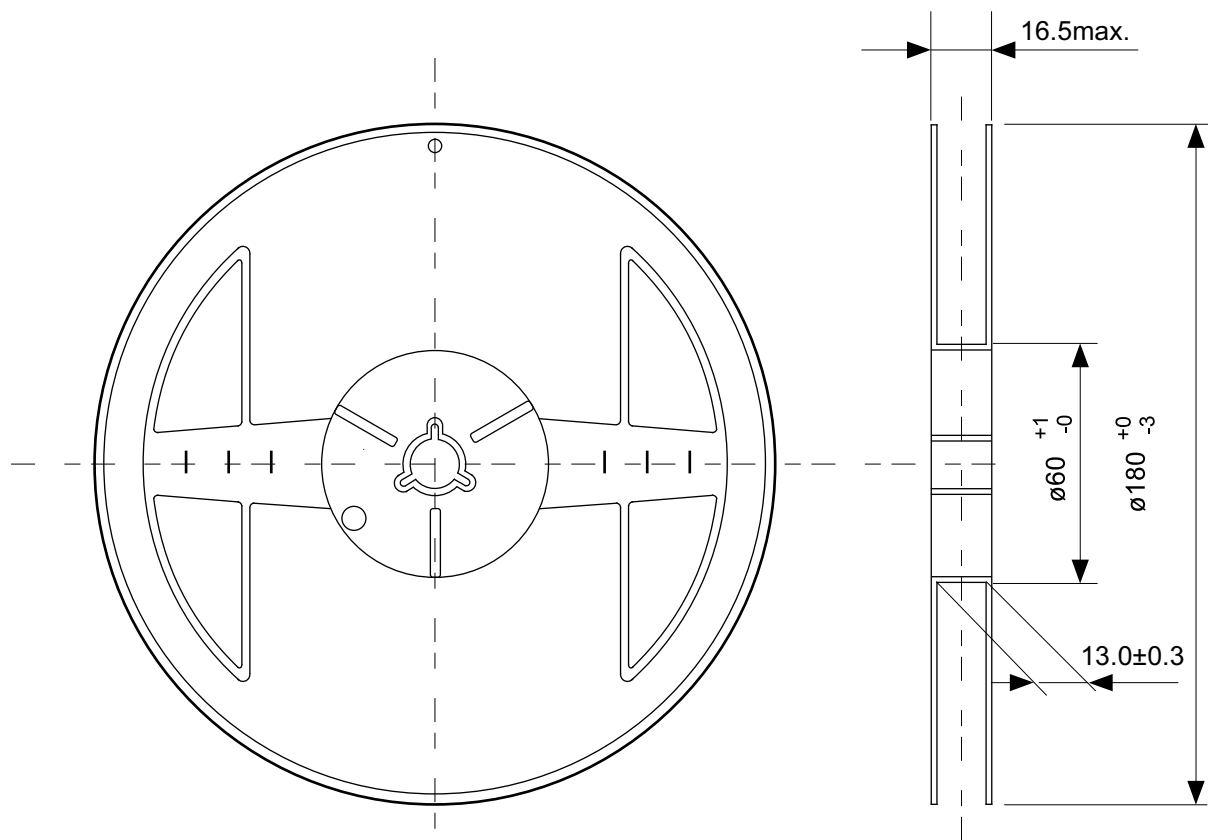
No. FM008-A-P-SD-1.2

TITLE	TMSOP8-A-PKG Dimensions
No.	FM008-A-P-SD-1.2
ANGLE	
UNIT	mm
ABLIC Inc.	

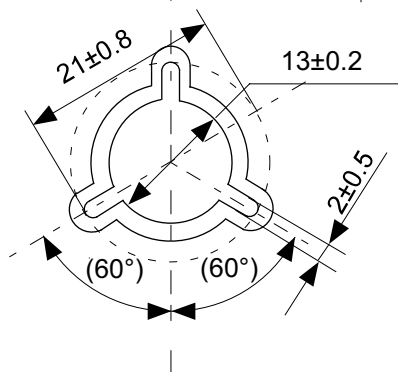


No. FM008-A-C-SD-2.0

TITLE	TMSOP8-A-Carrier Tape
No.	FM008-A-C-SD-2.0
ANGLE	
UNIT	mm
ABLIC Inc.	



Enlarged drawing in the central part



No. FM008-A-R-SD-1.0

TITLE	TMSOP8-A-Reel		
No.	FM008-A-R-SD-1.0		
ANGLE		QTY.	4,000
UNIT	mm		
ABLIC Inc.			

免责声明 (使用注意事项)

1. 本资料记载的所有信息 (产品数据、规格、图、表、程序、算法、应用电路示例等) 是本资料公开时的最新信息, 有可能未经预告而更改。
2. 本资料记载的电路示例、使用方法仅供参考, 并非保证批量生产的设计。
使用本资料的信息后, 发生并非因本资料记载的产品 (以下称本产品) 而造成的损害, 或是发生对第三方知识产权等权利侵犯情况, 本公司对此概不承担任何责任。
3. 因本资料记载的内容有说明错误而导致的损害, 本公司对此概不承担任何责任。
4. 请注意在本资料记载的条件范围内使用产品, 特别请注意绝对最大额定值、工作电压范围和电气特性等。
因在本资料记载的条件范围外使用产品而造成的故障和 (或) 事故等的损害, 本公司对此概不承担任何责任。
5. 在使用本产品时, 请确认使用国家、地区以及用途的法律、法规, 测试产品用途的满足能力和安全性能。
6. 本产品出口海外时, 请遵守外汇交易及外国贸易法等出口法令, 办理必要的相关手续。
7. 严禁将本产品用于以及提供 (出口) 于开发大规模杀伤性武器或军事用途。对于如提供 (出口) 给开发、制造、使用或储藏核武器、生物武器、化学武器及导弹, 或有其他军事目的者的情况, 本公司对此概不承担任何责任。
8. 本产品并非是设计用于可能对人体、生命及财产造成损失的设备或装置的部件 (医疗设备、防灾设备、安全防范设备、燃料控制设备、基础设施控制设备、车辆设备、交通设备、车载设备、航空设备、太空设备及核能设备等)。本公司指定的车载用途例外。上述用途未经本公司的书面许可不得使用。本资料所记载的产品不能用于生命维持装置、植入人体使用的设备等直接影响人体生命的设备。考虑使用于上述用途时, 请务必事先与本公司营业部门商谈。
本公司指定用途以外使用本资料记载的产品而导致的损害, 本公司对此概不承担任何责任。
9. 半导体产品可能有一定的概率发生故障或误工作。
为了防止因本产品的故障或误工作而导致的人身事故、火灾事故、社会性损害等, 请客户自行负责进行冗长设计、防止火势蔓延措施、防止误工作等安全设计。并请对整个系统进行充分的评价, 客户自行判断适用的可否。
10. 本产品非耐放射线设计产品。请客户根据用途, 在产品设计的过程中采取放射线防护措施。
11. 本产品在一般的使用条件下, 不会影响人体健康, 但因含有化学物质和重金属, 所以请不要将其放入口中。另外, 晶元和芯片的破裂面可能比较尖锐, 徒手接触时请注意防护, 以免受伤等。
12. 废弃本产品时, 请遵守使用国家和地区的法令, 合理地处理。
13. 本资料中也包含了与本公司的著作权和专有知识有关的内容。
本资料记载的内容并非是对本公司或第三方的知识产权、其它权利的实施及使用的承诺或保证。严禁在未经本公司许可的情况下转载、复制或向第三方公开本资料的一部分或全部。
14. 有关本资料的详细内容, 请向本公司营业部门咨询。

2.0-2018.01



ABLIC

艾普凌科有限公司
www.ablicinc.com